

## 電源設計における ボーデ線図の活用法、 動的制御の条件を満たすか否かを 確認する

著者: Frederik Dostal、フィールド・アプリケーション・エンジニア

本稿では、ボーデ線図を利用して、電源の設計が動的制御の条件 を満たしているか否かを短時間で確認する方法を紹介します。通 常、電源回路は制御ループを利用して出力電圧を一定に維持しま す。その制御ループは、設計次第で安定している可能性もあれば 不安定である可能性もあります。また、レギュレートの速度が速 いことも遅いこともあるはずです。ほとんどの場合、制御ループ の特性は、ボーデ線図を使用することにより把握することが可能 です。言い換えれば、その制御ループはどのくらい安定している のか、レギュレートの速度はどのくらい速いのか遅いのかといっ たことを迅速に確認できます。

図1に示したのは、スイッチング・レギュレータ (DC/DCコン バータ)の回路例です。典型的な降圧トポロジの回路であり、高 い入力電圧を基に低い出力電圧を生成します。この回路では、出 力電圧Voutをできるだけ厳密にレギュレートすることが目標に なります。そのためには、FBピンを使用した帰還制御ループを 利用します。この制御ループでは、 $V_{OUT}$ の変化を検出します。そ の結果を踏まえ、できるだけ正確にVoutを再調整するために、 速やかに応答するよう回路を構成しなければなりません。入力電 圧や負荷電流が変化した場合にも、出力電圧をすぐに再調整でき るようにする必要があります。

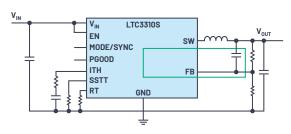


図1. スイッチング・レギュレータの例。 出力電圧をレギュレートするために 緑色の枠線で囲んだ制御ループを使用します。

図2に示したボーデ線図は、制御ループのゲインを表しています。 この図からは、2つの重要な情報が得られます。まず、ゲインが 1 (つまり OdB) になる周波数を読み取ることができます。 つまり、 いわゆるクロスオーバー周波数を把握できます。図2の制御ルー プの場合、同周波数は80kHz付近にあるということがわかりま す。経験則から、この周波数が、DC/DCコンバータで使用する スイッチング周波数の1/10未満になるようにすべきです。これ に反すると、回路の動作が不安定になります。2つ目の重要な情 報は、ゲインの曲線の下の領域にあります。つまり、この関数の 積分です。DCゲインとクロスオーバー周波数が高いほど、その 制御ループは出力電圧を一定のレベルに維持しやすいと言えます。

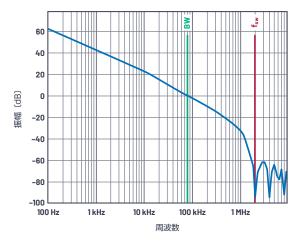


図2. 制御ループのゲインを表すボーデ線図。 ゲインは80kHz付近で0dBに達しています。















図3に示したのは、制御ループの位相をプロットしたボーデ線図 です。この曲線からは、最も重要な情報として位相余裕を読み取 ることができます。位相余裕の値は、制御ループの安定性を表す 重要な指標です。ゲインの曲線(図2)から得られるクロスオー バー周波数の位置で読み取った値が位相余裕になります。上述し たように、図2からはクロスオーバー周波数が80kHzであること がわかります。図3において、この周波数の位置の値を読むと、 位相余裕は約60°ということになります。位相余裕が約40°を下 回る場合、その回路は不安定であると見なされます。この種の制 御ループの場合、40°~70°の位相余裕が得られれば理想的だと 言えます。この範囲に、レギュレーションの速度と安定性との間 の適切な妥協点が存在します。位相余裕が70°よりも大きい場合、 非常に安定なシステム動作が得られる傾向があります。但し、レ ギュレーションの速度はかなり遅くなります。

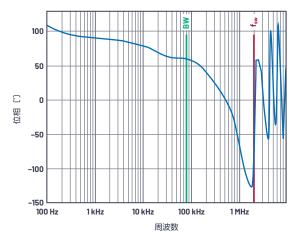


図3. 制御ループの位相を表すボーデ線図。 位相余裕は約60°です。

通常、DC/DCコンバータICやコントローラICのデータシート には、ボーデ線図は記載されていません。この特性は、電源回 路全体の設計に大きく依存するからです。使用するスイッチン グ周波数、インダクタや出力コンデンサといった外付け部品の 値、入力電圧/出力電圧、負荷電流などの要因が大きな影響を 及ぼします。そのような理由から、多くの場合、ボーデ線図は LTpowerCAD®などの設計ツールやLTspice®などのシミュレー ション・ツールを使用して取得されます。そうしたツールを利用 すれば、設計中の回路が動的制御の条件を満たしているか否かを 短時間で確認することができます。

## 著者について

Frederik Dostal (frederik.dostal@analog.com) は、ア ナログ・デバイセズのパワー・マネージメント・グループ (ミュンヘン) に所属するフィールド・アプリケーション・ エンジニアです。2009年に入社しました。ドイツのエアラ ンゲン・ニュルンベルク大学でマイクロエレクトロニクス について学び、2001年からパワー・マネージメント分野の 業務に携わっています。アリゾナ州フェニックスで4年間に わたってスイッチング電源を担当。それ以外にも、多様な アプリケーション分野の業務に従事してきました。

## EngineerZone® オンライン・サポート・コミュニティ

アナログ・デバイセズのオンライン・サポート・コミュ ニティに参加すれば、各種の分野を専門とする技術者と の連携を図ることができます。難易度の高い設計上の問 題について問い合わせを行ったり、FAQを参照したり、 ディスカッションに参加したりすることが可能です。



Visit ez.analog.com

VISIT ANALOG.COM/JP

\*英語版技術記事はこちらよりご覧いただけます。



お住いの地域の本社、販売代理店などの情報は、analog com/jp/contact をご覧ください。