



負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

MAX4910/MAX4911/MAX4912

概要

MAX4910/MAX4911/MAX4912クワッド、单極/双投(SPDT)、クリックレスオーディオスイッチは、下限値V_{CC} - 5.5Vまでの信号を歪みなしに通すことができる負信号特性を備えています。これらのアナログスイッチは、低いオン抵抗、低い電源電流を特徴としており、+1.8V～+5.5Vの单一電源で動作します。

MAX4910/MAX4911/MAX4912にはシャント抵抗が内蔵されており、ノーマリオープン(NO)とノーマリクローズ(NC)の各端子が接続されていないとき、その容量を自動的に放電します。MAX4910/MAX4911はすべてのNOおよびNC端子に、そしてMAX4912はすべてのNO、NC1、およびNC3端子にシャント抵抗を備えています。これらのシャント抵抗によって、電荷が蓄積したポイント間でオーディオ信号を切り替えたときに発生するクリック/ポップ音が軽減されます。ブレークビフォアマーク機能が、ポップ音をさらに低減します。

MAX4910/MAX4912は、2つの制御ビットCB1とCB2を使って、スイッチを2つ1組で制御します。MAX4911は、4つすべてのスイッチの切り替えを行う1つの制御ビットと、スイッチをハイインピーダンスマードにするイネーブル端子ENを備えています。MAX4912は、事前放電スイッチングを必要としないスイッチングアプリケーション向けに、シャント抵抗のない端子を2つ備えています。

MAX4910/MAX4911/MAX4912は小型の16ピンTQFN-EP (3mm×3mm)パッケージで提供され、-40°C～+85°Cの拡張温度範囲で動作します。

アプリケーション

携帯電話

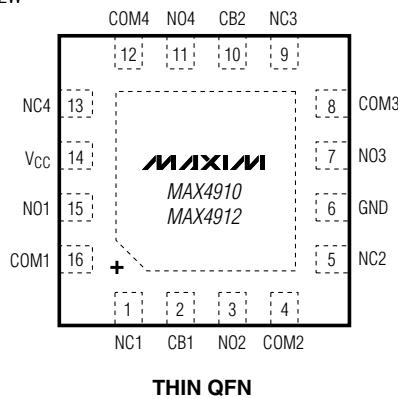
PDAおよびその他の携帯型デバイス

ノートPC

MP3プレーヤ

ピン配置

TOP VIEW



特長

- ◆ 下限値V_{CC} - 5.5Vまでの歪みのない負信号スループット
- ◆ 内蔵シャント抵抗によるクリック/ポップ音の低減
- ◆ 高PSRRによる電源ノイズの低減
- ◆ 低オン抵抗(0.37Ω)
- ◆ チャネル間整合 : 0.1Ω
- ◆ オン抵抗平坦性 : 0.35Ω
- ◆ +1.8V～+5.5Vの单一電源電圧
- ◆ クロストーク : -80dB (20kHz)
- ◆ オフアイソレーション : -90dB (20kHz)
- ◆ 全高調波歪み : 0.05%
- ◆ イネーブル制御(MAX4911)
- ◆ 漏れ電流 : 10nA
- ◆ 電源電流 : 150nA

型番

PART	TEMP RANGE	PIN-PACKAGE	TOP MARK	PKG CODE
MAX4910ETE+	-40°C to +85°C	16 TQFN-EP**	ADY	T1633-4
MAX4911ETE+*	-40°C to +85°C	16 TQFN-EP**	ADZ	T1633-4
MAX4912ETE+*	-40°C to +85°C	16 TQFN-EP**	AEA	T1633-4

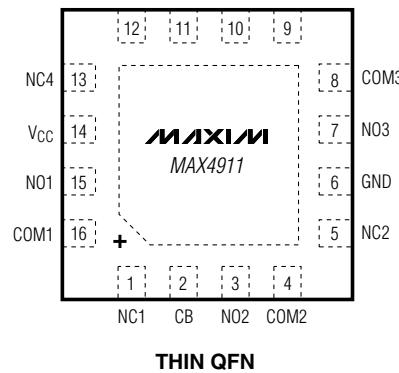
+は鉛フリー・パッケージを示します。

*開発中の製品。入手性に関してはお問い合わせください。

**EP = エクスポート・パッド

標準動作回路はデータシートの最後に記載されています。

COM4 NO4 EN NC3



負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

ABSOLUTE MAXIMUM RATINGS

(All voltages referenced to GND.)

V_{CC} , C_B , \bar{EN}	-0.3V to +6.0V
$COM_$, $NC_$, $NO_$	(V_{CC} - 6V) to (V_{CC} + 0.3V)
Continuous Current $NO_$, $NC_$, $COM_$	±300mA
Peak Current $NO_$, $NC_$, $COM_$ (pulsed at 1ms, 50% duty cycle)	±400mA
Peak Current $NO_$, $NC_$, $COM_$ (pulsed at 1ms, 10% duty cycle)	±500mA

Continuous Power Dissipation ($T_A = +70^\circ C$)

16-Pin TQFN, Single-Layer Board (derate 15.6mW/ $^\circ C$ above $+70^\circ C$)	1250mW
16-Pin TQFN, Multilayer Board (derate 20.8mW/ $^\circ C$ above $+70^\circ C$)	1667mW
Operating Temperature Range	-40°C to +85°C
Junction Temperature	+150°C
Storage Temperature Range	-65°C to +150°C
Lead Temperature (soldering, 10s)	+300°C

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

ELECTRICAL CHARACTERISTICS

($V_{CC} = +2.7V$ to $+5.5V$, $T_A = -40^\circ C$ to $+85^\circ C$, \bar{EN} = low (MAX4911 only), unless otherwise noted. Typical values are at $V_{CC} = +3.0V$, $T_A = +25^\circ C$.) (Note 1)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
POWER SUPPLY						
Supply Voltage	V_{CC}		1.8	5.5		V
Supply Current	I_{CC}	$V_{CC} = +5.5V$, $V_{CB} = V_{\bar{EN}} = 0V$ or V_{CC}	0.15	2		μA
		$V_{CC} = +2.7V$, $V_{CB} = V_{\bar{EN}} = +0.5V$ or $+1.4V$		4		
		$V_{CC} = +5.5V$, $V_{CB} = V_{\bar{EN}} = +0.5V$ or $+1.4V$		8		
ANALOG SWITCH						
Analog Signal Range	V_{NC} , V_{NO} , V_{COM}	(Note 2)	$V_{CC} - 5.5V$	V_{CC}		V
On-Resistance (Note 3)	R_{ON}	Channels 1 and 3, $V_{CC} = +3.3V$, V_{NC} or $V_{NO} = V_{CC} - 5.5V$, $-1V$, $0V$, $+1V$, $+2V$, V_{CC} , $I_{COM1} = I_{COM3} = 100mA$	$T_A = +25^\circ C$	0.37	0.75	Ω
			$T_A = T_{MIN}$ to T_{MAX}		0.8	
		Channels 2 and 4, $V_{CC} = +3.3V$, V_{NC} or $V_{NO} = V_{CC} - 5.5V$, $-1V$, $0V$, $+1V$, $+2V$, V_{CC} , $I_{COM2} = I_{COM4} = 100mA$	$T_A = +25^\circ C$	0.72	1.45	Ω
			$T_A = T_{MIN}$ to T_{MAX}		1.6	
On-Resistance Match Between Channels (Notes 3, 4)	ΔR_{ON}	Channels 1 and 3, $V_{CC} = +3.3V$, V_{NC} or $V_{NO} = 0$, $I_{COM} = 100mA$		0.1		Ω
		Channels 2 and 4, $V_{CC} = +3.3V$, V_{NC} or $V_{NO} = 0$, $I_{COM} = 100mA$		0.1		
On-Resistance Flatness (Note 5)	R_{FLAT}	Channels 1 and 3, $V_{CC} = +3.3V$, $V_{NC} = V_{NO} = V_{CC} - 5.5V$, $-1V$, $0V$, $+1V$, $+2V$, V_{CC} , $I_{COM} = 100mA$		0.35		Ω
		Channels 2 and 4, $V_{CC} = +3.3V$, $V_{NC} = V_{NO} = V_{CC} - 5.5V$, $-1V$, $0V$, $+1V$, $+2V$, V_{CC} , $I_{COM} = 100mA$		0.6		
Shunt Switch Resistance	R_{SH}		2	3.8	6	k Ω

負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

MAX4910/MAX4911/MAX4912

ELECTRICAL CHARACTERISTICS (continued)

($V_{CC} = +2.7V$ to $+5.5V$, $T_A = -40^\circ C$ to $+85^\circ C$, \bar{EN} = low (MAX4911 only), unless otherwise noted. Typical values are at $V_{CC} = +3.0V$, $T_A = +25^\circ C$.) (Note 1)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
NC_ Off-Leakage Current	I_{NC_OFF}	MAX4912 (NC2 and NC4) only: $V_{CC} = +2.7V$, switch open, $V_{NC_} = -2.5V$ or $+2.5V$, $V_{COM_} = +2.5V$ or $-2.5V$	$T_A = +25^\circ C$	-10	+10	nA
			$T_A = T_{MIN}$ to T_{MAX}	-50	+50	
COM_ On-Leakage Current	I_{COM_ON}	$V_{CC} = +2.7V$, switch closed; $V_{NC_}$ or $V_{NO_} = -2.5V$, $+2.5V$, or floating; $V_{COM_} = -2.5V$, $+2.5V$, or floating	$T_A = +25^\circ C$	-10	+10	nA
			$T_A = T_{MIN}$ to T_{MAX}	-100	+100	
DYNAMIC CHARACTERISTICS						
Turn-On Time	t_{ON}	$V_{CC} = +2.7V$, $CB_$ = low to high, $R_L = 50\Omega$, $C_L = 5pF$, $V_{NO_} = +1.5V$, Figure 2	0.055	0.15		μs
Turn-Off Time	t_{OFF}	$V_{CC} = +2.7V$, $CB_$ = high to low, $R_L = 50\Omega$, $C_L = 5pF$, $V_{NO_} = +1.5V$, Figure 2	0.3	1.0		μs
Break-Before-Make Delay Time	t_D	$V_{CC} = +2.7V$, $CB_$ = low to high or high to low, $R_L = 50\Omega$, $C_L = 5pF$, $V_{NC_} = V_{NO_} = +1.5V$, Figure 3	1	25		ns
Charge Injection	Q	$V_{GEN_} = 0$, $R_{GEN} = 0$, $C_L = 1nF$, Figure 4	300			pC
Power-Supply Rejection Ratio	PSRR	$f = 20kHz$, $V_{COM_} = 1VRMS$, $R_L = 50\Omega$, $C_L = 5pF$	60			dB
Off-Isolation	V_{ISO}	$f = 20kHz$, $V_{COM_} = 1VRMS$, $R_L = 50\Omega$, Figure 5 (Note 6)	-90			dB
Crosstalk	V_{CT}	$f = 20kHz$, $V_{COM_} = 1VRMS$, $R_L = 50\Omega$, Figure 5	-80			dB
Total Harmonic Distortion	THD	$f = 20Hz$ to $20kHz$, $V_{COM_} = 0.5V_{P-P}$, $R_L = 50\Omega$, DC bias = 0	0.05			%
$NO_$, $NC_$ Off-Capacitance	C_{NO_OFF}	$f = 1MHz$, $V_{COM_} = 0.5V_{P-P}$, DC bias = 0, Figure 6	100			pF
COM On-Capacitance	C_{COM_ON}	$f = 1MHz$, $V_{COM_} = 0.5V_{P-P}$, DC bias = 0, Figure 6	200			pF
DIGITAL INPUTS (CB_, \bar{EN})						
Input Logic High	V_{IH}		1.4			V
Input Logic Low	V_{IL}			0.5		V
Input Leakage Current	I_{CB} , $I_{\bar{EN}}$	$V_{CB_} = V_{\bar{EN}} = 0V$ or V_{CC}	-1	+1		μA

Note 1: All parameters are production tested at $T_A = +85^\circ C$ and guaranteed by design over the specified temperature range.

Note 2: Signals on COM_, NO_, or NC_ exceeding V_{CC} are clamped by internal diodes. Limit forward-diode current to maximum current rating.

Note 3: Guaranteed by design; not production tested.

Note 4: $\Delta R_{ON} = R_{ON(MAX)} - R_{ON(MIN)}$.

Note 5: Flatness is defined as the difference between the maximum and minimum value of on-resistance as measured over the specified analog signal ranges.

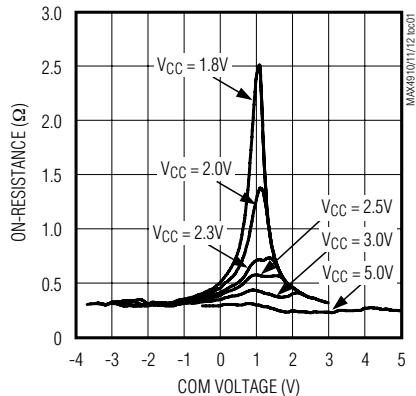
Note 6: Off-isolation = $20\log_{10} [V_{COM_}/V_{NO_}]$, $V_{COM_}$ = output, $V_{NO_}$ = input to off switch.

負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

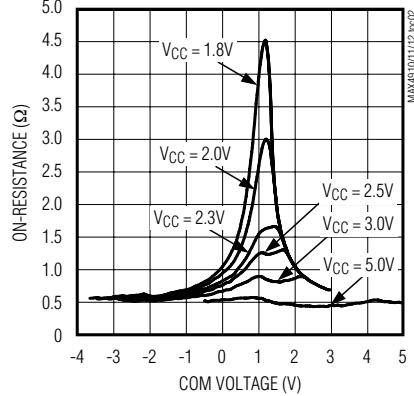
標準動作特性

($V_{CC} = 3.0V$, $T_A = +25^{\circ}C$, unless otherwise noted.)

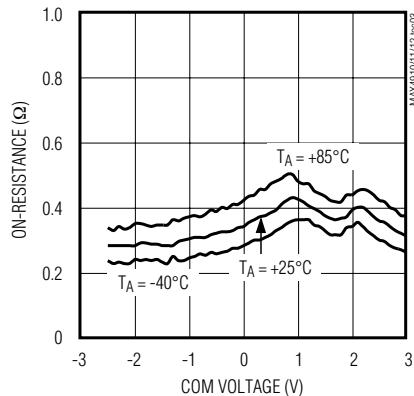
CHANNEL 1/3 ON-RESISTANCE
vs. COM 1/3 VOLTAGE



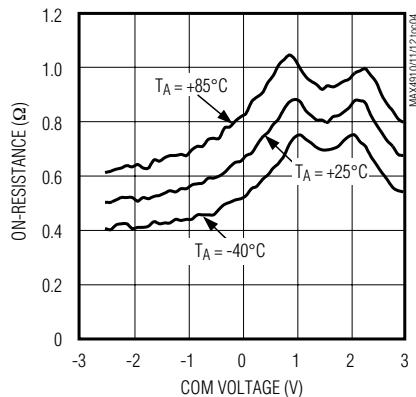
CHANNEL 2/4 ON-RESISTANCE
vs. COM 2/4 VOLTAGE



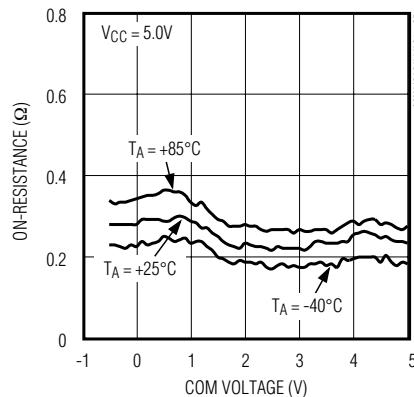
CHANNEL 1/3 ON-RESISTANCE
vs. COM 1/3 VOLTAGE



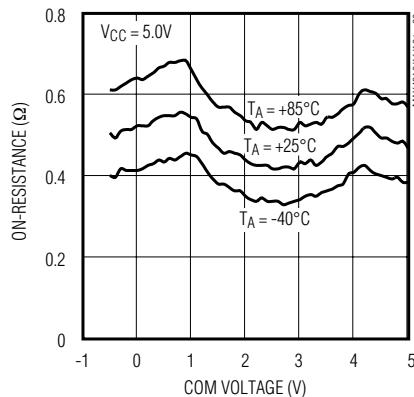
CHANNEL 2/4 ON-RESISTANCE
vs. COM 2/4 VOLTAGE



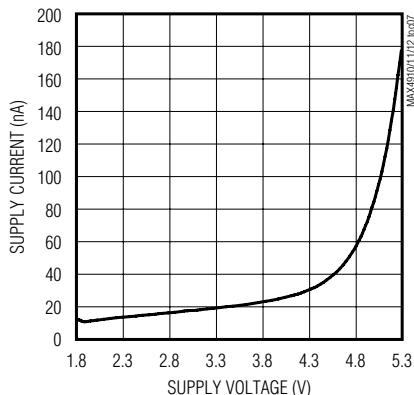
CHANNEL 1/3 ON-RESISTANCE
vs. COM 1/3 VOLTAGE



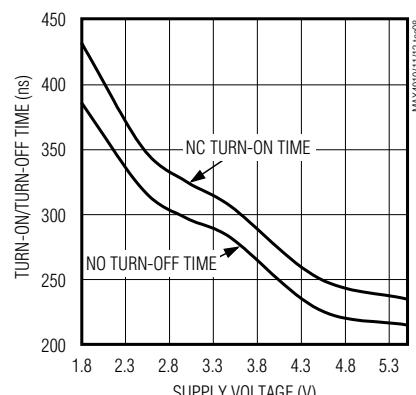
CHANNEL 2/4 ON-RESISTANCE
vs. COM 2/4 VOLTAGE



SUPPLY CURRENT vs. SUPPLY VOLTAGE



NC TURN-ON / NO TURN-OFF TIME
vs. SUPPLY VOLTAGE

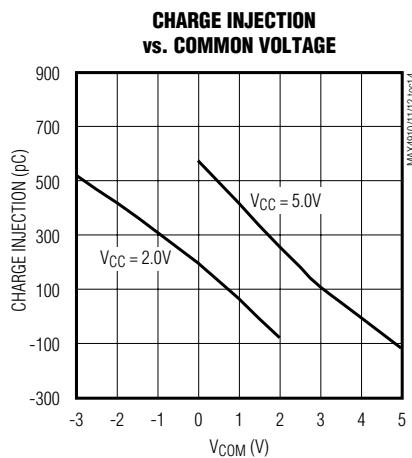
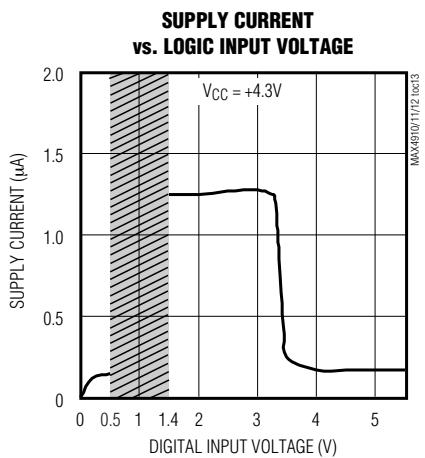
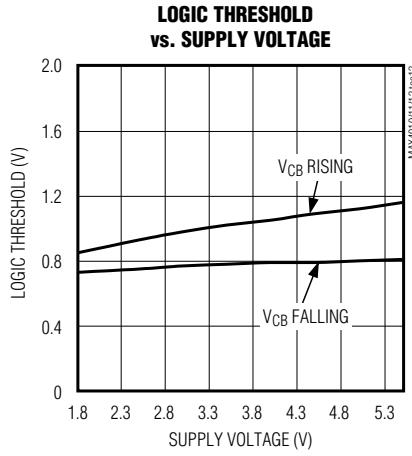
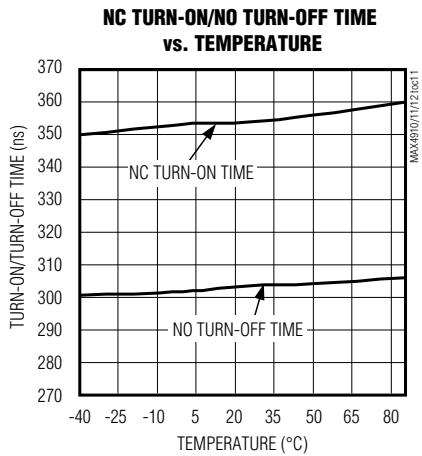
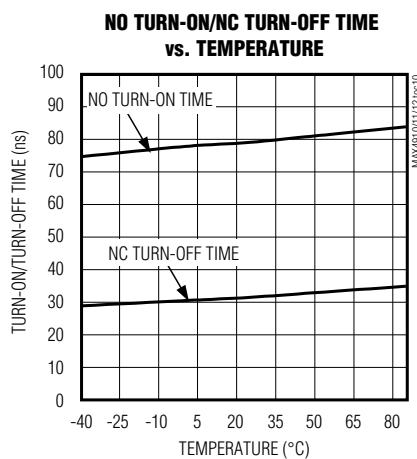
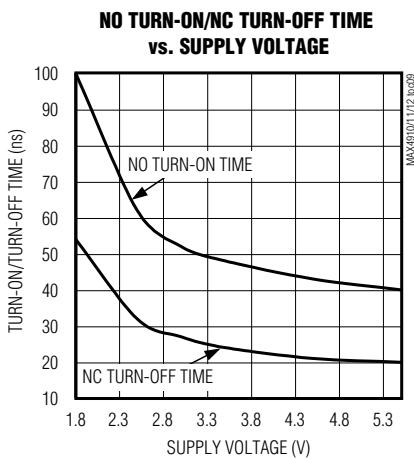


負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

標準動作特性(続き)

($V_{CC} = 3.0V$, $T_A = +25^{\circ}C$, unless otherwise noted.)

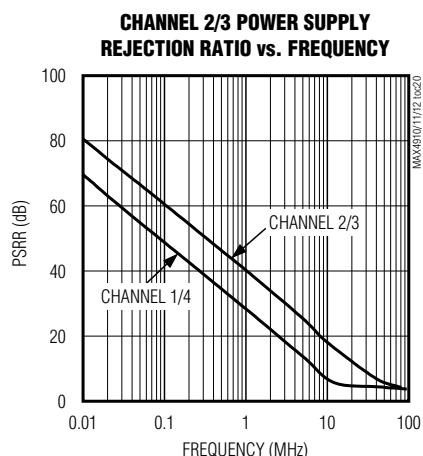
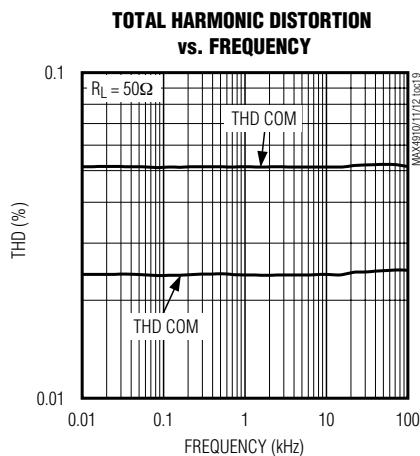
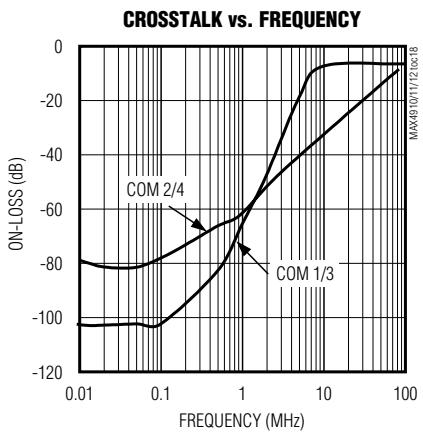
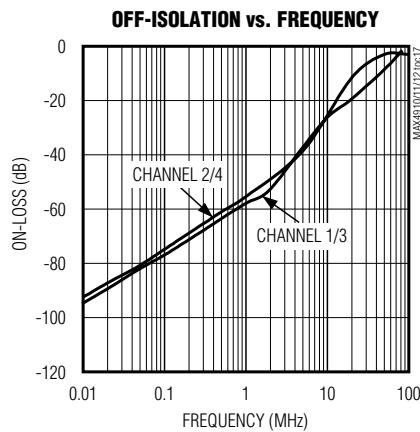
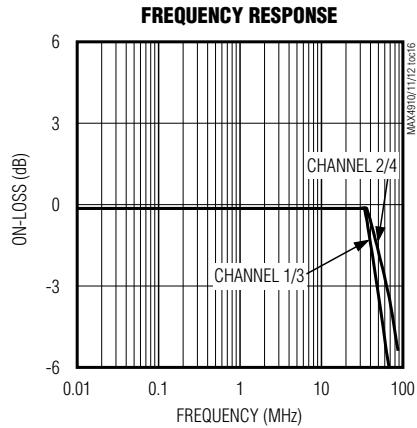
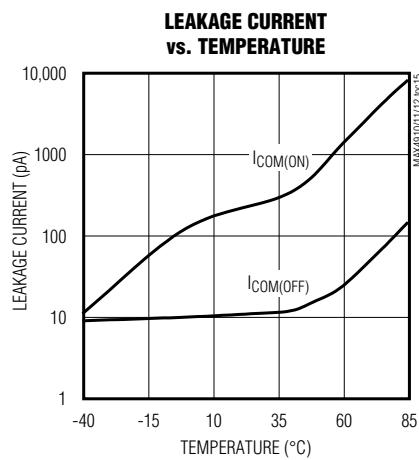
MAX4910/MAX4911/MAX4912



負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

標準動作特性(続き)

($V_{CC} = 3.0V$, $T_A = +25^{\circ}\text{C}$, unless otherwise noted.)



負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

MAX4910/MAX4911/MAX4912

端子説明

端子		名称	機能
MAX4910/ MAX4912	MAX4911		
1	1	NC1	アナログスイッチ1-ノーマリクローズ端子
2	—	CB1	アナログスイッチ1およびアナログスイッチ3用デジタル制御入力
—	2	CB	全アナログスイッチ用デジタル制御入力
3	3	NO2	アナログスイッチ2-ノーマリオープン端子
4	4	COM2	アナログスイッチ2-コモン端子
5	5	NC2	アナログスイッチ2-ノーマリクローズ端子
6	6	GND	グランド
7	7	NO3	アナログスイッチ3-ノーマリオープン端子
8	8	COM3	アナログスイッチ3-コモン端子
9	9	NC3	アナログスイッチ3-ノーマリクローズ端子
10	—	CB2	アナログスイッチ2およびアナログスイッチ4用デジタル制御入力
—	10	EN	イネーブル入力。ENをハイに駆動すると、すべてのスイッチがハイインピーダンスになります。通常動作時はENをローにプルダウンしてください。
11	11	NO4	アナログスイッチ4-ノーマリオープン端子
12	12	COM4	アナログスイッチ4-コモン端子
13	13	NC4	アナログスイッチ4-ノーマリクローズ端子
14	14	VCC	正の電源電圧入力
15	15	NO1	アナログスイッチ1-ノーマリオープン端子
16	16	COM1	アナログスイッチ1-コモン端子
—	—	EP	エクスポートドバッド。グランドに接続してください。

詳細

MAX4910/MAX4911/MAX4912クワッドSPDTオーディオスイッチは、+1.8V～+5.5Vの単一電源で動作する、低オン抵抗、低電源電流、高PSRR(電源電圧変動除去比)のデバイスです。これらのデバイスは、GNDより低い信号を歪みなしに通過させる負信号特性と、ブレーカビフォアメークスイッチングとを備えています。

MAX4910/MAX4912には2つのデジタル制御入力CB1とCB2があり、それぞれのビットが1組のスイッチを制御します(表1参照)。MAX4911はアクティブローのイネーブルENとデジタル制御ビットCBを備えています。ENをローに駆動すると各スイッチのハイインピーダンスが解除され、CBで4つすべてのスイッチを制御します(表2参照)。MAX4910/MAX4911は、電荷が蓄積した端子への切り替えによって発生する可能性のあるクリック/ポップ音を低減するため、すべてのNOおよびNC端子にシャント抵抗を備えています。MAX4912は、事前放電スイッチングを必要としないアプリケーション向けとして、NC2とNC4にはクリック/ポップ低減用抵抗を備えていません。

表1. MAX4910/MAX4912の真理値表

CB1	NC1	NO1	NC3	NO3
0	On	Off	On	Off
1	Off	On	Off	On

CB2	NC2	NO2	NC4	NO4
0	On	Off	On	Off
1	Off	On	Off	On

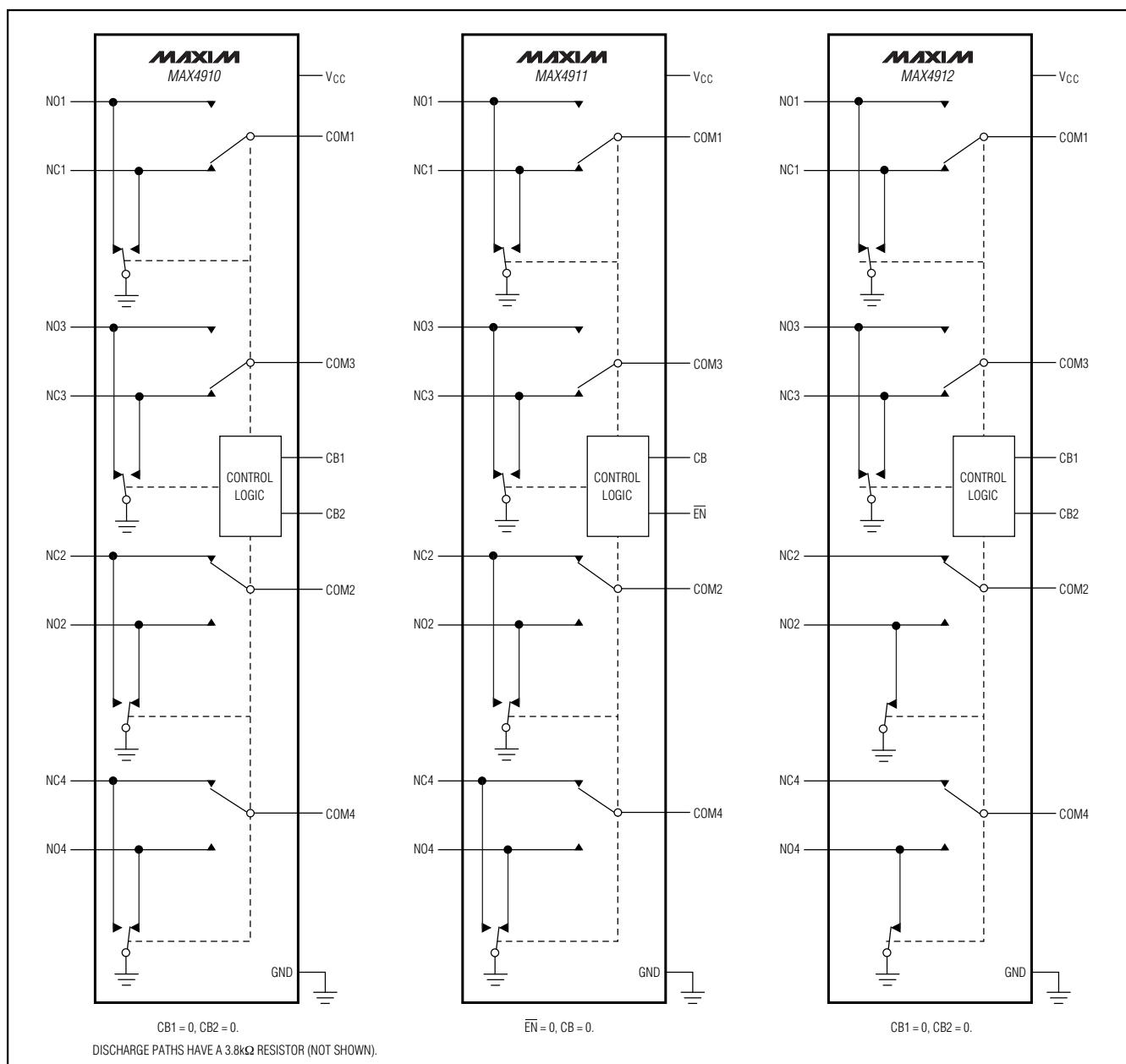
表2. MAX4911の真理値表

EN	CB	NC_	NO_
1	X	Off	Off
0	1	Off	On
0	0	On	Off

X = 任意。

負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

機能ブロック図



アプリケーション情報

デジタル制御入力

MAX4910/MAX4911/MAX4912の論理入力は、電源電圧にかかわらず、最大+5.5Vまで許容します。たとえば+3.3V電源の場合でも、CB1、CB2、CB、および

ENの駆動はローがGNDまで、ハイが+5.5Vまで可能であり、システム内で論理レベルを混在させることができます。CB、CB1、CB2、およびENをレイルトウェイルで駆動すると、消費電力が最小になります。電源電圧+3.3Vの場合、論理スレッショルドは+0.5V (ロー) と+1.4V (ハイ)です。

負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

MAX4910/MAX4911/MAX4912

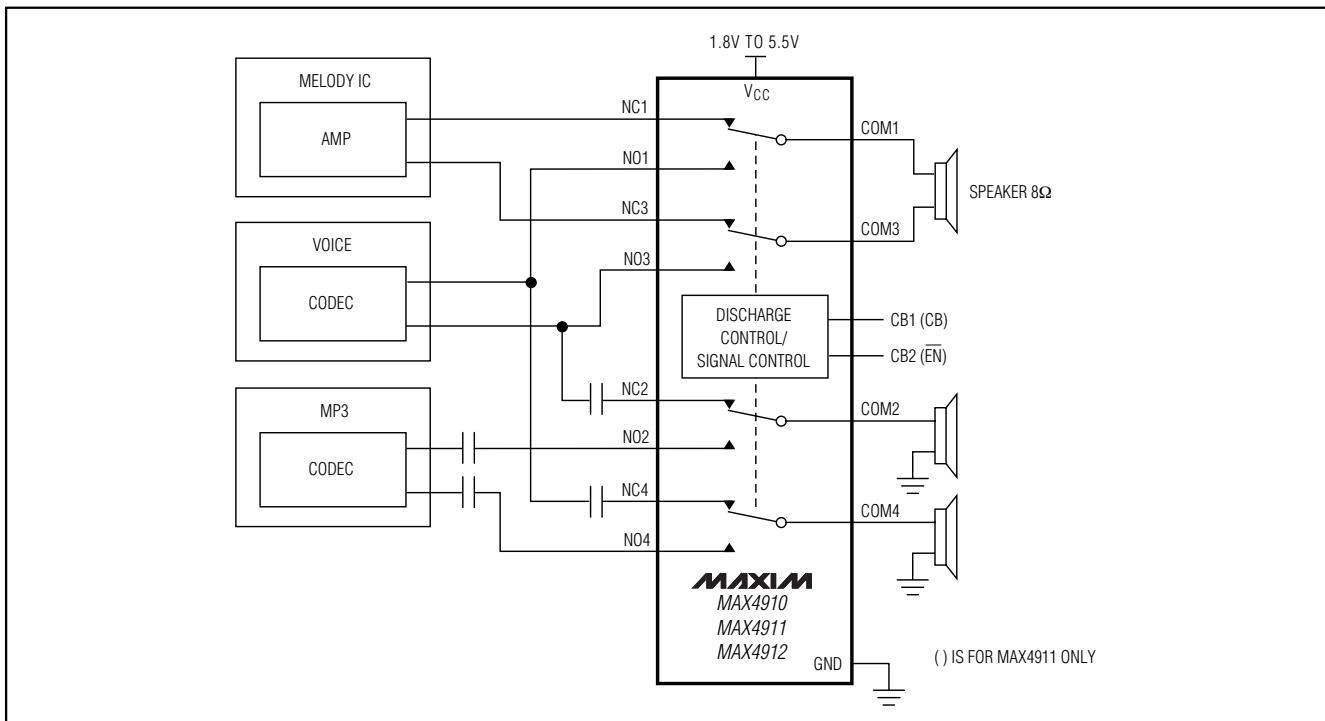


図1. 標準動作回路

アナログ信号レベル

MAX4910/MAX4911/MAX4912のオン抵抗は、チャネルに依存します。チャネル1および3のオン抵抗は 0.37Ω (typ)、チャネル2および4のオン抵抗は 0.72Ω (typ)です。オン抵抗の平坦性は温度が変化しても保証されており、電源電圧範囲全体にわたって最小の変動しか示しません(「標準動作特性」参照)。このオン抵抗の平坦性と、低い漏れ電流という特徴によって、双方向動作に最適なデバイスになっています。各スイッチは双方向であるため、NO_、NC_、およびCOM_の各端子は、入力または出力のどちらにも使用することができます。

これらのデバイスは、グランド以下の信号を含めて、下限値 $V_{CC} - 5.5V$ までの信号を最小限の歪みで通します。

クリック/ポップ低減

MAX4910/MAX4911はすべてのNOおよびNC端子に $3.8k\Omega$ (typ)のシャント抵抗を備えており、それらがCOMに接続されていないとき自動的にすべての容量を放電します。MAX4912は、すべてのNO、NC1、およびNC3端子にシャント抵抗を備えています。シャント抵抗は、オーディオソース間の切り替え時に発生する可聴クリック/ポップ音を低減します。

可聴クリック/ポップ音は、切り替え時にステップDC電圧がスピーカーに加わることが原因で発生します。COM端末

に接続されていない側を自動的に放電することによってこのDCステップトランジエントを減少させることができます。これにより、残留DC電圧が減少し、クリック/ポップ音が低減します。

ブレークビフォアメークスイッチング

MAX4910/MAX4911/MAX4912は、最初の接点を切斷(オープン)してから新しい接点を接続(クローズ)するよう構成された、ブレークビフォアメークスイッチングを備えています。これによって、瞬間に新旧両方の信号経路が出力に接続されることが防がれ、クリック/ポップ音が低減します。

電源シーケンスおよび過電圧保護

警告：記載された定格を上回る負荷はデバイスに永続的な損傷を与える可能性があるため、絶対最大定格を超えないようにしてください。

すべてのCMOSデバイスについて、適切な電源シーケンスが推奨されます。不適切な電源シーケンスはスイッチにラッチアップを起こさせる可能性があり、過度の電源電流が流れる原因になります。ラッチアップから抜ける唯一の方法は、電源を入れ直し、改めて適切に電力を印加することです。最初にすべてのグランド端子を接続し、次に V_{CC} に電力を印加し、最後にNO_、NC_、およびCOM_に信号を入力します。パワーダウン時には、逆の順序に従ってください。

負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

テスト回路/タイミング図

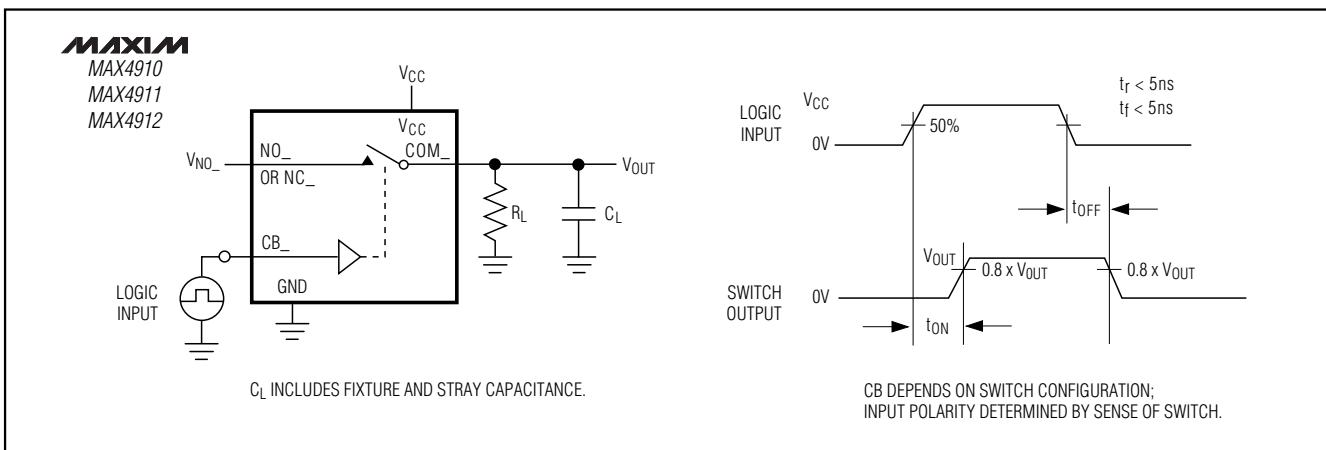


図2. スイッチング時間

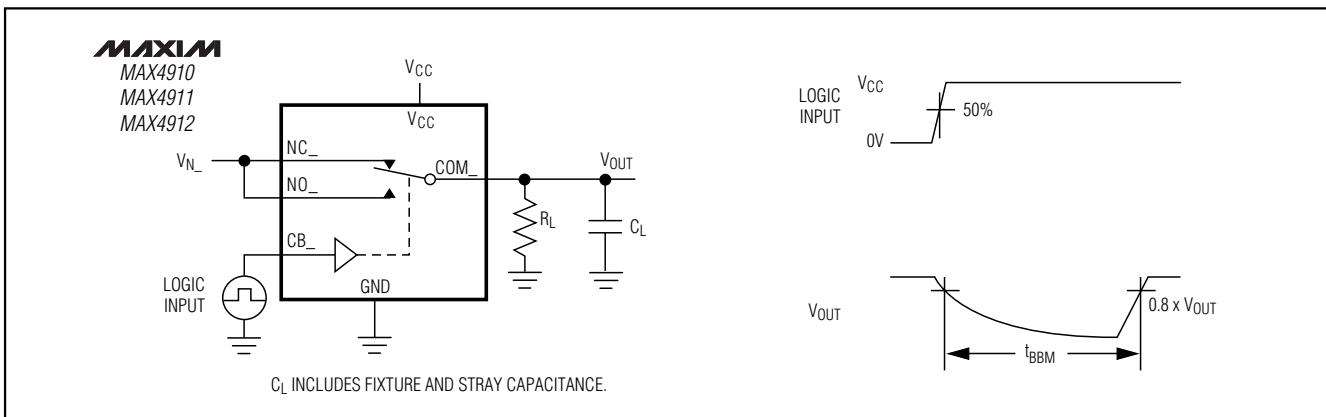


図3. ブレークビフォアメーク間隔

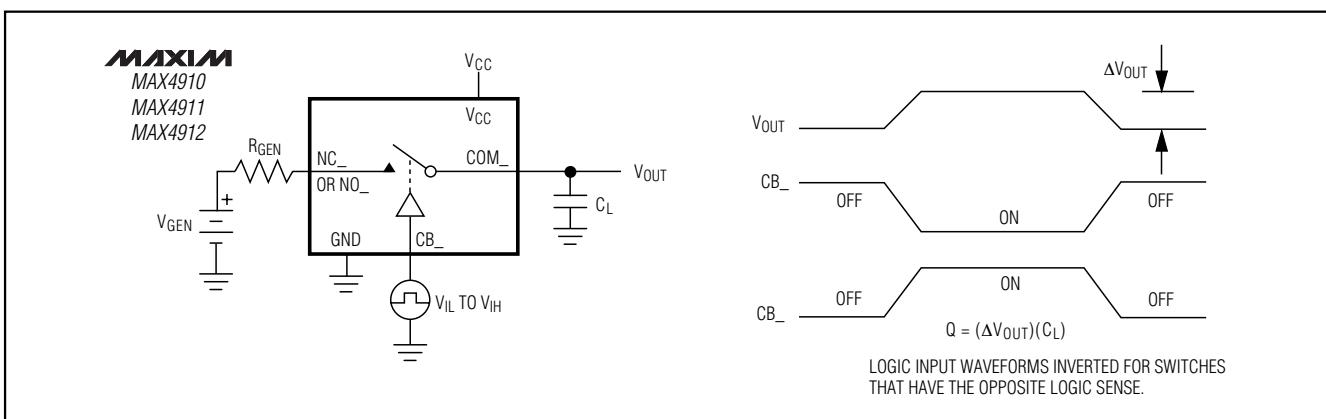


図4. チャージインジェクション

負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

テスト回路/タイミング図(続き)

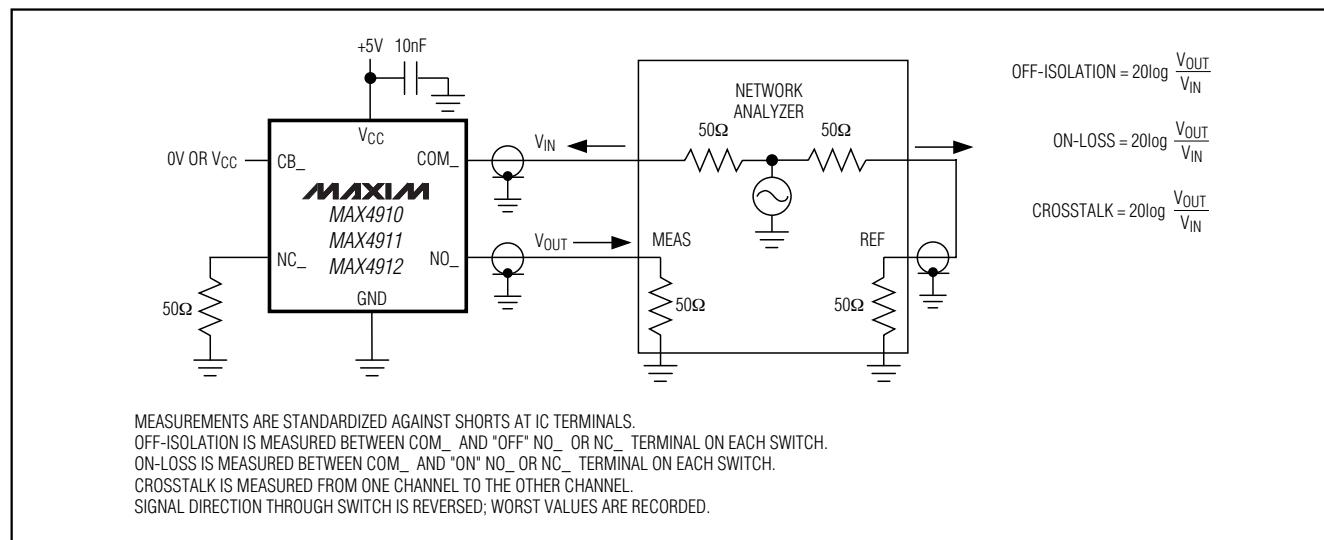


図5. オン損失、オフアイソレーション、およびクロストーク

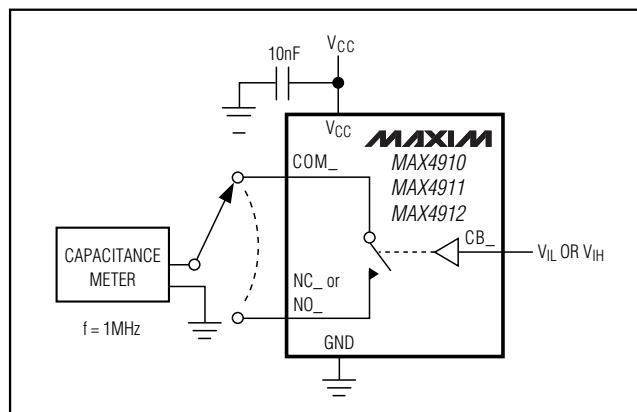
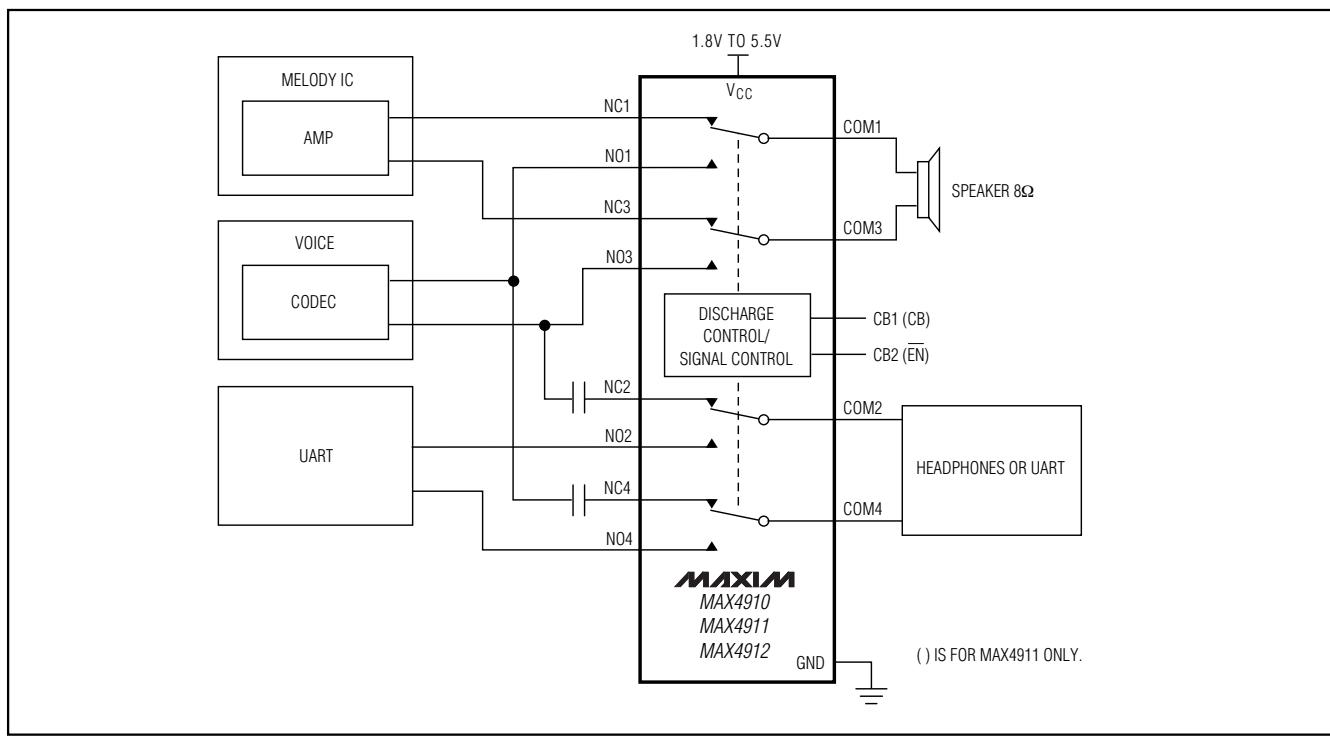


図6. チャネルオフ/オン容量

MAX4910/MAX4911/MAX4912

負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

標準動作回路



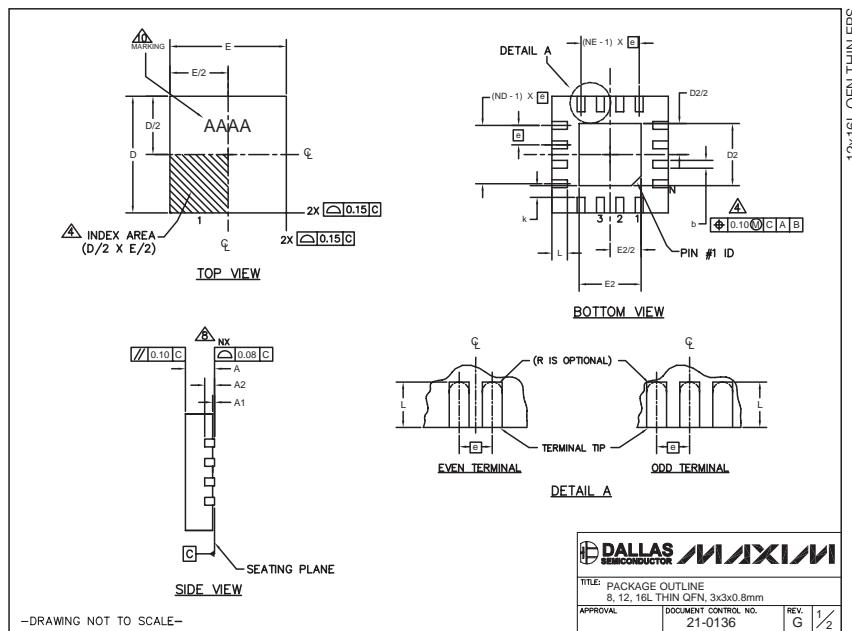
チップ情報

PROCESS: BiCMOS

負信号対応のクワッドSPDT、 クリックレスオーディオスイッチ

パッケージ

(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packagesをご参照下さい。)



PKG	8L 3x3			12L 3x3			16L 3x3		
REF.	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.
A	0.70	0.75	0.80	0.70	0.75	0.80	0.70	0.75	0.80
b	0.25	0.30	0.35	0.20	0.25	0.30	0.20	0.25	0.30
D	2.90	3.00	3.10	2.90	3.00	3.10	2.90	3.00	3.10
E	2.90	3.00	3.10	2.90	3.00	3.10	2.90	3.00	3.10
e	0.65	BSC.		0.50	BSC.		0.50	BSC.	
L	0.35	0.55	0.75	0.45	0.55	0.65	0.30	0.40	0.50
N	8			12			16		
ND	2			3			4		
NE	2			3			4		
A1	0	0.02	0.05	0	0.02	0.05	0	0.02	0.05
A2	0	0.20	REF	0	0.20	REF	0	0.20	REF
k	0.25	-	-	0.25	-	-	0.25	-	-

EXPOSED PAD VARIATIONS									
PKG CODES	D2			E2			PIN ID	JEDEC	DOWN BONDS ALLOWED
	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.			
TQ833-1	0.25	0.70	1.25	0.25	0.70	1.25	0.35 x 45°	WEEC	NO
T1233-1	0.95	1.10	1.25	0.95	1.10	1.25	0.35 x 45°	WEED-1	NO
T1233-3	0.95	1.10	1.25	0.95	1.10	1.25	0.35 x 45°	WEED-1	YES
T1233-4	0.95	1.10	1.25	0.95	1.10	1.25	0.35 x 45°	WEED-1	YES
T1633-1	0.95	1.10	1.25	0.95	1.10	1.25	0.35 x 45°	WEED-2	NO
T1633-2	0.95	1.10	1.25	0.95	1.10	1.25	0.35 x 45°	WEED-2	YES
T1633-3	0.65	0.80	0.95	0.65	0.80	0.95	0.225 x 45°	WEED-2	N/A
T1633FH-3	0.65	0.80	0.95	0.65	0.80	0.95	0.225 x 45°	WEED-2	N/A
T1633-4	0.95	1.10	1.25	0.95	1.10	1.25	0.35 x 45°	WEED-2	NO

NOTES:

- 1. DIMENSIONING & TOLERANCING CONFORM TO ASME Y14.5M-1994.
- 2. ALL DIMENSIONS ARE IN MILLIMETERS. ANGLES ARE IN DEGREES.
- 3. N IS THE TOTAL NUMBER OF TERMINALS.
- 4. THE TERMINAL #1 IDENTIFIER AND TERMINAL NUMBERING CONVENTION SHALL CONFORM TO JESD 95-1 SPP-012. DETAILS OF TERMINAL #1 IDENTIFIER ARE OPTIONAL, BUT MUST BE LOCATED WITHIN THE ZONE INDICATED. THE TERMINAL #1 IDENTIFIER MAY BE EITHER A MOLD OR MARKED FEATURE.
- 5. DIMENSION b APPLIES TO METALLIZED TERMINAL AND IS MEASURED BETWEEN 0.20 mm AND 0.25 mm FROM TERMINAL TIP.
- 6. ND AND NE REFER TO THE NUMBER OF TERMINALS ON EACH D AND E SIDE RESPECTIVELY.
- 7. DEPOPULATION IS POSSIBLE IN A SYMMETRICAL FASHION.
- 8. COPLANARITY APPLIES TO THE EXPOSED HEAT SINK SLUG AS WELL AS THE TERMINALS.
- 9. DRAWING CONFORMS TO JEDEC MO220 REVISION C.
- 10. MARKING IS FOR PACKAGE ORIENTATION REFERENCE ONLY.
- 11. NUMBER OF LEADS SHOWN ARE FOR REFERENCE ONLY.

-DRAWING NOT TO SCALE-

DALLAS SEMICONDUCTOR MAXIM		
TITLE: PACKAGE OUTLINE 8, 12, 16L THIN QFN, 3x3x0.8mm		
APPROVAL	DOCUMENT CONTROL NO. 21-0136	REV. G 2/2

マキシム・ジャパン株式会社

〒169-0051 東京都新宿区西早稲田3-30-16(ホリゾン1ビル)
TEL. (03)3232-6141 FAX. (03)3232-6149

マキシムは完全にマキシム製品に組込まれた回路以外の回路の使用について一切責任を負いかねます。回路特許ライセンスは明言されていません。マキシムは随时予告なく回路及び仕様を変更する権利を留保します。

Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600

13

© 2006 Maxim Integrated Products, Inc. All rights reserved. MAXIM is a registered trademark of Maxim Integrated Products, Inc.