

MAX3224E–MAX3227E/ MAX3244E/MAX3245E†

AutoShutdown Plus、±15kV ESD保護、1μA、 1Mbps、3.0V～5.5V、RS-232トランシーバ

概要

MAX3224E/MAX3225E/MAX3226E/MAX3227E/MAX3244E/MAX3245Eは、自動シャットダウン/ウェイクアップ機能、高速データレート、および強化された静電気放電(ESD)保護を備えた、3V給電のEIA/TIA-232およびV.28/V.24通信インタフェースです。すべてのトランスミッタ出力およびレシーバ入力、IEC 1000-4-2のエアギャップ放電法を使用した場合は±15kV、IEC 1000-4-2の接触放電法を使用した場合は±8kV、およびヒューマンボディモデルを使用した場合は±15kVに対して保護されています。

すべてのデバイスが、Maximの革命的なAutoShutdown Plus™機能によって電源電流1μAを達成しています。これらのデバイスは、RS-232ケーブルが切断された場合または接続されている周辺機器のトランスミッタが非アクティブの場合、およびトランスミッタ入力を駆動しているUARTが30秒以上にわたって非アクティブだった場合、自動的に低電力シャットダウンモードに移行します。いずれかのトランスミッタまたはレシーバ入力で有効な遷移を検出した場合、再びオンになります。AutoShutdown Plusは、既存のBIOSやオペレーティングシステムに変更を加えることなく電力を節約します。

MAX3225E/MAX3227E/MAX3245EはMegaBaud™動作も特長としており、ISDNモデムとの通信などの高速アプリケーション向けに1Mbpsを保証しています。MAX3224E/MAX3226E/MAX3244Eは、250kbpsでの動作を保証しています。これらのトランシーバは、独自方式による低ドロップアウトのトランスミッタ出力段を備えており、デュアルチャージポンプを使用して+3.0V～+5.5Vの電源で真のRS-232性能を実現します。チャージポンプは、3.3V電源での動作の場合4つの小さな0.1μFのコンデンサのみを必要とします。MAX3224E～MAX3227Eは、チャージポンプがレギュレートされていて、デバイスによる伝送の開始が可能な場合にアサートするロジックレベルの出力(READY)を備えています。

すべてのデバイスが、省スペースなTQFN、SSOP、およびTSSOP (MAX3224E/MAX3225E/MAX3244E/MAX3245E)パッケージで提供されます。

アプリケーション

ノートブック、サブノートブック、および
パームトップコンピュータ

携帯電話

バッテリー駆動機器

ハンドヘルド機器

周辺機器

プリンタ

†米国特許番号4636930、4679134、4777577、
4797899、4809152、4897774、4999761、5649210、
および他の出願中の特許が適用されます。

AutoShutdown Plus、MegaBaud、およびUCSPIは、Maxim Integrated Products, Inc.の商標です。

次世代デバイスの特長

◆ スペースに制約のあるアプリケーション向け：
MAX3228E/MAX3229E：±15kV ESD保護、
+2.5V～+5.5V、UCSP™パッケージのRS-232
トランシーバ

MAX3222E/MAX3232E/MAX3241E†/
MAX3246E：±15kV ESD保護、最小10nA、
+3.0V～+5.5V、最大1Mbps、真のRS-232
トランシーバ(MAX3246EはUCSPで提供)

◆ 低電圧またはデータケーブルアプリケーション向け：
MAX3380E/MAX3381E：±15kV ESD保護I/O
およびロジック端子を備えた、+2.35V～+5.5V、
1μA、2Tx/2Rx、RS-232トランシーバ

型番

PART	TEMP RANGE	PIN PKG	PKG CODE
MAX3224ECTP	0°C to +70°C	20 TQFN-EP*	T2055-5
MAX3224ECUP	0°C to +70°C	20 TSSOP	—
MAX3224ECAP	0°C to +70°C	20 SSOP	—
MAX3224ECPD	0°C to +70°C	20 Plastic DIP	—
MAX3224EETP	-40°C to +85°C	20 TQFN-EP*	T2055-5
MAX3224EEUP	-40°C to +85°C	20 TSSOP	—
MAX3224EEAP	-40°C to +85°C	20 SSOP	—
MAX3224EEPD	-40°C to +85°C	20 Plastic DIP	—
MAX3224EAAP	-40°C to +125°C	20 SSOP	—

*EP = エクスポートパッド

型番はデータシートの最後に続いています。

選択ガイド

PART	NO. OF DRIVERS/RECEIVERS	GUARANTEED DATA RATE (bps)	READY OUTPUT	Auto-Shutdown Plus
MAX3224E	2/2	250k	✓	✓
MAX3225E	2/2	1M	✓	✓
MAX3226E	1/1	250k	✓	✓
MAX3227E	1/1	1M	✓	✓
MAX3244E	3/5	250k	—	✓
MAX3245E	3/5	1M	—	✓

本データシートは日本語翻訳であり、相違及び誤りのある可能性があります。設計の際は英語版データシートを参照してください。

価格、納期、発注情報についてはMaxim Direct (0120-551056)にお問い合わせいただくか、Maximのウェブサイト(japan.maximintegrated.com)をご覧ください。

AutoShutdown Plus、±15kV ESD保護、1μA、1Mbps、3.0V~5.5V、RS-232トランシーバ

ABSOLUTE MAXIMUM RATINGS

V _{CC} to GND	-0.3V to +6V
V ₊ to GND (Note 1)	-0.3V to +7V
V ₋ to GND (Note 1)	+0.3V to -7V
V ₊ + V ₋ (Note 1)	+13V
Input Voltages	
T _{IN} , FORCEON, FORCEOFF to GND	-0.3V to +6V
R _{IN} to GND	±25V
Output Voltages	
T _{OUT} to GND	±13.2V
R _{OUT} , INVALID, READY to GND	-0.3V to (V _{CC} + 0.3V)
Short-Circuit Duration	
T _{OUT} to GND	Continuous
Continuous Power Dissipation (T _A = +70°C)	
16-Pin SSOP (derate 7.14mW/°C above +70°C)	571mW
16-Pin TSSOP (derate 9.4mW/°C above +70°C)	754.7mW
16-Pin TQFN (derate 20.8mW/°C above +70°C)	1666.7mW

20-Pin TQFN (derate 21.3mW/°C above +70°C)	1702.1mW
20-Pin Plastic DIP (derate 11.11mW/°C above +70°C)	889mW
20-Pin SSOP (derate 8.00mW/°C above +70°C)	640mW
20-Pin TSSOP (derate 10.9mW/°C above +70°C)	879mW
28-Pin Wide SO (derate 12.5mW/°C above +70°C)	1W
28-Pin SSOP (derate 9.52mW/°C above +70°C)	762mW
28-Pin TSSOP (derate 12.8mW/°C above +70°C)	1026mW
36-Pin TQFN (derate 26.3mW/°C above +70°C)	2105mW
Operating Temperature Ranges	
MAX32__EC__	0°C to +70°C
MAX32__EE__	-40°C to +85°C
MAX32__EAA__	-40°C to +125°C
Storage Temperature Range	
.....-65°C to +160°C	
Lead Temperature (soldering, 10s)	
.....+300°C	

Note 1: V₊ and V₋ can have maximum magnitudes of 7V, but their absolute difference cannot exceed 13V.

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

ELECTRICAL CHARACTERISTICS

(V_{CC} = +3V to +5.5V, C1–C4 = 0.1μF, tested at 3.3V ±10%; C1 = 0.047μF, C2–C4 = 0.33μF, tested at 5.0V ±10%; T_A = T_{MIN} to T_{MAX}, unless otherwise noted. Typical values are at T_A = +25°C.)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
DC CHARACTERISTICS (V _{CC} = 3.3V or 5.0V, T _A = +25°C)						
Supply Current, AutoShutdown Plus		FORCEON = GND, FORCEOFF = V _{CC} , all R _{IN} idle, all T _{IN} idle		1	10	μA
Supply Current, Shutdown		FORCEOFF = GND		1	10	μA
Supply Current, AutoShutdown Plus Disabled		FORCEON = FORCEOFF = V _{CC} , no load		0.3	1	mA
LOGIC INPUTS AND RECEIVER OUTPUTS						
Input Logic Threshold Low		T _{IN} , FORCEON, FORCEOFF			0.8	V
Input Logic Threshold High		T _{IN} , FORCEON, FORCEOFF	V _{CC} = 3.3V	2		V
			V _{CC} = 5.0V	2.4		
Transmitter Input Hysteresis				0.5		V
Input Leakage Current		T _{IN} , FORCEON, FORCEOFF		±0.01	±1	μA
Output Leakage Current		R _{OUT} (MAX3244E/MAX3245E), receivers disabled		±0.05	±10	μA
Output Voltage Low		I _{OUT} = 1.6mA			0.4	V
Output Voltage High		I _{OUT} = -1.0mA	V _{CC} - 0.6	V _{CC} - 0.1		V
RECEIVER INPUTS						
Input Voltage Range			-25		+25	V
Input Threshold Low		T _A = +25°C	V _{CC} = 3.3V	0.6	1.2	V
			V _{CC} = 5.0V	0.8	1.5	
Input Threshold High		T _A = +25°C	V _{CC} = 3.3V	1.5	2.4	V
			V _{CC} = 5.0V	1.8	2.4	
Input Hysteresis				0.5		V
Input Resistance		T _A = +25°C	3	5	7	kΩ

AutoShutdown Plus、±15kV ESD保護、1μA、1Mbps、3.0V~5.5V、RS-232トランシーバ

MAX3224E-MAX3227E/MAX3244E/MAX3245E

ELECTRICAL CHARACTERISTICS (continued)

(V_{CC} = +3V to +5.5V, C1–C4 = 0.1μF, tested at 3.3V ±10%; C1 = 0.047μF, C2–C4 = 0.33μF, tested at 5.0V ±10%; T_A = T_{MIN} to T_{MAX}, unless otherwise noted. Typical values are at T_A = +25°C.)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS
TRANSMITTER OUTPUTS							
Output Voltage Swing		All transmitter outputs loaded with 3kΩ to ground		±5	±5.4		V
Output Resistance		VCC = V+ = V- = 0, transmitter outputs = ±2V		300	10M		Ω
Output Short-Circuit Current					±60		mA
Output Leakage Current		VCC = 0 or 3V to 5.5V, VOUT = ±12V, Transmitters disabled			±25		μA
MOUSE DRIVEABILITY (MAX3244E/MAX3245E)							
Transmitter Output Voltage		T1IN = T2IN = GND, T3IN = VCC, T3OUT loaded with 3kΩ to GND, T1OUT and T2OUT loaded with 2.5mA each		±5			V
ESD PROTECTION							
R_IN, T_OUT		IEC 1000-4-2 Air Discharge		±15		kV	
		IEC 1000-4-2 Contact Discharge		±8			
		Human Body Model		±15			
AutoShutdown Plus (FORCEON = GND, FORCEOFF = VCC)							
Receiver Input Threshold to <u>INVALID</u> Output High		Figure 4a	Positive threshold	2.7		V	
			Negative threshold	-2.7			
Receiver Input Threshold to <u>INVALID</u> Output Low		Figure 4a		-0.3	+0.3		V
<u>INVALID</u> , READY Output Voltage Low (MAX3224E-MAX3227E)		IOUT = -1.6mA		0.4		V	
<u>INVALID</u> , READY Output Voltage High (MAX3224E-MAX3227E)		IOUT = -1.0mA		VCC - 0.6		V	
Receiver Positive or Negative Threshold to <u>INVALID</u> High	tINVH	VCC = 5V, Figure 4b		1		μs	
Receiver Positive or Negative Threshold to <u>INVALID</u> Low	tINVL	VCC = 5V, Figure 4b		30		μs	
Receiver or Transmitter Edge to Transmitters Enabled	twU	VCC = 5V, Figure 5b (Note 2)		100		μs	
Receiver or Transmitter Edge to Transmitters Shutdown	tAUTOSHDN	VCC = 5V, Figure 5b (Note 2)		15	30	60	s

AutoShutdown Plus、±15kV ESD保護、1μA、1Mbps、3.0V~5.5V、RS-232トランシーバ

MAX3224E-MAX3227E/MAX3244E/MAX3245E

TIMING CHARACTERISTICS—MAX3224E/MAX3226E/MAX3244E

(V_{CC} = +3V to +5.5V, C₁–C₄ = 0.1μF, tested at 3.3V ±10%; C₁ = 0.047μF, C₂–C₄ = 0.33μF, tested at 5.0V ±10%; T_A = T_{MIN} to T_{MAX}, unless otherwise noted. Typical values are at T_A = +25°C.)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Maximum Data Rate		R _L = 3kΩ, C _L = 1000pF, one transmitter switching	250			kbps
Receiver Propagation Delay	t _{PHL}	R _{IN} to R _{OUT} , C _L = 150pF		0.15		μs
	t _{PLH}			0.15		
Receiver Output Enable Time		Normal operation (MAX3244E only)		200		ns
Receiver Output Disable Time		Normal operation (MAX3244E only)		200		ns
Transmitter Skew	t _{PHL} - t _{PLH}	(Note 3)		100		ns
Receiver Skew	t _{PHL} - t _{PLH}			50		ns
Transition-Region Slew Rate		V _{CC} = 3.3V, T _A = +25°C, R _L = 3kΩ to 7kΩ, measured from +3V to -3V or -3V to +3V, one transmitter switching				
		C _L = 150pF to 1000pF	6		30	V/μs

TIMING CHARACTERISTICS—MAX3225E/MAX3227E/MAX3245E

(V_{CC} = +3V to +5.5V, C₁–C₄ = 0.1μF, tested at 3.3V ±10%; C₁ = 0.047μF, C₂–C₄ = 0.33μF, tested at 5.0V ±10%; T_A = T_{MIN} to T_{MAX}, unless otherwise noted. Typical values are at T_A = +25°C.)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Maximum Data Rate		R _L = 3kΩ, C _L = 1000pF, one transmitter switching	250			kbps
		V _{CC} = 3.0V to 4.5V, R _L = 3kΩ, C _L = 250pF, one transmitter switching	1000			
		V _{CC} = 4.5V to 5.5V, R _L = 3kΩ, C _L = 1000pF, one transmitter switching	1000			
Receiver Propagation Delay	t _{PHL}	R _{IN} to R _{OUT} , C _L = 150pF		0.15		μs
	t _{PLH}			0.15		
Receiver Output Enable Time		Normal operation (MAX3245E only)		200		ns
Receiver Output Disable Time		Normal operation (MAX3245E only)		200		ns
Transmitter Skew	t _{PHL} - t _{PLH}	(Note 3)		25		ns
Receiver Skew	t _{PHL} - t _{PLH}			50		ns
Transition-Region Slew Rate		V _{CC} = 3.3V, T _A = +25°C, R _L = 3kΩ to 7kΩ, C _L = 150pF to 1000pF, measured from +3V to -3V or -3V to +3V, one transmitter switching	24		150	V/μs

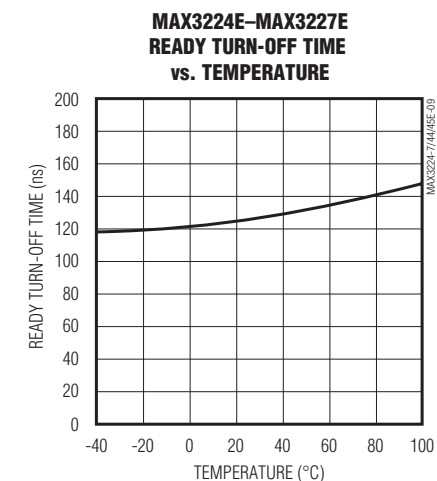
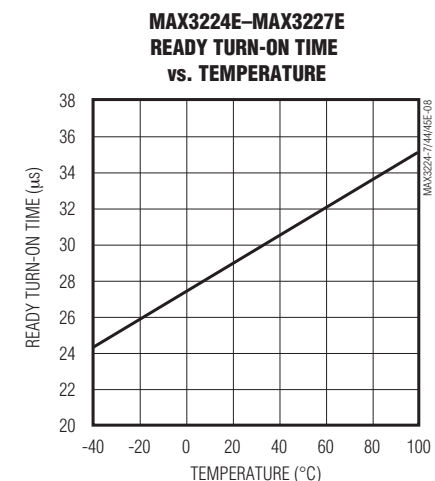
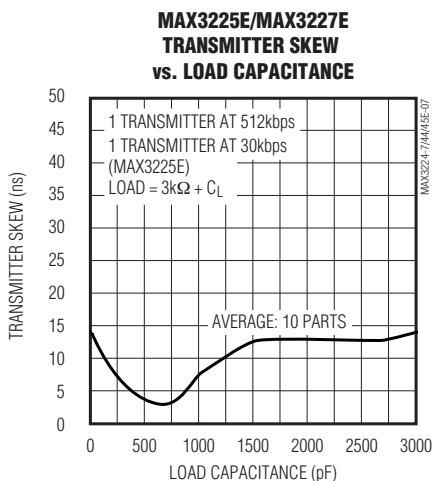
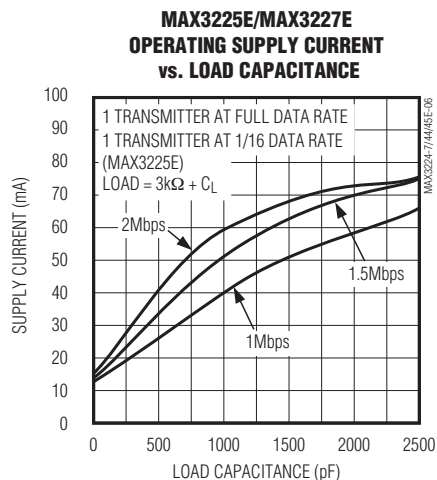
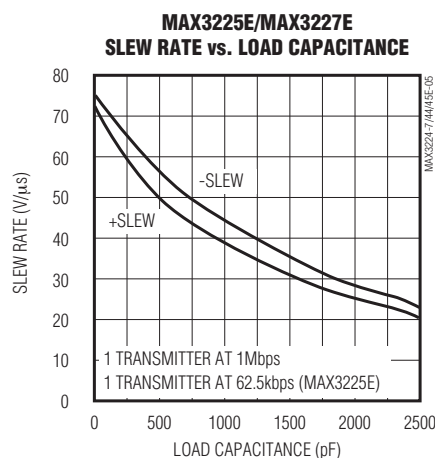
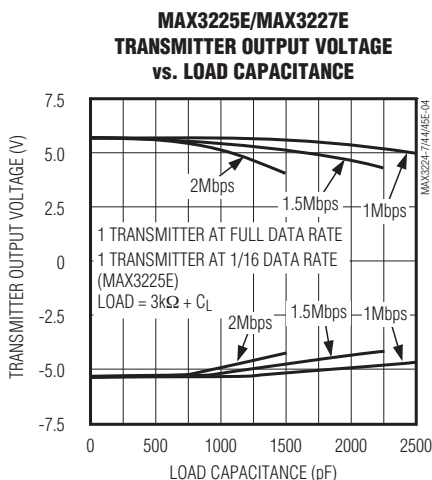
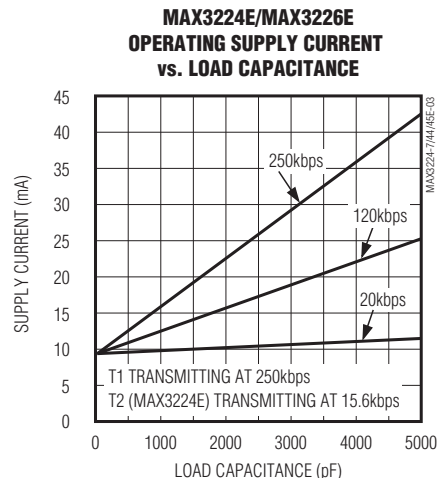
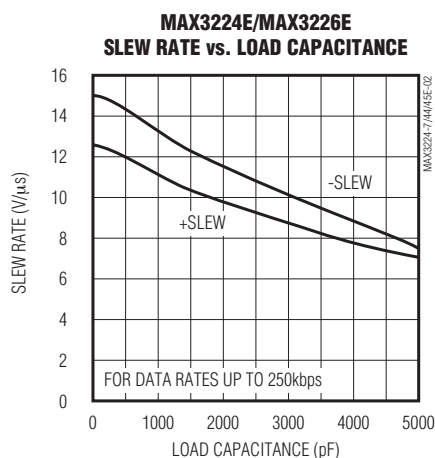
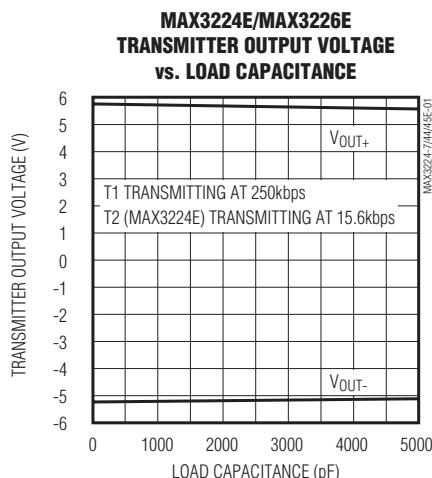
Note 2: A transmitter/receiver edge is defined as a transition through the transmitter/receiver input logic thresholds.

Note 3: Transmitter skew is measured at the transmitter zero cross points.

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

標準動作特性

($V_{CC} = +3.3\text{V}$, 250kbps data rate, $0.1\mu\text{F}$ capacitors, all transmitters loaded with $3\text{k}\Omega$ and C_L , $T_A = +25^\circ\text{C}$, unless otherwise noted.)

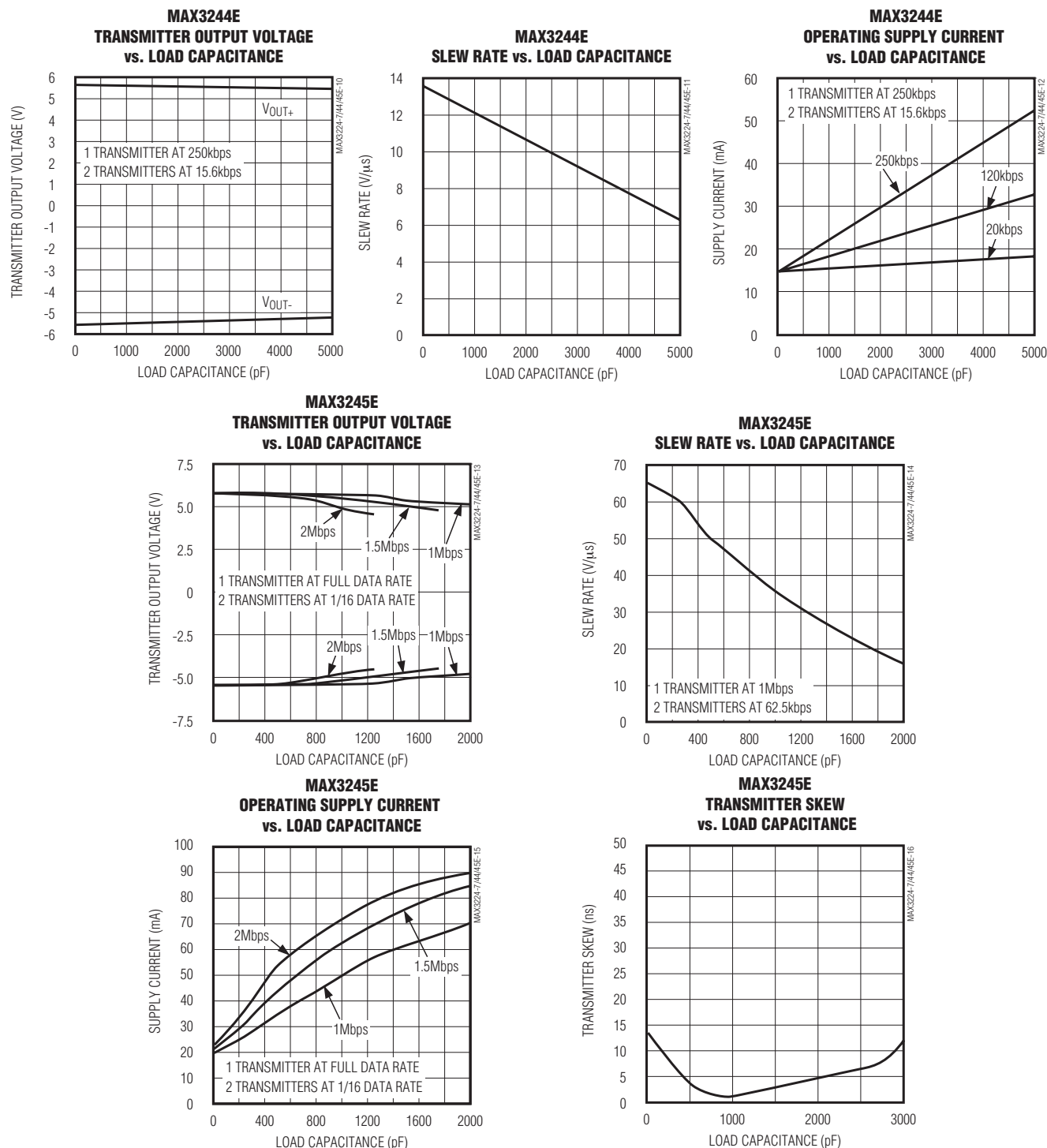


MAX3224E-MAX3227E/MAX3244E/MAX3245E

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

標準動作特性(続き)

($V_{CC} = +3.3\text{V}$, 250kbps data rate, 0.1 μF capacitors, all transmitters loaded with 3k Ω and C_L , $T_A = +25^\circ\text{C}$, unless otherwise noted.)



AutoShutdown Plus、±15kV ESD保護、1μA、 1Mbps、3.0V~5.5V、RS-232トランシーバ

端子説明

端子						名称	機能
MAX3224E MAX3225E		MAX3226E MAX3227E		MAX3244E MAX3245E SO/SSOP/TSSOP	MAX3245E (TQFN)		
TQFN	DIP/ SSOP/ TSSOP	TQFN	SSOP/ TSSOP				
19	1	14	1	—	—	READY	アクティブハイの送信準備完了出力。READYは、V-が-4V以下になり、デバイスの送信準備ができたときハイにイネーブルされます。
1	2	16	2	28	31	C1+	電圧ダブルチャージポンプコンデンサの正端子
20	3	15	3	27	30	V+	チャージポンプによって生成される+5.5V
2	4	1	4	24	26	C1-	電圧ダブルチャージポンプコンデンサの負端子
3	5	2	5	1	33	C2+	反転チャージポンプコンデンサの正端子
4	6	3	6	2	34	C2-	反転チャージポンプコンデンサの負端子
5	7	4	7	3	35	V-	チャージポンプによって生成される-5.5V
6, 15	8, 17	10	13	9, 10, 11	7, 8, 9	T_OUT	RS-232トランスミッタ出力
7, 14	9, 16	5	8	4-8	1-5	R_IN	RS-232レシーバ入力
8, 13	10, 15	6	9	15-19	15, 16, 17, 19, 20	R_OUT	TTL/CMOSレシーバ出力
9	11	7	10	21	23	INVALID	アクティブローの有効信号検出器の出力。ロジックハイの場合、レシーバ入力に有効なRS-232レベルが存在することを示します。

MAX3224E-MAX3227E/MAX3244E/MAX3245E

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

端子説明(続き)

端子						名称	機能
MAX3224E MAX3225E		MAX3226E MAX3227E		MAX3244E MAX3245E DIP/SSOP/TSSOP	MAX3245E TQFN		
TQFN	DIP/ SSOP/ TSSOP	TQFN	SSOP/ TSSOP				
10, 11	12, 13	8	11	12-14	11, 12, 13	T _{IN}	TTL/CMOSトランスミッタ 入力
12	14	9	12	23	25	FORCEON	アクティブハイの強制オン入力。 AutoShutdown Plusに優先して トランスミッタとレシーバを オンに保つには、ハイに駆動し てください(FORCEOFFがハイ になる必要があります) (表1)。
16	18	11	14	25	27	GND	グランド
17	19	12	15	26	29	V _{CC}	+3.0V $\sim$ +5.5Vの単一電源 電圧
18	20	13	16	22	24	FORCEOFF	アクティブローの強制オフ入力。 トランスミッタ、レシーバ (R2OUTBを除く)、および チャージポンプをシャット ダウンするには、ローに駆動 してください。これは、 AutoShutdown Plusおよび FORCEONに優先します(表1)。
—	—	—	—	20	21	R2OUTB	TTL/CMOS非反転相補レシーバ 出力。常時アクティブ。
—	—	—	—	—	6, 10, 14, 18, 22, 28, 32, 36	N.C.	接続なし。内部で接続されて いません。
EP	—	EP	—	—	EP	EP	エクスポーズドパッド。エク スポーズドパッドをグランド プレーンに半田付けするか、 未接続のままにしてください。

詳細

デュアルチャージポンプ電圧コンバータ

MAX3224E $\sim$ MAX3227E/MAX3244E/MAX3245Eの内部電源は、+3.0V $\sim$ +5.5Vの範囲で+5.5V (2倍圧チャージポンプ)および-5.5V (反転チャージポンプ)の出力電圧を供給する、レギュレートされたデュアルチャージポンプで構成されています。チャージポンプは不連続モードで動作します。出力電圧が5.5V以下になると、

チャージポンプがイネーブルされます。出力電圧が5.5Vを超えると、チャージポンプはディセーブルされます。各チャージポンプは、V₊およびV₋電源を生成するためにフライングコンデンサ(C1、C2)および蓄電コンデンサ(C3、C4)を必要とします。

シャットダウンモードでチャージポンプがディセーブルされている場合、READY出力(MAX3224E $\sim$ MAX3227E)はローになります。READY信号はV₋が-4Vを下回った場合にハイにアサートします。

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

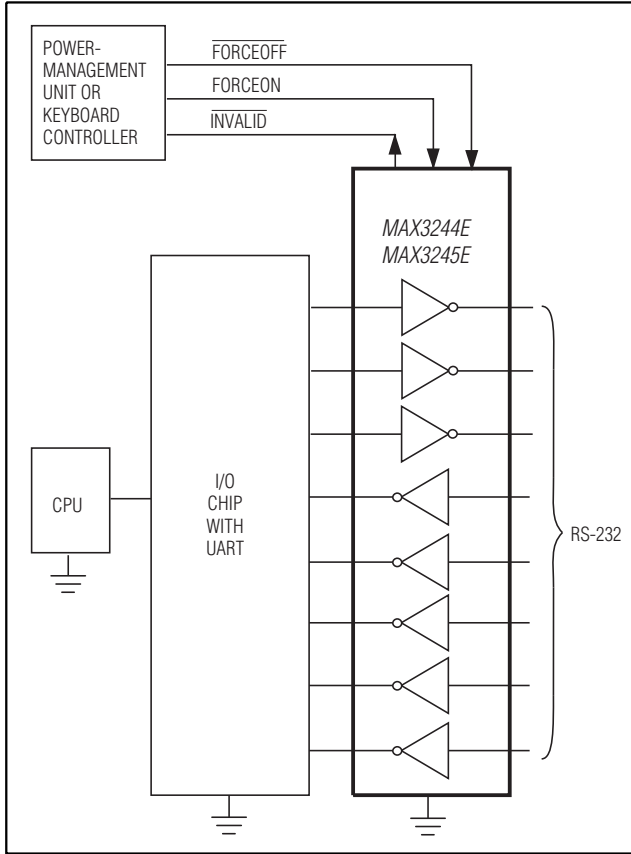


図1. PMU制御によるインタフェース

RS-232トランスミッタ

トランスミッタは、CMOSロジックレベルを 5.0V EIA/TIA-232レベルに変換する、反転レベルトランスレータです。MAX3224E/MAX3226E/MAX3244Eは、ワーストケースである $3\text{k}\Omega$ の負荷と 1000pF が並列の場合で、 250kbps のデータレート(MAX3225E/MAX3227E/MAX3245Eの場合は 1Mbps)が保証されており、PC間の通信ソフトウェア(LapLink™など)への対応が提供されます。トランスミッタを並列にして複数のレシーバを駆動可能です。図1に、全体のシステム接続を示します。

FORCEOFFがグランドに駆動されるか、または AutoShutdown Plus回路がすべてのレシーバおよびトランスミッタ入力に 30 秒を超えて非アクティブであることを検出した場合、トランスミッタがディセーブルされ、出力がハイインピーダンス状態になります。電源オフまたはシャットダウン時には、出力を $\pm 12\text{V}$ まで駆動可能です。トランスミッタの入力はプルアップ抵抗を備えていません。使用しない入力は、GNDまたは V_{CC} に接続してください。

LapLinkはTraveling Softwareの商標です。

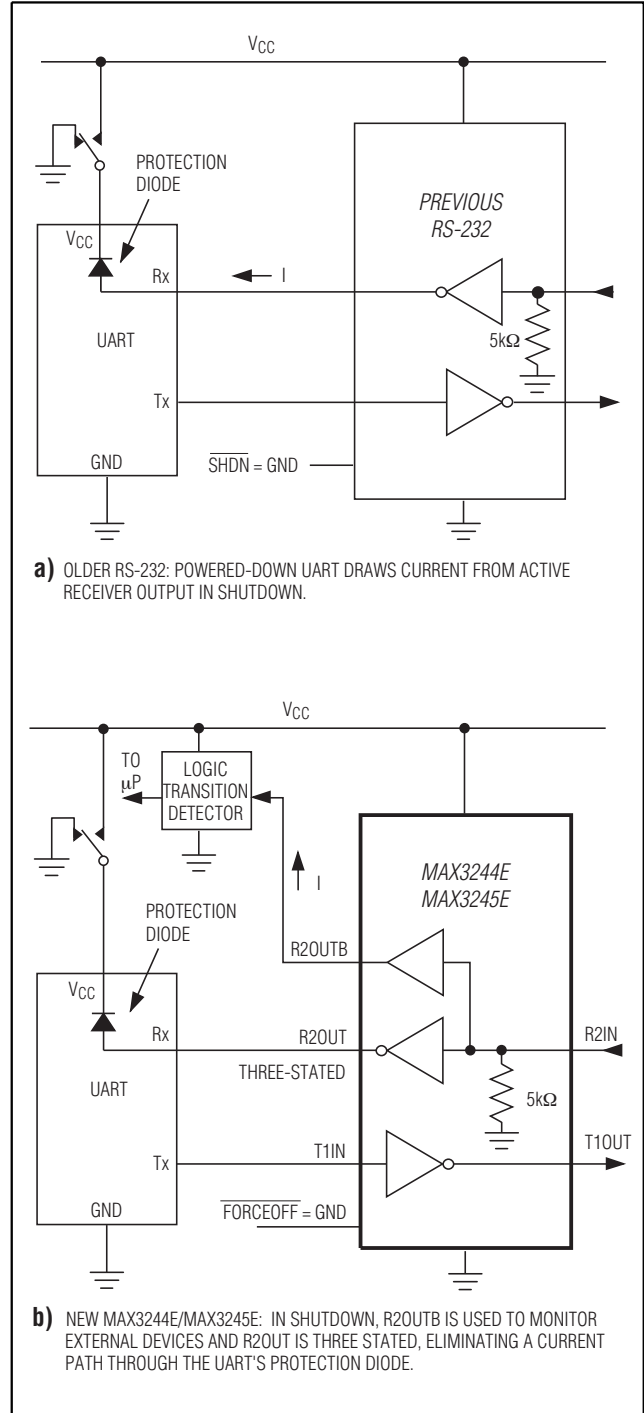


図2. MAX3244E/MAX3245EはUARTおよびインタフェースのシャットダウン時にRS-232の活動を検出

MAX3224E-MAX3227E/MAX3244E/MAX3245E

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

表1. 出力制御の真理値表

OPERATION STATUS	FORCEON	FORCEOFF	VALID RECEIVER LEVEL	RECEIVER OR TRANSMITTER EDGE WITHIN 30s	T_OUT	R_OUT (MAX3224E/ MAX3225E/ MAX3226E/ MAX3227E)	R_OUT (MAX3244E/ MAX3245E)	R2OUTB (MAX3244E/ MAX3245E)
Shutdown (Forced Off)	X	0	X	X	High-Z	Active	High-Z	Active
Normal Operation (Forced On)	1	1	X	X	Active	Active	Active	Active
Normal Operation (AutoShutdown Plus)	0	1	X	Yes	Active	Active	Active	Active
Shutdown (AutoShutdown Plus)	0	1	X	No	High-Z	Active	Active	Active
Normal Operation	INVALID*	1	Yes	X	Active	Active	Active	Active
Normal Operation	INVALID*	1	X	Yes	Active	Active	Active	Active
Shutdown	INVALID*	1	No	No	High-Z	Active	Active	Active
Normal Operation (AutoShutdown)	INVALID*	INVALID**	Yes	X	Active	Active	Active	Active
Shutdown (AutoShutdown)	INVALID*	INVALID**	No	X	High-Z	Active	High-Z	Active

X = 任意

*INVALIDをFORCEONに接続

**INVALIDをFORCEONおよびFORCEOFFに接続

RS-232レシーバ

レシーバは、RS-232信号をCMOSロジック出力レベルに変換します。MAX3224E～MAX3227Eは、常にアクティブのままの反転出力を備えています(表1)。MAX3244E/MAX3245Eは反転スリーステート出力を備えており、シャットダウン時(FORCEOFF = GND)にハイインピーダンスになります(表1)。

MAX3244E/MAX3245Eは、別の常時アクティブな非反転出力R2OUTBを備えています。R2OUTB出力は、他のレシーバがハイインピーダンスのときにレシーバの動作を監視して、レシーバ出力に接続された他のデバイスを順バイアスすることなくリングインジケータ(Ring Indicator)アプリケーションの監視を可能にします。これは、シャットダウン時にV_{CC}がグランドに設定されるシステムでUARTなどの周辺機器に対応する場合に最適です(図2)。

MAX3224E～MAX3227E/MAX3244E/MAX3245Eは、すべてのレシーバ入力で有効なRS-232電圧レベルが検出されていない場合、ローにイネーブルされるINVALID出力を備えています。INVALIDはレシーバ入力の状態を示すため、FORCEONおよびFORCEOFFの状態とは無関係です(図3および4)。

AutoShutdown Plusモード

MAX3224E～MAX3227E/MAX3244E/MAX3245Eは、MaximのAutoShutdown Plus機能によって電源電流 $1\mu\text{A}$ を達成しています。この機能は、FORCEOFFがハイでFORCEONがローのときに動作します。これらのデバイスが30秒間いずれのレシーバ入力およびトランスミッタ入力にも有効な信号遷移を検出しなかった場合、内蔵のチャージポンプがシャットダウンし、電源電流が $1\mu\text{A}$ に低減します。これは、RS-232ケーブルが切断された場合または接続されている周辺機器のトランス

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

MAX3224E-MAX3227E/MAX3244E/MAX3245E

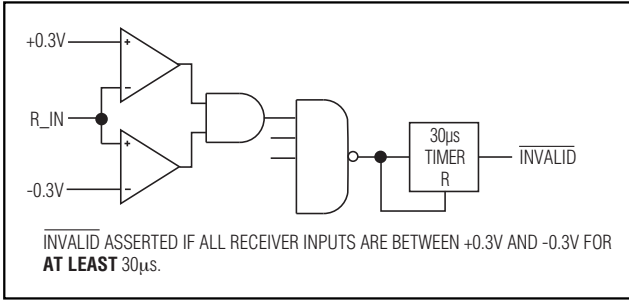


図3a. $\overline{\text{INVALID}}$ のファンクションダイアグラム、 $\overline{\text{INVALID}}$ がロー

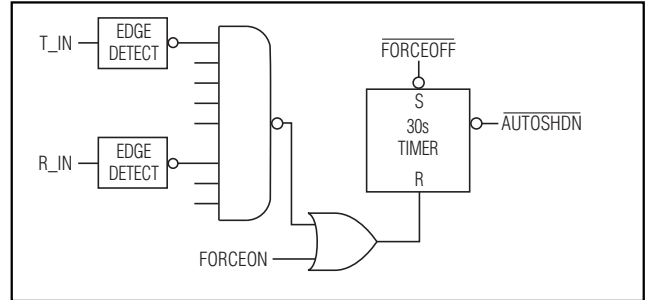


図3c. AutoShutdown Plusのロジック

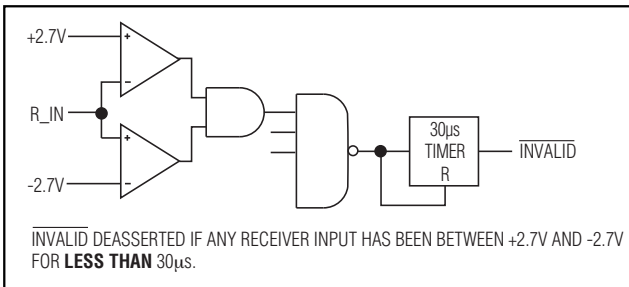


図3b. $\overline{\text{INVALID}}$ のファンクションダイアグラム、 $\overline{\text{INVALID}}$ がハイ

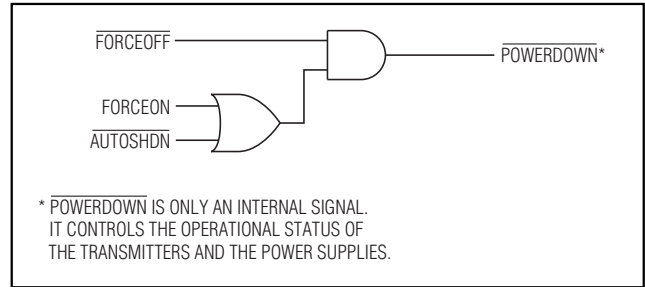


図3d. パワーダウンのロジック

表2. $\overline{\text{INVALID}}$ の真理値表

RS-232 SIGNAL PRESENT AT ANY RECEIVER INPUT	$\overline{\text{INVALID}}$ OUTPUT
Yes	High
No	Low

ミッタがオフになった場合、およびトランスミッタ入力を駆動しているUARTが非アクティブの場合に発生します。有効な遷移がいずれかのRS-232レシーバ入力またはトランスミッタ入元に印加された時点で、システムは再びオンになります。その結果、既存のBIOSやオペレーティングシステムに変更を加えることなくシステムの電力が節約されます。

図3aおよび3bは、有効および無効なRS-232レシーバ電圧レベルを示しています。 $\overline{\text{INVALID}}$ はレシーバ入力の条件を示すものであり、FORCEONおよびFORCEOFFの状態とは無関係です。図3と表1および2に、MAX3224E～MAX3227E/MAX3244E/MAX3245Eの動作モードの概要を示します。FORCEONとFORCEOFFは、AutoShutdown Plus回路に優先します。いずれの制御もアサートされていない場合、最後に受信したレシーバまたはトランスミッタ入力エッジに基づいてこれらの状態からICが自動的に選択を行います。

シャットダウン時、デバイスのチャージポンプはオフになり、V+は V_{CC} にプルアップされ、V-はグランドにプルダウンされ、トランスミッタ出力はハイインピーダンスになり、READY (MAX3224E～MAX3227E)はローに駆動されます。シャットダウンからの復帰に必要な時間は $100\mu\text{s}$ (typ)です(図8)。

FORCEONを $\overline{\text{INVALID}}$ に接続すると、MAX3224E～MAX3227E/MAX3244E/MAX3245Eは有効なレシーバレベルまたはレシーバまたはトランスミッタのエッジが30秒間にわたって検出されない場合にシャットダウンして、有効なレシーバレベルまたはレシーバまたはトランスミッタのエッジが検出された場合にウェイクアップします。

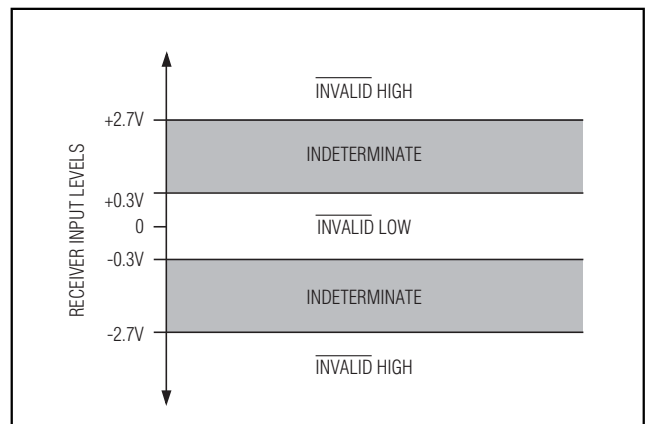


図4a. $\overline{\text{INVALID}}$ のレシーバ正/負スレッショルド

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

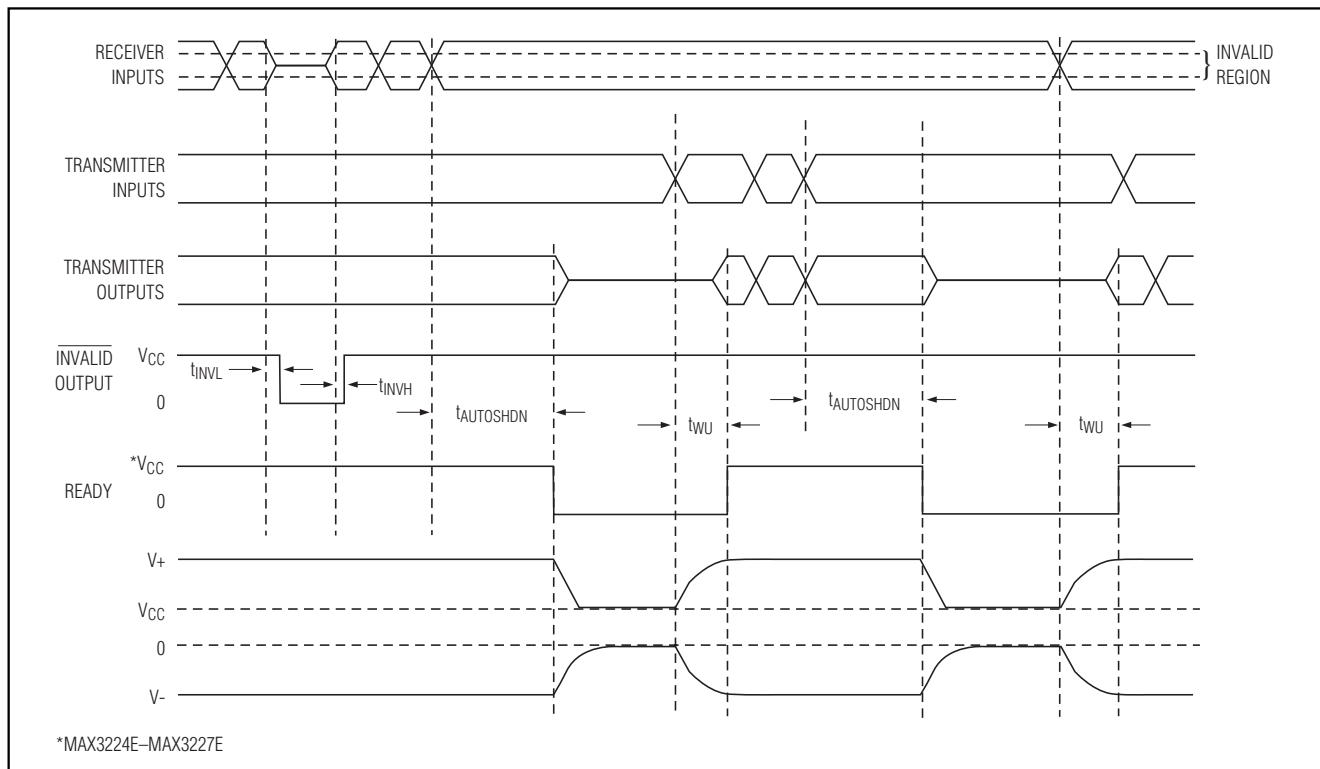


図4b. AutoShutdown Plus、 $\overline{\text{INVALID}}$ 、およびREADYのタイミング図

FORCEONとFORCEOFFを $\overline{\text{INVALID}}$ に接続すると、MAX3224E~MAX3227E/MAX3244E/MAX3245Eは有効なレシーバレベルが検出されない場合にシャットダウンして、有効なレシーバレベルが検出された場合にウェイクアップします(MAX3221E/MAX3223E/MAX3243EのAutoShutdown機能と同一の動作)。

マウスまたはAutoShutdown Plusを備えた他のシステムがウェイクアップの時間を必要とする場合があります。図5は、100msの間トランスミッタを強制的にオンにして、MAX3244E/MAX3245Eが起動していることを接続先のシステムに把握させるための十分な時間を提供する回路を示しています。接続先のシステムがその時間内に有効なRS-232信号遷移を出力した場合、両方のシステムのRS-232ポートがイネーブルされたままになります。

ソフトウェア制御によるシャットダウン

ソフトウェアによる直接的な制御を所望の場合は、 $\overline{\text{INVALID}}$ を使用してDTRを示すかまたはRing Indicator信号を使用してください。 $\overline{\text{FORCEOFF}}$ とFORCEONを相互に接続してAutoShutdown Plusをバイパスし、そのラインがSHDN入力と同様な働きとなるようにしてください。

$\pm 15\text{kV}$ のESD保護

すべてのMaxim製デバイスと同様、取扱い中や組立て中に発生する静電気放電に対する保護のために、すべての端子にESD保護構造が組み込まれています。MAX3224E~MAX3227E/MAX3244E/MAX3245Eのドライバ出力とレシーバ入力、静電気に対する保護が強化されています。Maximのエンジニアが、 $\pm 15\text{kV}$ のESDに対して損傷なしにこれらの端子を保護するための最新の構造を開発しました。このESD構造は、通常動作、シャットダウン、および電源オフのすべての状態で高いESDに

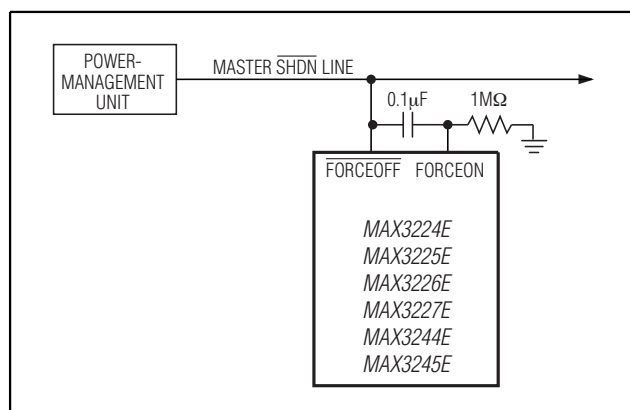


図5. マウスや別のシステムをウェイクアップするためのAutoShutdown Plusの初期ターンオン時間

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

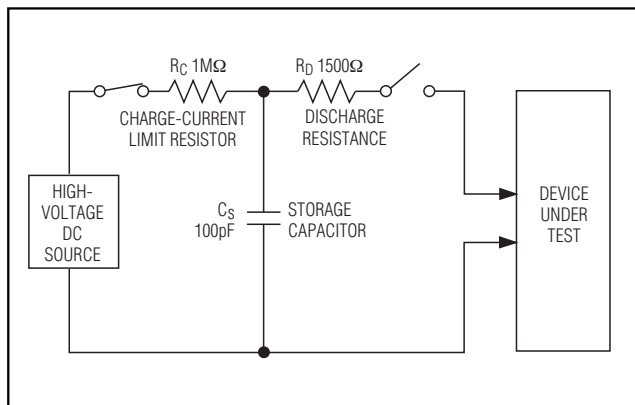


図6a. ヒューマンボディESD試験モデル

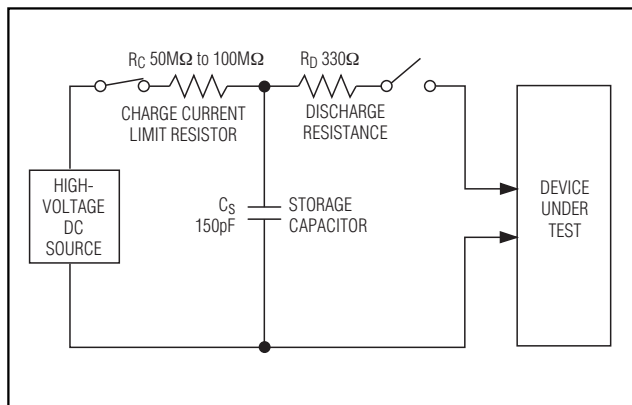


図7a. IEC 1000-4-2 ESD試験モデル

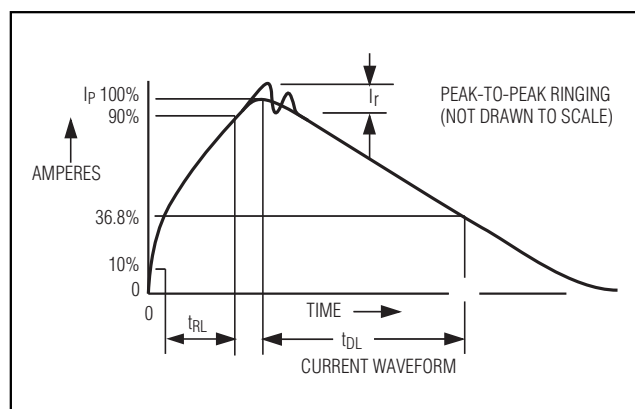


図6b. ヒューマンボディの電流波形

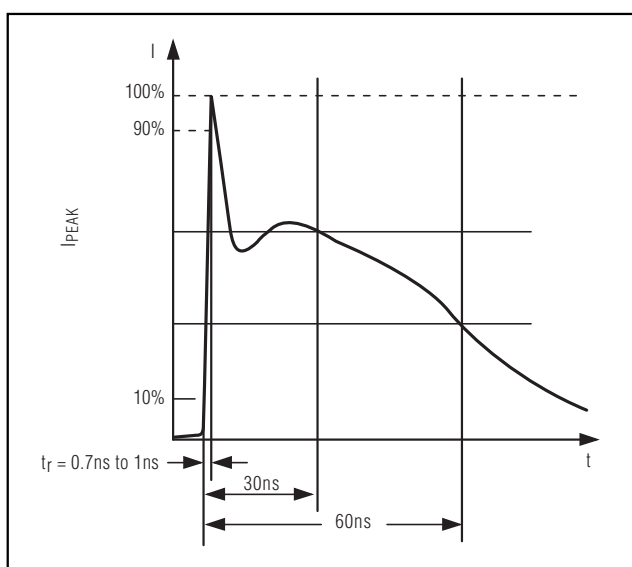


図7b. IEC 1000-4-2 ESD発生器の電流波形

耐えることができます。ESDの発生後、競合するRS-232製品はラッチを起こす可能性があり、ラッチアップを解除するために電源をオフにする必要があるのに対して、MaximのEバージョンはラッチアップなしで動作を継続します。

ESD保護は、さまざまな方法で試験を行うことができます。この製品ファミリのトランスミッタ出力とレシーバ入力は、以下の限界値までの保護の特性が評価されています。

- 1) ヒューマンボディモデルを使用した場合は $\pm 15\text{kV}$
- 2) IEC 1000-4-2で規定された接触放電法を使用した場合は $\pm 8\text{kV}$
- 3) IEC 1000-4-2のエアギャップ法を使用した場合は $\pm 15\text{kV}$

ESD試験条件

ESD性能は、各種の条件に依存します。試験の設定、試験方法、および試験結果が記載された信頼性レポートについては、Maximまでお問い合わせください。

ヒューマンボディモデル

ヒューマンボディモデルを図6aに、ローインピーダンスに対して放電した場合に生成される電流波形を図6bに示します。このモデルは、目的のESD電圧まで充電された 100pF のコンデンサで構成され、それが $1.5\text{k}\Omega$ の抵抗を通して試験デバイスに放電されます。

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

IEC 1000-4-2

IEC 1000-4-2規格は、完成した機器のESD試験およびESD性能を対象としており、ICについては特に言及していません。MAX3224E~MAX3227E、MAX3244E/MAX3245Eは、追加のESD保護部品を必要とせずにIEC 1000-4-2のレベル4（最高レベル）に適合する機器を設計するために役立ちます。

ヒューマンボディモデルとIEC 1000-4-2を使用して行われた試験の間の主な相違は、IEC 1000-4-2モデルの方が直列抵抗が小さいため、IEC 1000-4-2のピーク電流が大きくなるという点です。このため、IEC 1000-4-2に沿って測定されたESD耐圧は、ヒューマンボディモデルを使用して測定された値よりも一般的に低くなります。図7aにIEC 1000-4-2のモデルを、図7bに 8kV 、IEC 1000-4-2、レベル4、ESD接触放電法の電流波形を示します。

エアギャップ法では、充電したプローブをデバイスに接近させます。接触放電法では、プローブに電圧を印加する前にプローブをデバイスに接続します。

マシンモデル

ESDのマシンモデルでは、 200pF の充電コンデンサと 0Ω の放電抵抗を使用してすべての端子を試験します。その目的は、製造時の取扱いと組立てに伴って発生する接触に起因するストレスをエミュレートすることです。もちろん、単にRS-232入力および出力のみではなく、製造時にはすべての端子がこの保護を必要とします。したがって、プリント基板の組立て後はI/Oポートにとってマシンモデルの重要性が低下します。

アプリケーション情報

コンデンサの選択

C1~C4に使用するコンデンサの種類は、正しい動作にとって、特に重要ではありません。極性のある、または無極性のコンデンサが使用可能です。 3.3V 動作の場合、チャージポンプは $0.1\mu\text{F}$ のコンデンサを必要とします。他の電源電圧の場合、必要なコンデンサの値は表3を参

表3. コンデンサ容量の必要最小値

V _{CC} (V)	C1, C _{BYPASS} (μF)	C2, C3, C4 (μF)
3.0 to 3.6	0.22	0.22
3.15 to 3.6	0.1	0.1
4.5 to 5.5	0.047	0.33
3.0 to 5.5	0.22	1

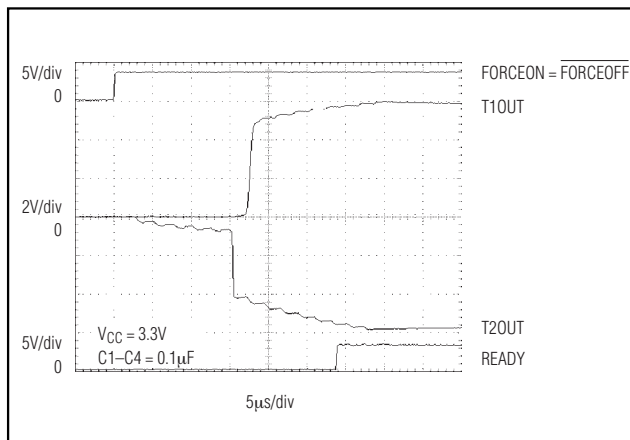


図8. シャットダウンからの復帰時または電源オン時のトランスミッタ出力

照してください。表3に示すものより小さな値は使用しないでください。コンデンサの値を(たとえば2倍に)増大させることによって、トランスミッタ出力のリップルが減少し、消費電力もわずかに低下します。C2、C3、およびC4については、C1の値を変更することなく増大させることができます。しかし、(他のコンデンサに対するC1の)適切な比を維持するために、C1を増大させる場合は、必ずC2、C3、C4、およびC_{BYPASS}の値も増大させてください。

要求される最小値のコンデンサを使用する場合は、温度によってコンデンサの値が過度に低下しないことを確認してください。不確実な場合は、より大きな公称値のコンデンサを使用してください。コンデンサの等価直列抵抗(ESR)は、通常は低温で増大して、V₊とV₋のリップル量に影響します。

電源デカップリング

ほとんどの状況では、V_{CC}のバイパス用として $0.1\mu\text{F}$ のコンデンサが適切です。電源ノイズに敏感なアプリケーションの場合は、チャージポンプコンデンサC1と同じ値のコンデンサを使用してください。バイパスコンデンサは、可能な限りICの近くに接続してください。

シャットダウンからの復帰時のトランスミッタ出力

図8に、シャットダウンモードから復帰するときの2つのトランスミッタ出力を示します。アクティブになる際に、2つのトランスミッタ出力が反対のRS-232レベル(一方のトランスミッタ入力が高い、他方がロー)になる様子が示されています。各トランスミッタには、 $3\text{k}\Omega$ の負荷が

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

1000pFと並列に接続されています。シャットダウンからの復帰時に、トランスミッタ出力がリングングや有害なトランジェントを示すことはありません。トランスミッタはV-の大きさが約-3Vを超えたときにのみイネーブルされることに注意してください。

高速データレート

MAX3224E/MAX3226E/MAX3244Eは、高速データレートでも $\pm 5.0\text{V}$ というRS-232の最小トランスミッタ出力電圧を維持します。図9に、トランスミッタのループバックテスト回路を示します。120kbpsでのループバックテスト結果を図10に、250kbpsでの同じテストを図11に示します。図10では、1000pFと並列に接続したRS-232の負荷に対して、すべてのトランスミッタを120kbpsで同時に駆動しています。図11では、単一のトランスミッタを250kbpsで駆動しており、すべてのトランスミッタについて250pFと並列に接続したRS-232レシーバを負荷としています。

MAX3225E/MAX3227E/MAX3245Eは、最大1Mbps (MegaBaud)のデータレートでRS-232の最小トランスミッタ出力電圧である $\pm 5.0\text{V}$ を維持します。図12は、単一のトランスミッタを1Mbpsで駆動して、すべてのトランスミッタについて250pFと並列に接続したRS-232レシーバを負荷とした場合のループバックテスト結果を示しています。

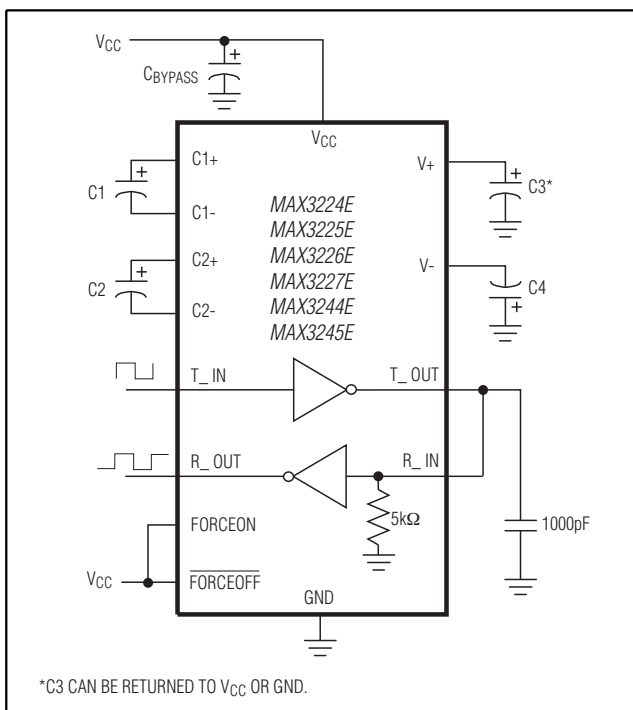


図9. ループバックテスト回路

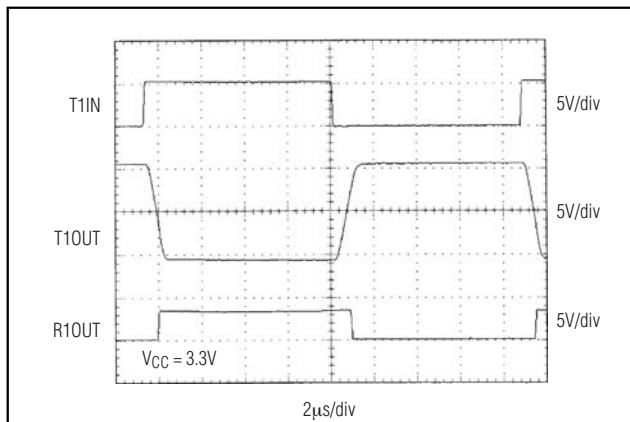


図10. MAX3224E/MAX3226E/MAX3244Eの120kbpsでのループバックテスト結果

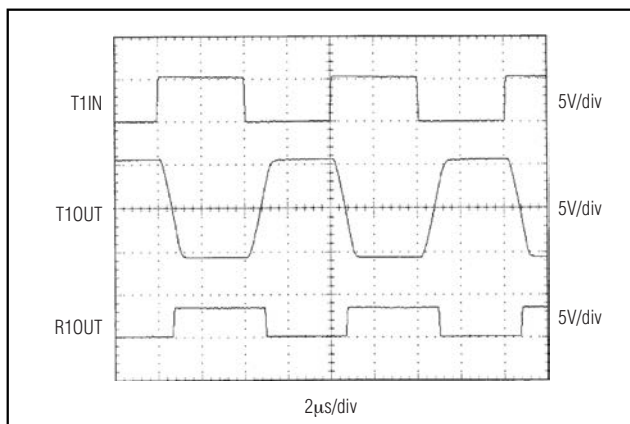


図11. MAX3224E/MAX3226E/MAX3244Eの250kbpsでのループバックテスト結果

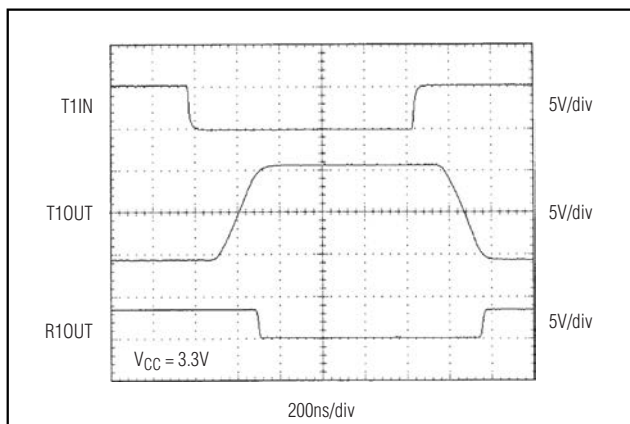


図12. MAX3225E/MAX3227E/MAX3245Eの1Mbpsでのループバックテスト結果

MAX3224E-MAX3227E/MAX3244E/MAX3245E

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

MAX3224E-MAX3227E/MAX3244E/MAX3245E

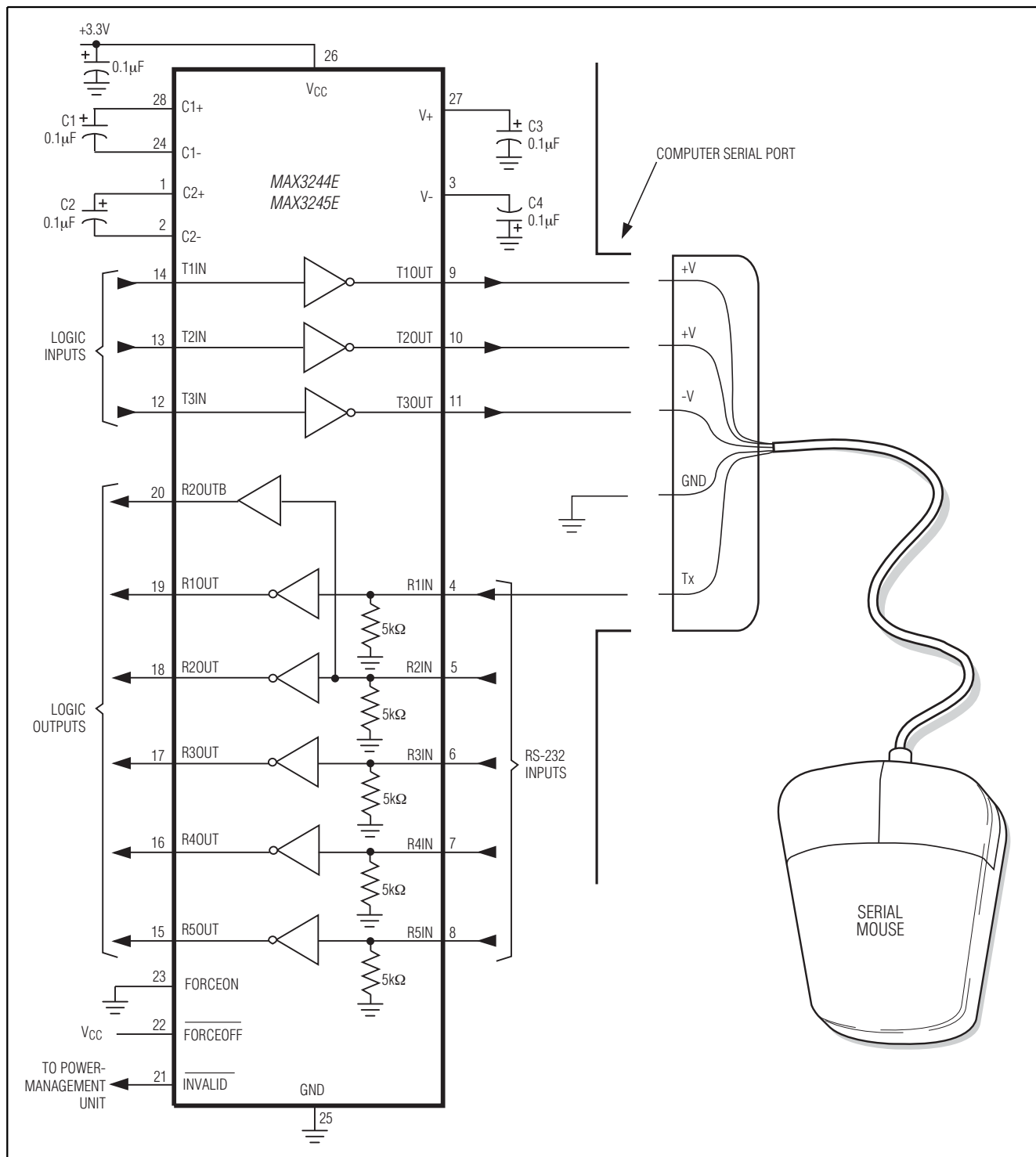


図13a. マウスドライバのテスト回路

AutoShutdown Plus、±15kV ESD保護、1μA、1Mbps、3.0V~5.5V、RS-232トランシーバ

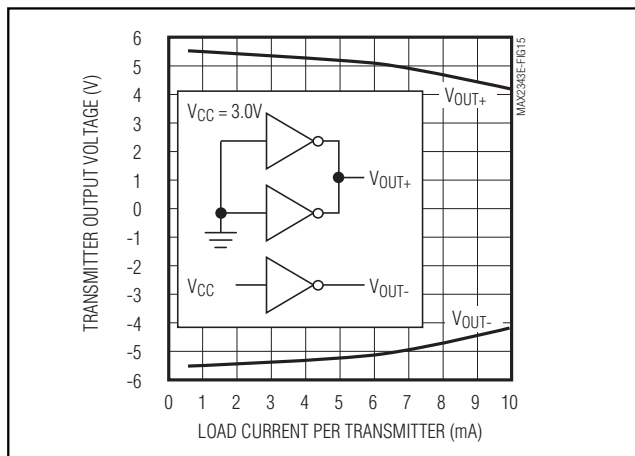


図13b. MAX324_Eのトランスミッタの出力電圧とトランスミッタ1つ当りの負荷電流の関係

マウス駆動能力

MAX3244E/MAX3245Eは、低電圧電源で動作しながらシリアルマウスへの給電を行うことに特化して設計されています。MicrosoftやLogitechなどのメーカーから発売されている主要マウスブランドの製品を使用してテストを行いました。MAX3244E/MAX3245Eはテストしたすべてのシリアルマウスを適正に駆動して、それぞれの電流および電圧の要件を満たしました。MAX3244E/MAX3245Eのデュアルチャージポンプによって、ワーストケースの条件でもトランスミッタが少なくとも±5Vを供給することが保証されます。図13bは、負荷電流を増大させた場合のトランスミッタの出力電圧を示しています。図13aに、標準的なマウス接続を示します。

3Vおよび5Vロジックとの相互接続

MAX3224E~MAX3227E/MAX3244E/MAX3245Eは、ACTおよびHCT CMOSを含むさまざまな5Vロジックファミリと直接インタフェース可能です。相互接続が可能な組合せの詳細については、表4を参照してください。

表5に、他のMaximのESD動作トランシーバのリストを示します。

表4. さまざまな電源電圧に対するロジックファミリの互換性

SYSTEM POWER-SUPPLY VOLTAGE (V)	V _{CC} SUPPLY VOLTAGE (V)	COMPATIBILITY
3.3	3.3	Compatible with all CMOS families
5	5	Compatible with all TTL and CMOS families
5	3.3	Compatible with ACT and HCT CMOS, and with AC, HC, or CD4000 CMOS

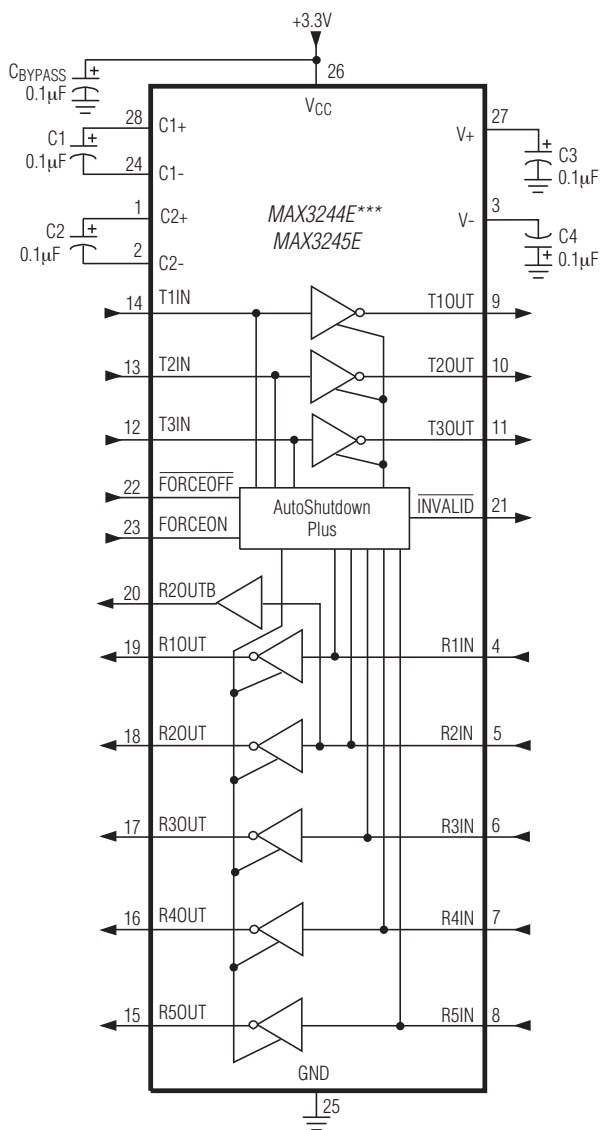
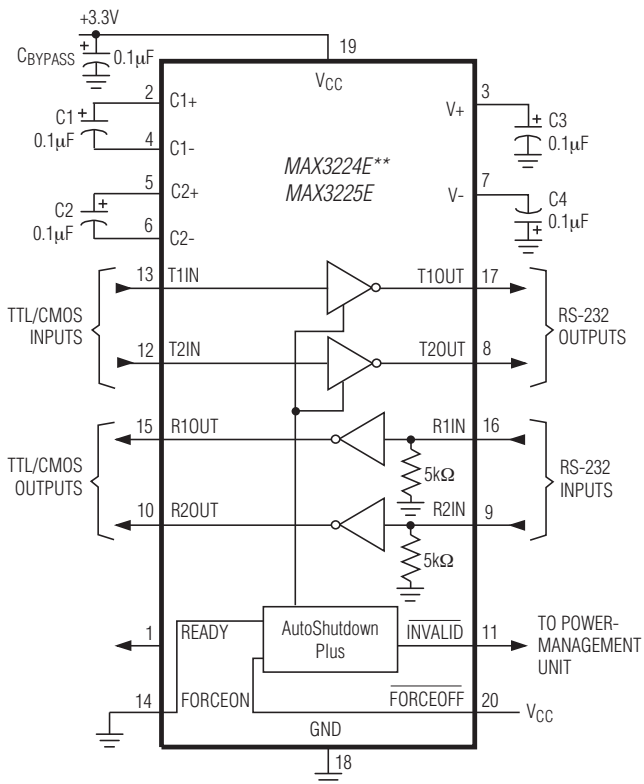
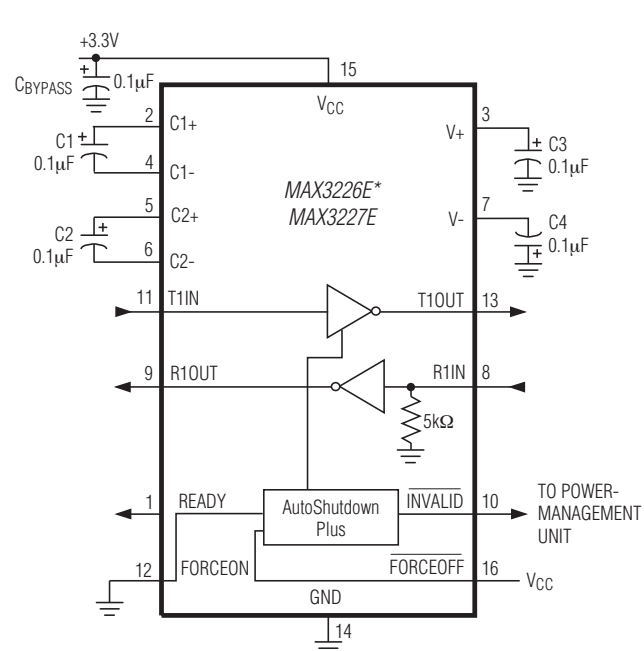
表5. Maximの±15kV ESD保護、3.0V~5.5V電源RS-232トランシーバ

PART	SUPPLY VOLTAGE RANGE (V)	NO. OF Tx/Rx	SUPPLY CURRENT (μA)	Auto-Shutdown Plus	Auto-Shutdown	Human Body Model (kV)	IEC 1000-4-2 Contact Discharge (kV)	IEC 1000-4-2 Air-Gap Discharge (kV)	GUARANTEED DATA RATE (kbps)
MAX3241E	+3.0 to +5.5	3/5	300	—	—	±15	±8	±15	250
MAX3243E	+3.0 to +5.5	3/5	1	—	Yes	±15	±8	±15	250
MAX3244E	+3.0 to +5.5	3/5	1	Yes	—	±15	±8	±15	250
MAX3245E	+3.0 to +5.5	3/5	1	Yes	—	±15	±8	±15	1Mbps
MAX3232E	+3.0 to +5.5	2/2	300	—	—	±15	±8	±15	250
MAX3222E	+3.0 to +5.5	2/2	300	—	—	±15	±8	±15	250
MAX3223E	+3.0 to +5.5	2/2	1	—	Yes	±15	±8	±15	250
MAX3224E	+3.0 to +5.5	2/2	1	Yes	—	±15	±8	±15	250
MAX3225E	+3.0 to +5.5	2/2	1	Yes	—	±15	±8	±15	1Mbps
MAX3221E	+3.0 to +5.5	1/1	1	—	Yes	±15	±8	±15	250
MAX3226E	+3.0 to +5.5	1/1	1	Yes	—	±15	±8	±15	250
MAX3227E	+3.0 to +5.5	1/1	1	Yes	—	±15	±8	±15	1Mbps

AutoShutdown Plus、±15kV ESD保護、1μA、1Mbps、3.0V~5.5V、RS-232トランシーバ

MAX3224E-MAX3227E/MAX3244E/MAX3245E

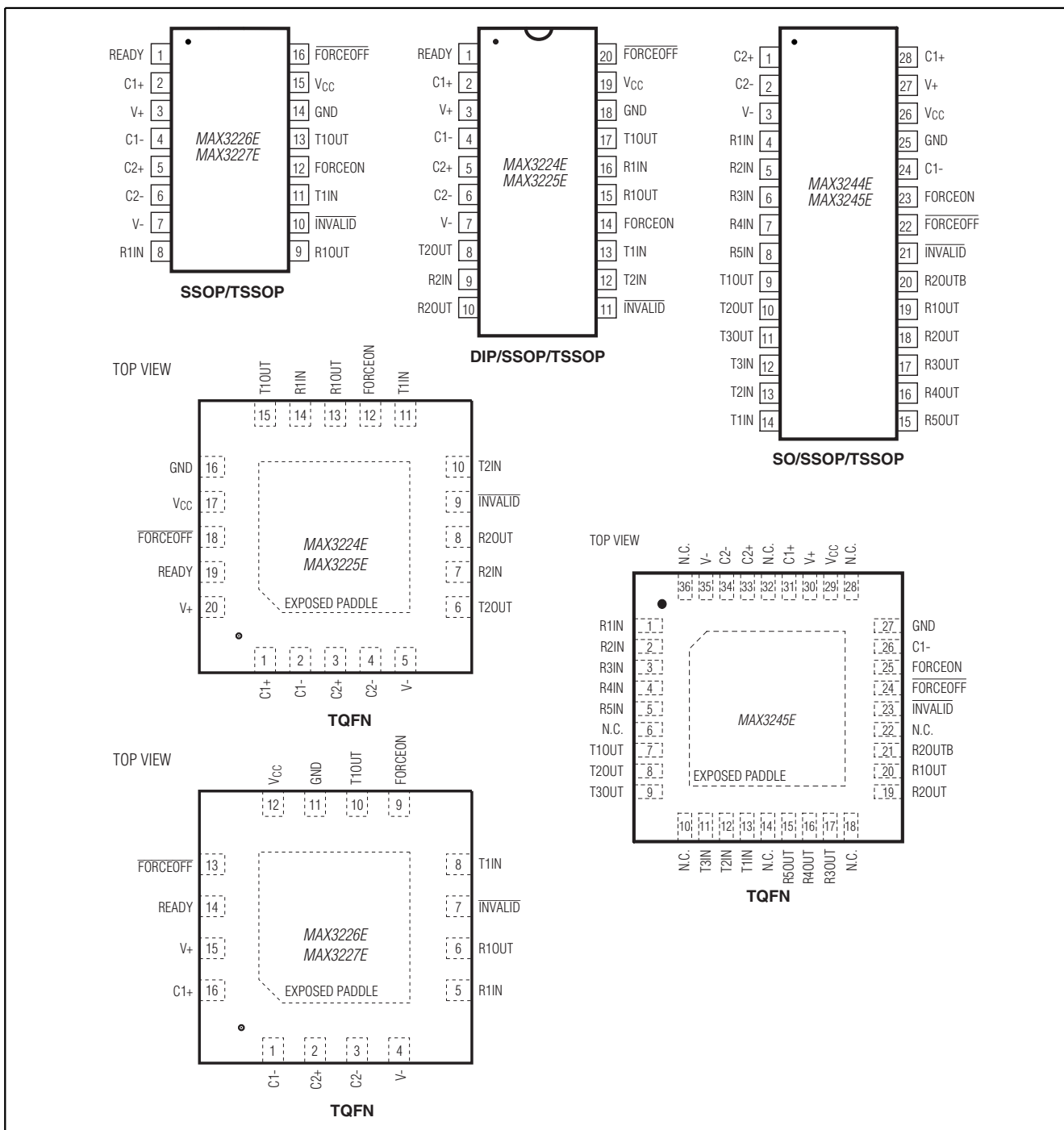
標準動作回路



*MAX3226E/MAX3227E PIN OUT REFERS TO SSOP/TSSOP PACKAGES.
 **MAX3224E/MAX3225E PIN OUT REFERS TO DIP/ SSOP/TSSOP PACKAGES.
 ***MAX3244E/MAX3245E PIN OUT REFERS TO SO/SSOP/TSSOP PACKAGES.

AutoShutdown Plus、±15kV ESD保護、1μA、1Mbps、3.0V~5.5V、RS-232トランシーバ

ピン配置



MAX3224E-MAX3227E/MAX3244E/MAX3245E

AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

型番(続き)

PART	TEMP RANGE	PIN PKG	PKG CODE
MAX3225 ECUP	0°C to +70°C	20 TSSOP	—
MAX3225ECTP	0°C to +70°C	20 TQFN-EP*	T2055-5
MAX3225ECAP	0°C to +70°C	20 SSOP	—
MAX3225ECPP	0°C to +70°C	20 Plastic DIP	—
MAX3225EETP	-40°C to +85°C	20 TQFN-EP*	T2055-5
MAX3225EEUP	-40°C to +85°C	20 TSSOP	—
MAX3225EEAP	-40°C to +85°C	20 SSOP	—
MAX3225EPPP	-40°C to +85°C	20 Plastic DIP	—
MAX3225EAAP	-40°C to +125°C	20 SSOP	—
MAX3226 ECTE	0°C to +70°C	16 TQFN-EP*	T1655-2
MAX3226ECUE	0°C to +70°C	16 TSSOP	—
MAX3226ECAE	0°C to +70°C	16 SSOP	—
MAX3226EEAE	-40°C to +85°C	16 SSOP	—
MAX3226EETE	-40°C to +85°C	16 TQFN-EP*	T1655-2
MAX3226EEUE	-40°C to +85°C	16 TSSOP	—
MAX3226EAAE	-40°C to +125°C	16 SSOP	—
MAX3227 ECAE	0°C to +70°C	16 SSOP	—
MAX3227ECTE	0°C to +70°C	16 TQFN-EP*	T1655-2
MAX3227ECUE	0°C to +70°C	16 TSSOP	—
MAX3227EEAE	-40°C to +85°C	16 SSOP	—

*EP = エクスポーズドパッド

PART	TEMP RANGE	PIN PKG	PKG CODE
MAX3227EETE	-40°C to +85°C	16 TQFN-EP*	T1655-2
MAX3227EEUE	-40°C to +85°C	16 TSSOP	—
MAX3227EAAE	-40°C to +125°C	16 SSOP	—
MAX3244 ECWI	0°C to +70°C	28 Wide SO	—
MAX3244ECAI	0°C to +70°C	28 SSOP	—
MAX3244ECUI	0°C to +70°C	28 TSSOP	—
MAX3244EEWI	-40°C to +85°C	28 Wide SO	—
MAX3244EEAI	-40°C to +85°C	28 SSOP	—
MAX3244EEUI	-40°C to +85°C	28 TSSOP	—
MAX3245 ECWI	0°C to +70°C	28 Wide SO	—
MAX3245ECAI	0°C to +70°C	28 SSOP	—
MAX3245ECTX	0°C to +70°C	36 TQFN-EP*	T3666-3
MAX3245EEAI	-40°C to +85°C	28 SSOP	—
MAX3245EEWI	-40°C to +85°C	28 WIDE SO	—
MAX3245EEUI	-40°C to +85°C	28 TSSOP	—
MAX3245EETX	-40°C to +85°C	36 TQFN-EP*	T3666-3

チップ情報

MAX3224E TRANSISTOR COUNT: 1129

MAX3225E TRANSISTOR COUNT: 1129

MAX3226E TRANSISTOR COUNT: 1129

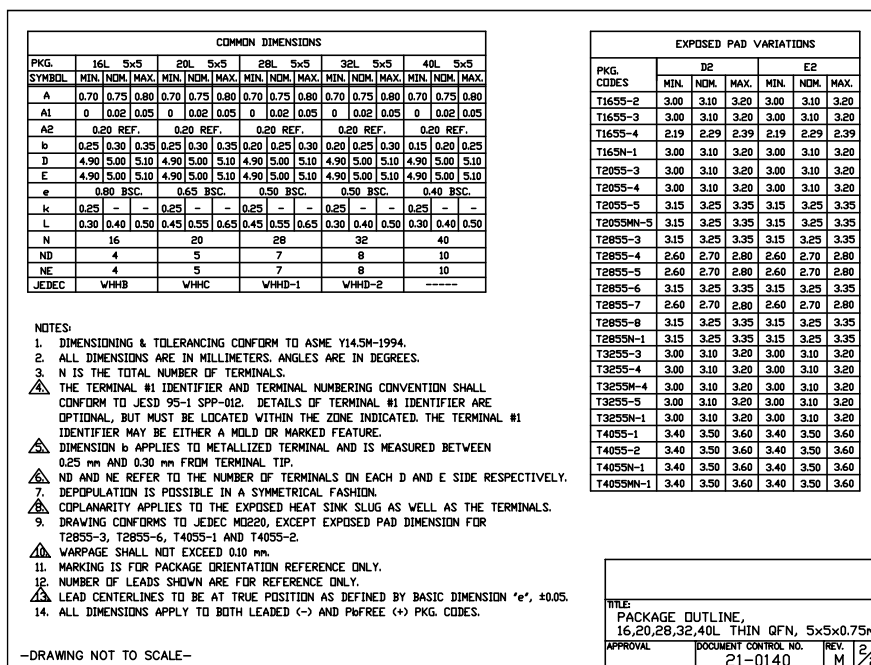
MAX3227E TRANSISTOR COUNT: 1129

MAX3244E/MAX3245E TRANSISTOR COUNT: 1335

PROCESS: BICMOS

MAX3224E-MAX3227E/MAX3244E/MAX3245E

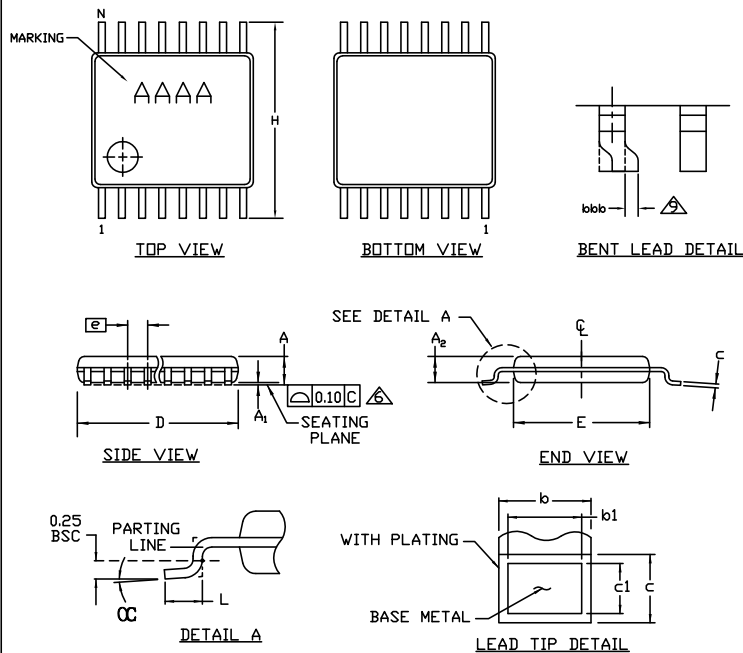
(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packagesをご参照下さい。)



AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

パッケージ(続き)

(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packagesをご参照下さい。)



- NOTES
1. DIMENSIONS D AND E DO NOT INCLUDE FLASH
 2. MOLD FLASH OR PROTRUSIONS NOT TO EXCEED 0.15mm PER SIDE
 3. CONTROLLING DIMENSION: MILLIMETER
 4. MEETS JEDEC OUTLINE MO-153. SEE JEDEC VARIATIONS TABLE
 5. 'N' REFERS TO NUMBER OF LEADS
 6. LEAD COPLANARITY 0.10 MM MAX.
 7. NUMBER OF LEADS SHOWN ARE FOR REFERENCE ONLY
 8. MARKING IS FOR PACKAGE ORIENTATION REFERENCE ONLY
 9. BENT LEAD 0.10 MM MAX.
 10. ALL DIMENSIONS APPLY TO BOTH LEADED (-) AND PBFREE (+) PKG. CODES.

-DRAWING NOT TO SCALE-

SYMBOL	COMMON DIMENSIONS			
	MILLIMETERS		INCHES	
	MIN.	MAX.	MIN.	MAX.
A	—	1.10	—	.043
A ₁	0.05	0.15	.002	.006
A ₂	0.85	0.95	.033	.037
b	0.19	0.30	.007	.012
b ₁	0.19	0.25	.007	.010
c	0.09	0.20	.004	.008
c ₁	0.09	0.14	.004	.006
D	SEE VARIATIONS		SEE VARIATIONS	
E	4.30	4.50	.169	.177
e	0.65 BSC		.026 BSC	
H	6.25	6.55	.246	.258
L	0.50	0.70	.020	.028
N	SEE VARIATIONS		SEE VARIATIONS	
α	0°	8°	0°	8°
bbb	0.10 MAX			

JEDEC MO-153	N	PKG. CODES	VARIATIONS			
			MILLIMETERS		INCHES	
			MIN.	MAX.	MIN.	MAX.
AB-1	14	D U14-1; U14-2	4.90	5.10	.193	.201
AB	16	D U16-1; U16-2	4.90	5.10	.193	.201
AC	20	D U20-2; U20M-2; U20-3	6.40	6.60	.252	.260
AD	24	D U24-1	7.70	7.90	.303	.311
AE	28	D U28-1; U28-2; U28-3	9.60	9.80	.378	.386

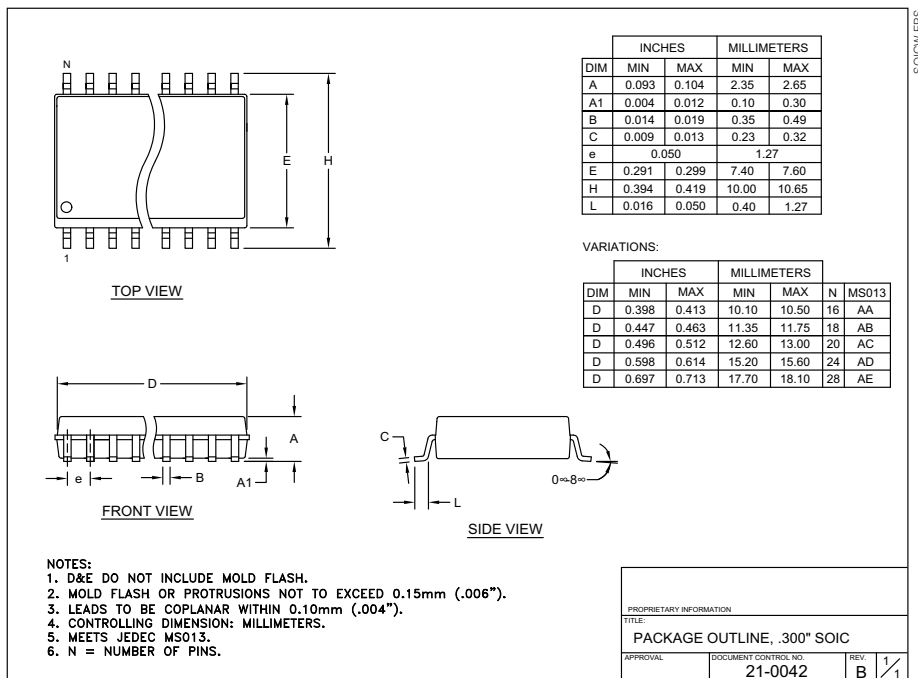
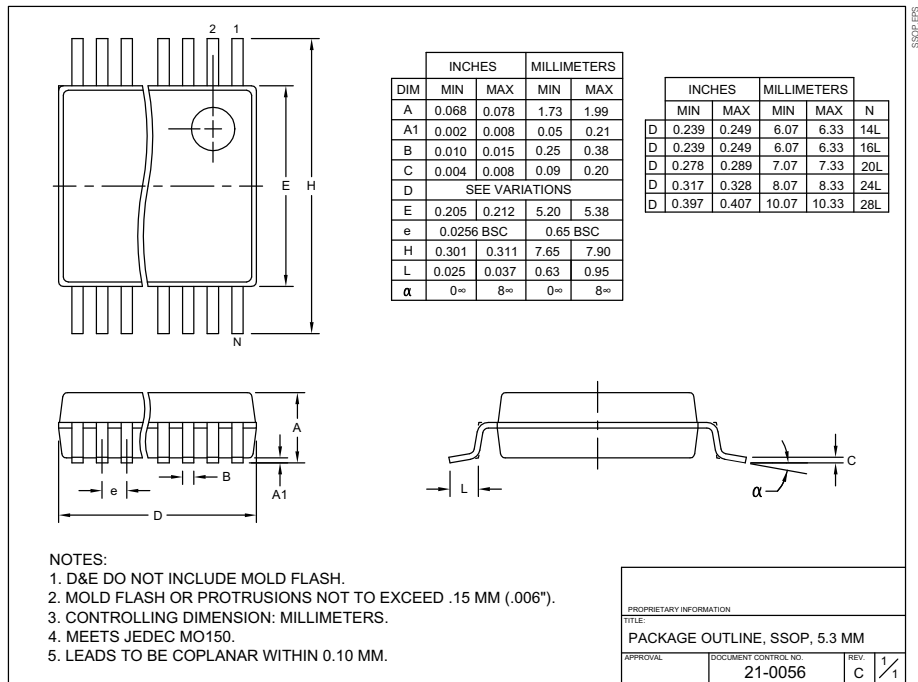
TITLE: PACKAGE OUTLINE, TSSOP 4.40mm BODY			
APPROVAL	DOCUMENT CONTROL NO. 21-0066	REV. J	1/1

TSSOP4.40mm.EPS

AutoShutdown Plus、±15kV ESD保護、1μA、1Mbps、3.0V~5.5V、RS-232トランシーバ

パッケージ(続き)

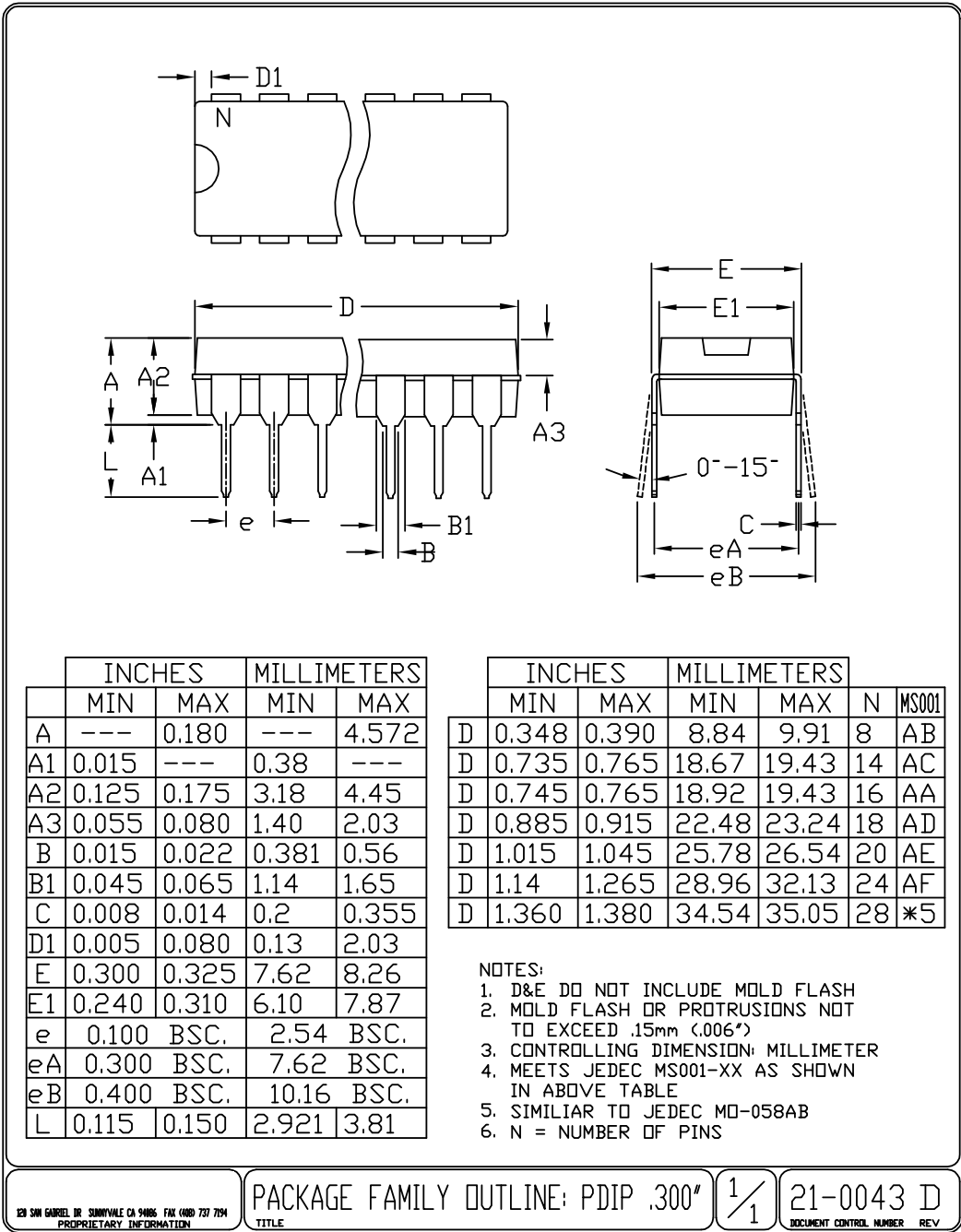
(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packagesをご参照下さい。)



AutoShutdown Plus、±15kV ESD保護、1μA、 1Mbps、3.0V~5.5V、RS-232トランシーバ

パッケージ(続き)

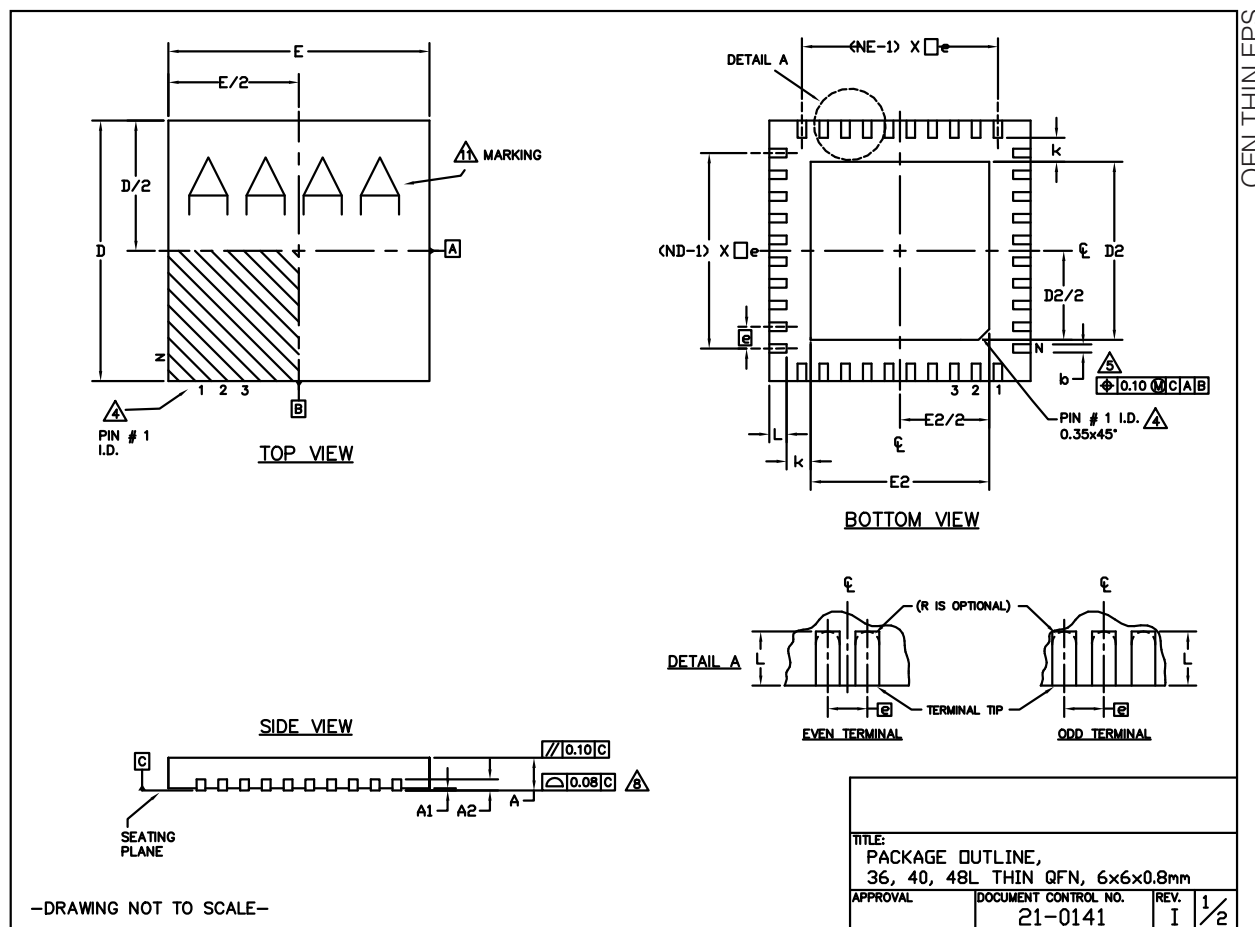
(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packagesをご参照下さい。)



AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

パッケージ(続き)

(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-integrated.com/packagesをご参照下さい。)



AutoShutdown Plus、 $\pm 15\text{kV}$ ESD保護、 $1\mu\text{A}$ 、 1Mbps 、 $3.0\text{V}\sim 5.5\text{V}$ 、RS-232トランシーバ

パッケージ(続き)

(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packagesをご参照下さい。)

COMMON DIMENSIONS									
PKG.	36L 6x6			40L 6x6			48L 6x6		
SYMBOL	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.
A	0.70	0.75	0.80	0.70	0.75	0.80	0.70	0.75	0.80
A1	0	0.02	0.05	0	0.02	0.05	0	—	0.05
A2	0.20 REF.			0.20 REF.			0.20 REF.		
b	0.20	0.25	0.30	0.20	0.25	0.30	0.15	0.20	0.25
D	5.90	6.00	6.10	5.90	6.00	6.10	5.90	6.00	6.10
E	5.90	6.00	6.10	5.90	6.00	6.10	5.90	6.00	6.10
e	0.50 BSC.			0.50 BSC.			0.40 BSC.		
k	0.25	—	—	0.25	—	—	0.25	—	—
L	0.35	0.50	0.65	0.30	0.40	0.50	0.30	0.40	0.50
N	36			40			48		
ND	9			10			12		
NE	9			10			12		
JEDEC	WJJD-1			WJJD-2			—		

EXPOSED PAD VARIATIONS						
PKG. CODES	D2			E2		
	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.
T3666-2	3.60	3.70	3.80	3.60	3.70	3.80
T3666-3	3.60	3.70	3.80	3.60	3.70	3.80
T3666N-1	3.60	3.70	3.80	3.60	3.70	3.80
T3666MN-1	3.60	3.70	3.80	3.60	3.70	3.80
T4066-2	4.00	4.10	4.20	4.00	4.10	4.20
T4066-3	4.00	4.10	4.20	4.00	4.10	4.20
T4066-5	4.00	4.10	4.20	4.00	4.10	4.20
T4866-1	4.40	4.50	4.60	4.40	4.50	4.60
T4866N-1	4.40	4.50	4.60	4.40	4.50	4.60
T4866-2	4.40	4.50	4.60	4.40	4.50	4.60

NOTES:

1. DIMENSIONING & TOLERANCING CONFORM TO ASME Y14.5M-1994.
2. ALL DIMENSIONS ARE IN MILLIMETERS. ANGLES ARE IN DEGREES.
3. N IS THE TOTAL NUMBER OF TERMINALS.
4. THE TERMINAL #1 IDENTIFIER AND TERMINAL NUMBERING CONVENTION SHALL CONFORM TO JESD 95-1 SPP-012. DETAILS OF TERMINAL #1 IDENTIFIER ARE OPTIONAL, BUT MUST BE LOCATED WITHIN THE ZONE INDICATED. THE TERMINAL #1 IDENTIFIER MAY BE EITHER A MOLD OR MARKED FEATURE.
5. DIMENSION b APPLIES TO METALLIZED TERMINAL AND IS MEASURED BETWEEN 0.25mm AND 0.30mm FROM TERMINAL TIP.
6. ND AND NE REFER TO THE NUMBER OF TERMINALS ON EACH D AND E SIDE RESPECTIVELY.
7. DEPOPULATION IS POSSIBLE IN A SYMMETRICAL FASHION.
8. COPLANARITY APPLIES TO THE EXPOSED HEAT SINK SLUG AS WELL AS THE TERMINALS.
9. DRAWING CONFORMS TO JEDEC MQ220, EXCEPT FOR 0.4mm LEAD PITCH PACKAGE T4866-1.
10. WARPAGE SHALL NOT EXCEED 0.10mm.
11. MARKING IS FOR PACKAGE ORIENTATION REFERENCE ONLY.
12. NUMBER OF LEADS SHOWN FOR REFERENCE ONLY.
13. ALL DIMENSIONS APPLY TO BOTH LEADED (→) AND PbFREE (←) PKG. CODES.

—DRAWING NOT TO SCALE—

TITLE:			
PACKAGE OUTLINE, 36, 40, 48L THIN QFN, 6x6x0.8mm			
APPROVAL	DOCUMENT CONTROL NO.	REV.	2/2
	21-0141	I	

改訂履歴

Rev 4での改訂ページ: 1、12、20、25、26



マキシム・ジャパン株式会社 〒141-0032 東京都品川区大崎1-6-4 大崎ニューシティ 4号館 20F TEL: 03-6893-6600

Maximは完全にMaxim製品に組込まれた回路以外の回路の使用について一切責任を負いかねます。回路特許ライセンスは明言されていません。Maximは随時予告なく回路及び仕様を変更する権利を留保します。「Electrical Characteristics (電気的特性)」の表に示すパラメータ値(min、maxの各制限値)は、このデータシートの他の場所で引用している値より優先されます。

26 Maxim Integrated Products, Inc. 160 Rio Robles, San Jose, CA 95134 USA 1-408-601-1000

© 2012 Maxim Integrated Products

MaximはMaxim Integrated Products, Inc.の登録商標です。