

40V 入力、1.2A Silent Switcher μModule レギュレータ

特長

- 低ノイズ Silent Switcher® (サイレント・スイッチャ) アーキテクチャ
- CISPR 22 クラス B 準拠
- 広い入力電圧範囲: 3.2V~40V
- 広い出力電圧範囲: 0.8V~12V
- 24V 入力、5V 出力、 $T_A = 85^\circ\text{C}$ での連続出力電流: 1.2A
- 3.3V 出力でのピーク出力電流: 1.75A
- 選択可能なスイッチング周波数: 200kHz~2.2MHz
- 外部同期
- インバータとして構成可能
- 4mm × 4mm × 1.82mm BGA パッケージ

アプリケーション

- 自動車のバッテリー・レギュレーション
- ポータブル機器の電源
- 分散型電源のレギュレーション
- 産業用電源
- AC 電源アダプタのレギュレーション

概要

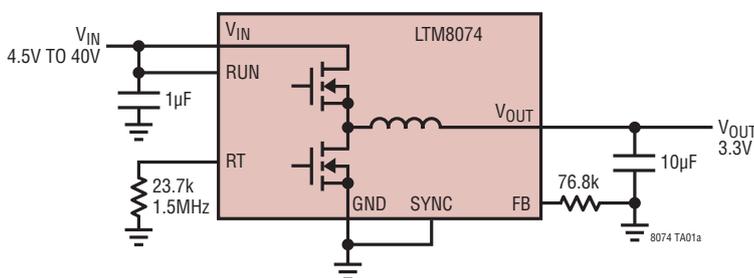
LTM®8074 は、40V 入力、連続 1.2A、ピーク値 1.75A の降圧 μModule® (パワー・モジュール) レギュレータです。Silent Switcher アーキテクチャにより、EMI を最小限に抑えつつ、最大 2.2MHz の周波数まで高い効率を実現します。スイッチング・コントローラ、パワー・スイッチ、インダクタ、および全ての周辺部品がパッケージに搭載されています。LTM8074 は、3.2V~40V の入力電圧範囲で動作します。また、0.8V~12V の出力電圧範囲、200kHz~2.2MHz の範囲のスイッチング周波数に対応しており、それぞれ 1 本の抵抗で設定できます。設計を完成させるのに必要なものは、入力および出力フィルタのコンデンサのみです。

低背型パッケージを採用しているため、プリント回路基板裏面の未使用スペースを活用して高密度負荷点レギュレーションを実現できます。LTM8074 は、標準的な表面実装機による自動化アセンブリに適した熱特性に優れた小型オーバーモールド BGA (Ball Grid Array) パッケージに搭載されています。LTM8074 は RoHS に準拠しています。

全ての登録商標および商標の所有権は、それぞれの所有者に帰属します。

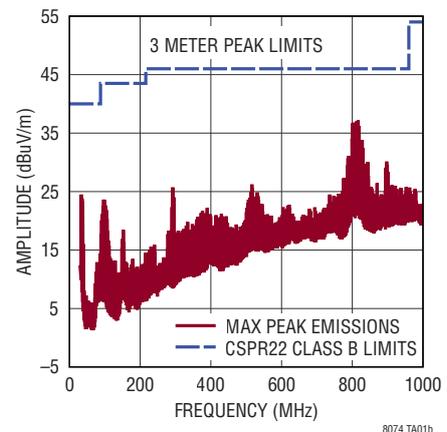
代表的なアプリケーション

4.5V~40V の入力から 3.3V を出力する降圧コンバータ



PINS NOT USED IN THIS CIRCUIT: TR/SS, PG

ディレーティング、 $V_{OUT} = 3.3V$
DC2753A 評価用ボード、 $V_{EMI} = 24V$



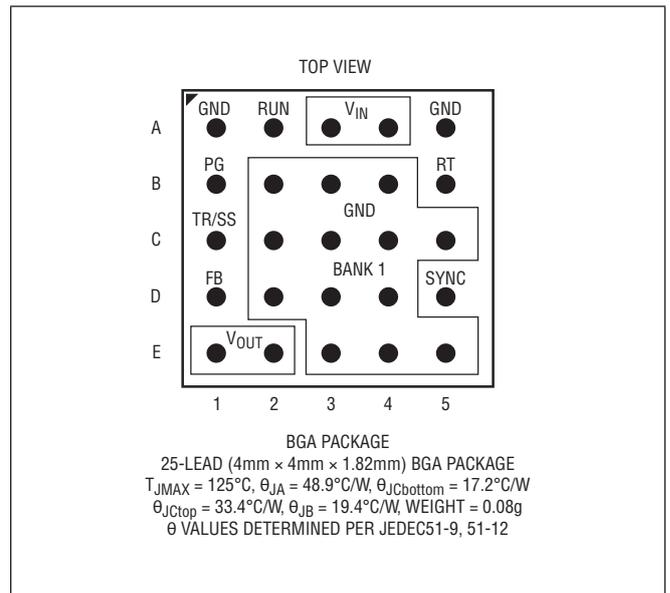
LTM8074

絶対最大定格

(Note 1, 2)

V_{IN} 、RUN、PGの電圧	42V
V_{OUT} の電圧	19V
FB、TR/SSの電圧	4V
SYNCの電圧	6V
最大内部温度	125°C
保存温度	-55°C~125°C
ハンダ・リフローのピーク・ボディ温度	260°C

ピン配置



発注情報

製品番号	端子仕上げ	製品マーキング*		パッケージ・タイプ	MSL 定格	温度範囲 (Note 3, 4)
		デバイス	仕上げコード			
LTM8074EY#PBF	SAC305 (RoHS)	8074	Y	BGA	3	-40°C to 125°C
LTM8074IY#PBF						
LTM8074IY	SnPb (63/37)					

• 更に広い動作温度範囲で規定されるデバイスについては、弊社または弊社代理店にお問い合わせください。*パッドまたはボールの仕上げコードはIPC/JEDEC J-STD-609に準拠しています。

- 推奨されるLGA/BGAのPCBアセンブリおよび製造方法:
- LGA/BGAパッケージおよびトレイの図面:

電氣的特性

●は規定された動作温度範囲での規格値を意味する。それ以外は $T_J = 25^\circ\text{C}$ での値。注記がない限り、 $V_{IN} = 12\text{V}$ 、 $\text{RUN} = 2\text{V}$ 。

PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS	
Minimum Input Voltage	V_{IN} Rising	●		3.2	V	
Output DC Voltage	R_{FB} Open $R_{FB} = 17.4\text{k}\Omega$, $V_{IN} = 40\text{V}$		0.8 12		V V	
Peak Output DC Current	$V_{OUT} = 3.3\text{V}$, $f_{SW} = 1.0\text{MHz}$		1.75		A	
Quiescent Current into V_{IN}	$\text{RUN} = 0\text{V}$ No Load, $\text{SYNC} = 0\text{V}$, Not Switching			3 8	μA μA	
Line Regulation	$5.5\text{V} < V_{IN} < 36\text{V}$, $I_{OUT} = 1.2\text{A}$		0.5	0.8	%	
Load Regulation	$0.1\text{A} < I_{OUT} < 1.2\text{A}$		0.5	0.8	%	
Output Voltage Ripple	$I_{OUT} = 1.2\text{A}$		15		mV	
Switching Frequency	$R_T = 221\text{k}\Omega$, $V_{IN} = 5\text{V}$ $R_T = 40.2\text{k}\Omega$ $R_T = 16.2\text{k}\Omega$		200 1 2.2		kHz MHz MHz	
Voltage at FB		●	760	774	786	mV
RUN Threshold Voltage			0.9	1.2		V
RUN Current				1		μA
TR/SS Current	$\text{TR/SS} = 0\text{V}$		2			μA
TR/SS Pull Down	$\text{TR/SS} = 0.1\text{V}$		300			Ω
PG Threshold Voltage at FB (Upper)	FB Falling (Note 5)		0.84			V
PG Threshold Voltage at FB (Lower)	FB Rising (Note 5)		0.7			V
PG Leakage Current	$\text{PG} = 42\text{V}$			1		μA
PG Sink Current	$\text{PG} = 0.1\text{V}$		150			μA
SYNC Threshold Voltage	Synchronization		0.4	1.5		V
SYNC Voltage	To Enable Spread Spectrum		2.9	4.2		V
SYNC Current	$\text{SYNC} = 2\text{V}$			5		μA

Note 1: 絶対最大定格に記載された値を超えるストレスはデバイスに永続的損傷を与える可能性がある。また、長期にわたって絶対最大定格条件に曝すと、デバイスの信頼性と寿命に悪影響を与える可能性がある。

Note 2: 注記がない限り、絶対最小電圧はゼロである。

Note 3: LTM8074Eは、 $0^\circ\text{C} \sim 125^\circ\text{C}$ の内部温度で性能仕様に適合することが確認されている。 $-40^\circ\text{C} \sim 125^\circ\text{C}$ の全内部動作温度範囲での仕様は設計、特性評価および統計学的なプロセス・コントロールとの相関で確認されている。LTM8074Iは $-40^\circ\text{C} \sim 125^\circ\text{C}$ の全内部動作温度範囲で仕様に適合することが確認されている。最大内部温度は、基板レイアウト、パッケージの定格熱抵抗および他の環境要因と関連した特定の動作条件によって決まることに注意。

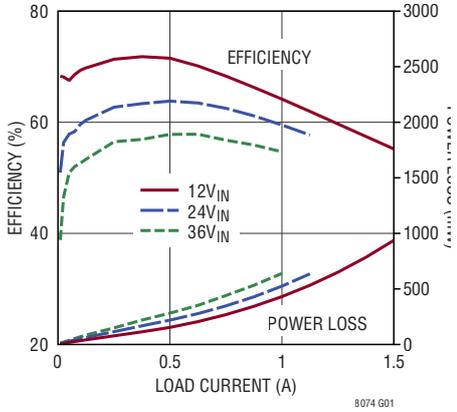
Note 4: LTM8074は、瞬間的な過負荷状態時にデバイスを保護するための過熱保護機能を備えている。過熱保護が動作しているとき、内部温度は最大動作ジャンクション温度を超える。規定された最大動作ジャンクション温度を超えた状態で動作が継続すると、デバイスの信頼性を損なう可能性がある。

Note 5: PGはローからハイに移移する。

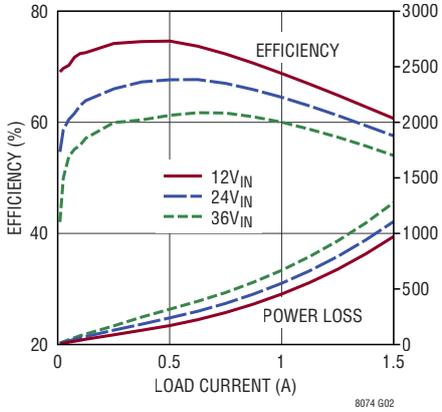
代表的な性能特性

注記がない限り、 $T_A = 25^\circ\text{C}$ 、表1に従って動作。

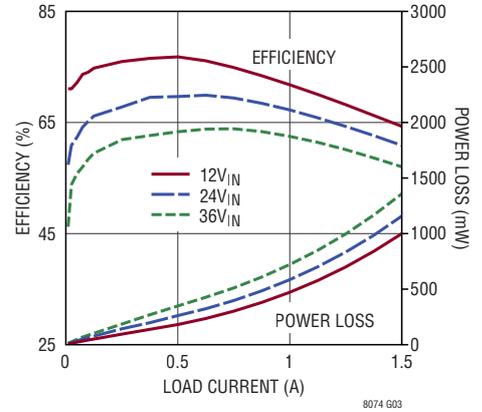
効率および電力損失、 $V_{OUT} = 0.8\text{V}$



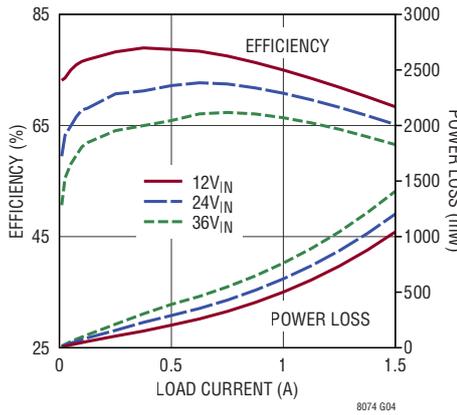
効率および電力損失、 $V_{OUT} = 1\text{V}$



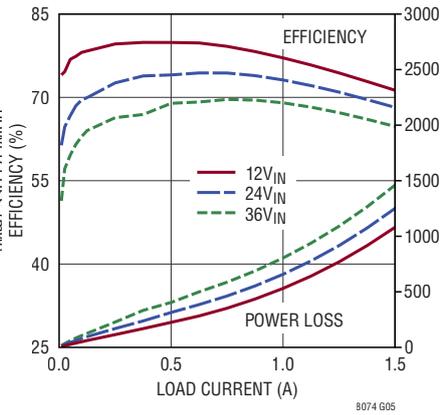
効率および電力損失、 $V_{OUT} = 1.2\text{V}$



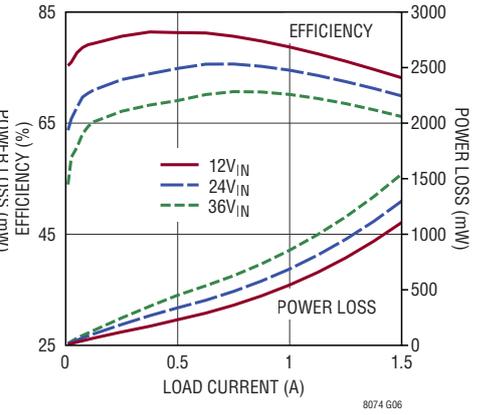
効率および電力損失、 $V_{OUT} = 1.5\text{V}$



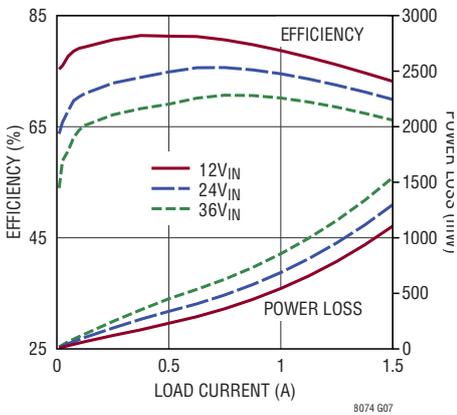
効率および電力損失、 $V_{OUT} = 1.8\text{V}$



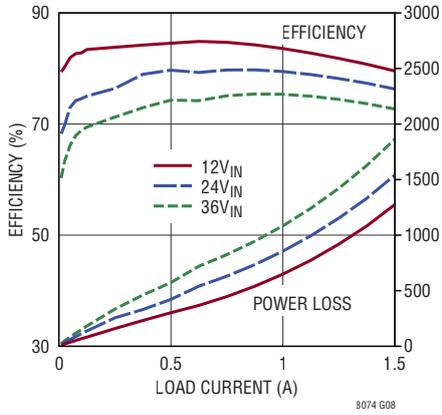
効率および電力損失、 $V_{OUT} = 2\text{V}$



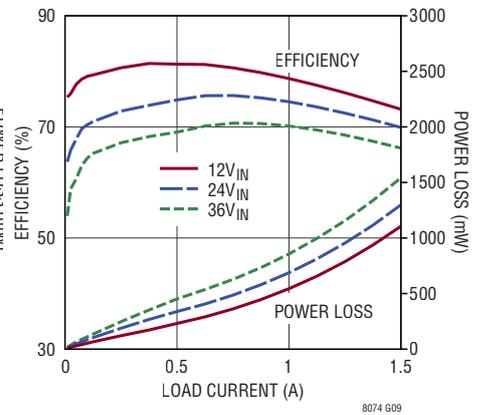
効率および電力損失、 $V_{OUT} = 2.5\text{V}$



効率および電力損失、 $V_{OUT} = 3.3\text{V}$



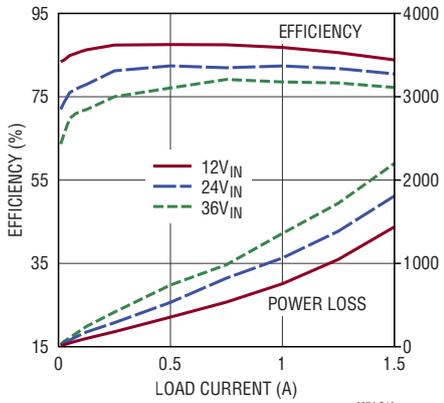
効率および電力損失、 $V_{OUT} = 3.3\text{V}$ 、 $f_{sw} = 2\text{MHz}$



代表的な性能特性

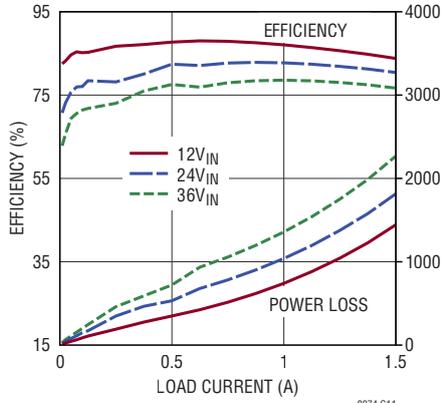
注記がない限り、 $T_A = 25^\circ\text{C}$ 、表1に従って動作。

効率および電力損失、 $V_{OUT} = 5V$



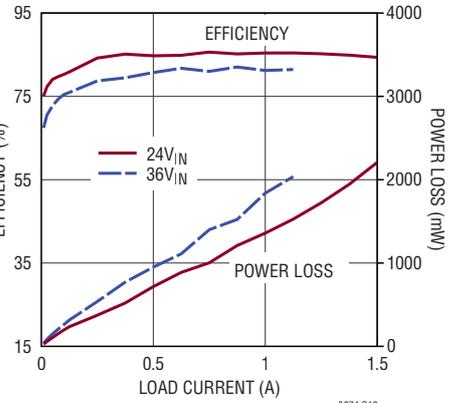
8074 G10

効率および電力損失、 $V_{OUT} = 5V$ 、 $f_{sw} = 2\text{MHz}$



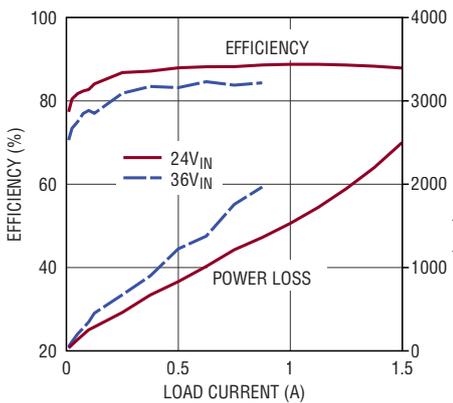
8074 G11

効率および電力損失、 $V_{OUT} = 8V$



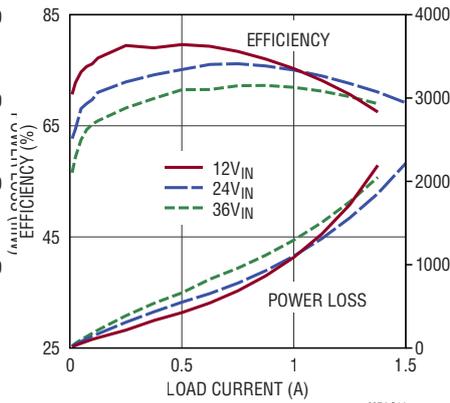
8074 G12

効率および電力損失、 $V_{OUT} = 12V$



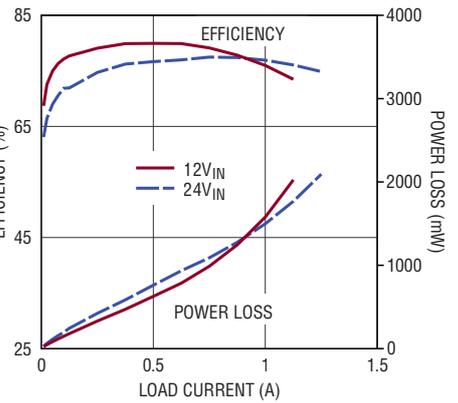
8074 G13

効率および電力損失、 $V_{OUT} = -3.3V$



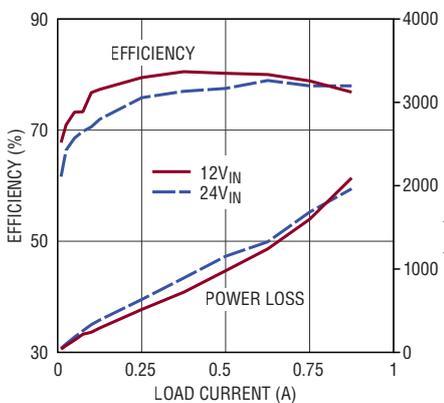
8074 G14

効率および電力損失、 $V_{OUT} = -5V$



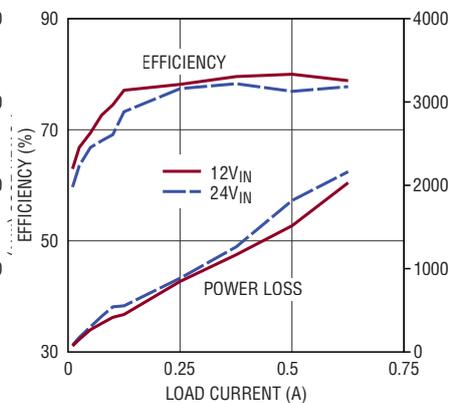
8074 G15

効率および電力損失、 $V_{OUT} = -8V$



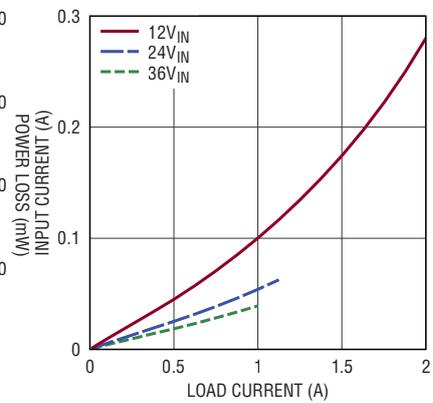
8074 G16

効率および電力損失、 $V_{OUT} = -12V$



8074 G17

入力電流と負荷電流、 $V_{OUT} = 0.8V$

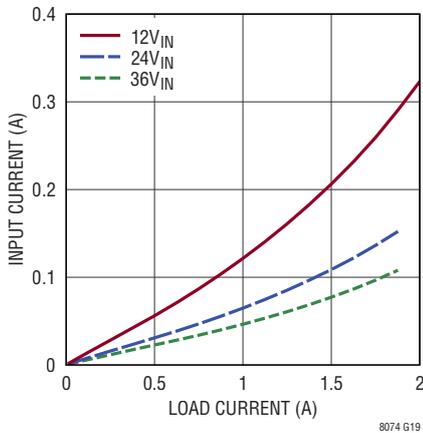


8074 G18

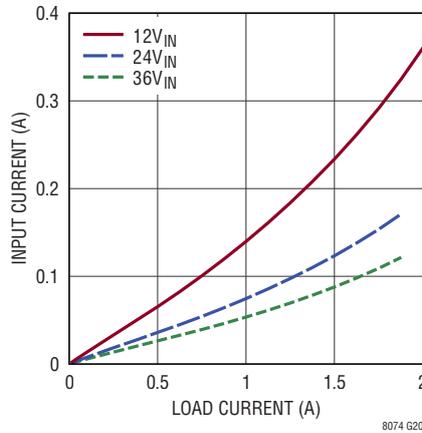
代表的な性能特性

注記がない限り、 $T_A = 25^\circ\text{C}$ 、表1に従って動作。

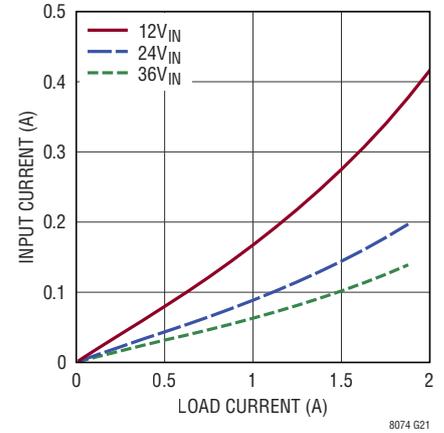
入力電流と負荷電流
 $V_{OUT} = 1\text{V}$



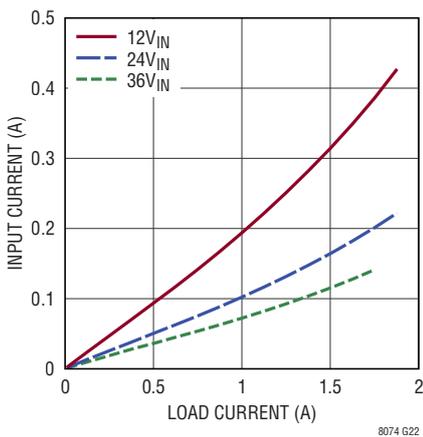
入力電流と負荷電流
 $V_{OUT} = 1.2\text{V}$



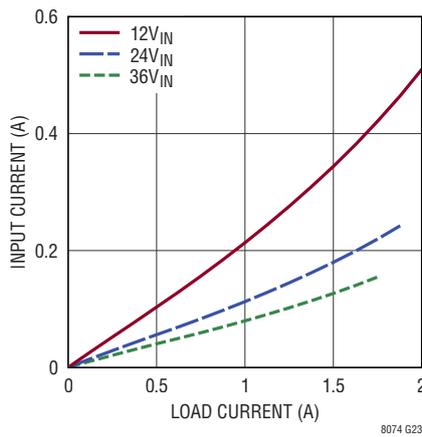
入力電流と負荷電流
 $V_{OUT} = 1.5\text{V}$



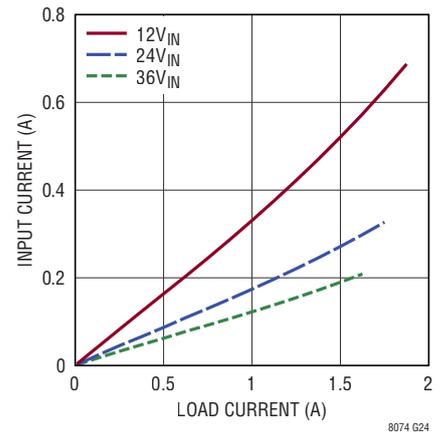
入力電流と負荷電流
 $V_{OUT} = 1.8\text{V}$



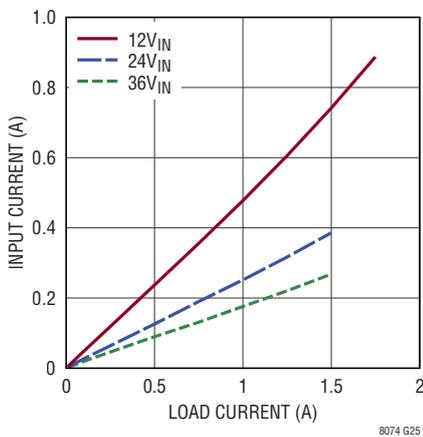
入力電流と負荷電流、
 $V_{OUT} = 2\text{V}$



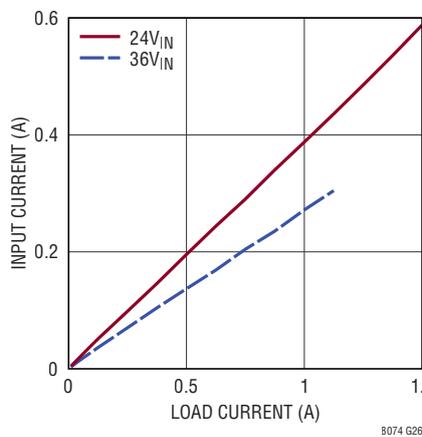
入力電流と負荷電流
 $V_{OUT} = 3.3\text{V}$



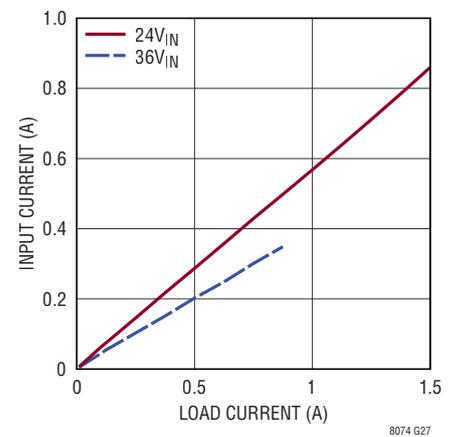
入力電流と負荷電流
 $V_{OUT} = 5\text{V}$



入力電流と負荷電流
 $V_{OUT} = 8\text{V}$



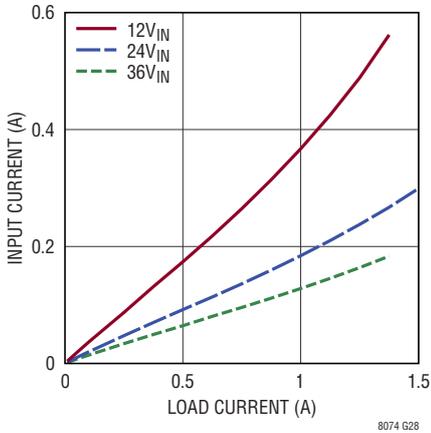
入力電流と負荷電流
 $V_{OUT} = 12\text{V}$



代表的な性能特性

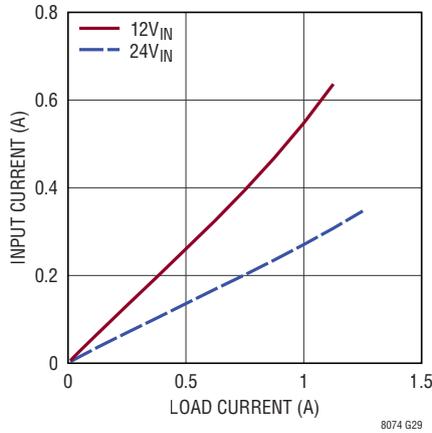
注記がない限り、 $T_A = 25^\circ\text{C}$ 、表1に従って動作。

入力電流と負荷電流
 $V_{OUT} = -3.3\text{V}$



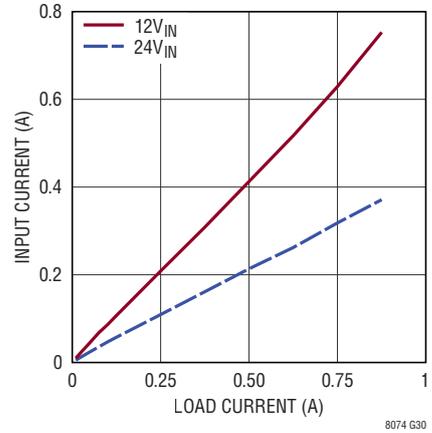
8074 G28

入力電流と負荷電流
 $V_{OUT} = -5\text{V}$



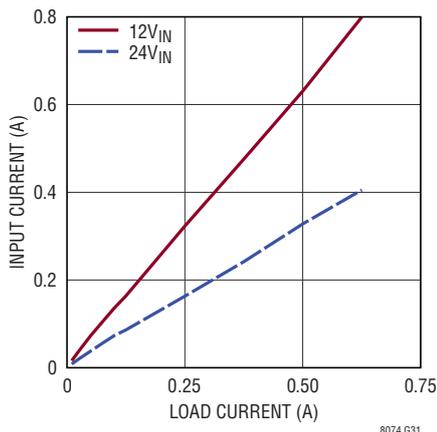
8074 G29

入力電流と負荷電流
 $V_{OUT} = -8\text{V}$



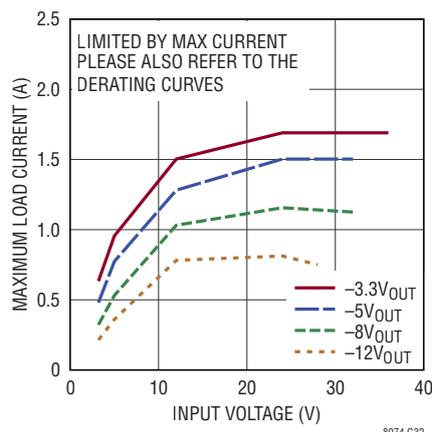
8074 G30

入力電流と負荷電流
 $V_{OUT} = -12\text{V}$



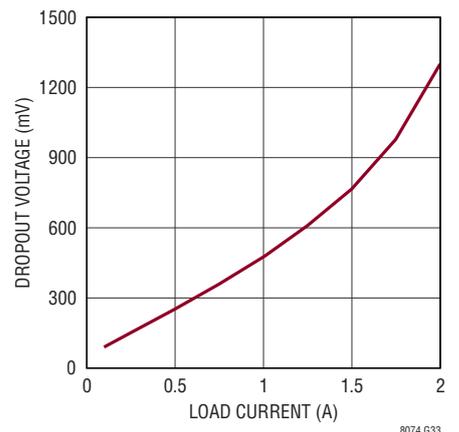
8074 G31

最大負荷電流とVin



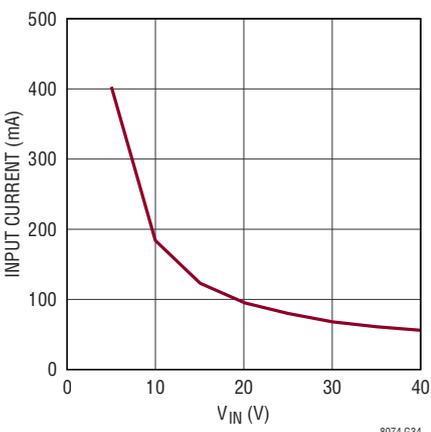
8074 G32

ドロップアウト電圧と負荷電流
 $V_{OUT} = 5\text{V}$ 、 $\text{BIAS} = 5\text{V}$



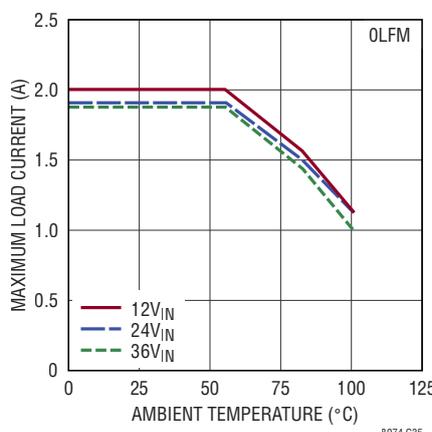
8074 G33

入力電流とVin/Voutの短絡時



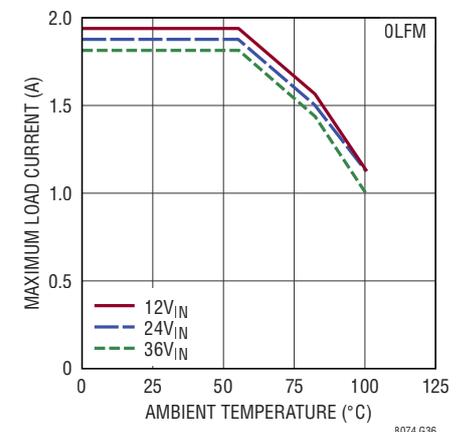
8074 G34

ディレーティング、 $V_{OUT} = 0.8\text{V}$ 、
DC2753A 評価用ボード



8074 G35

ディレーティング、 $V_{OUT} = 1\text{V}$ 、
DC2753A 評価用ボード

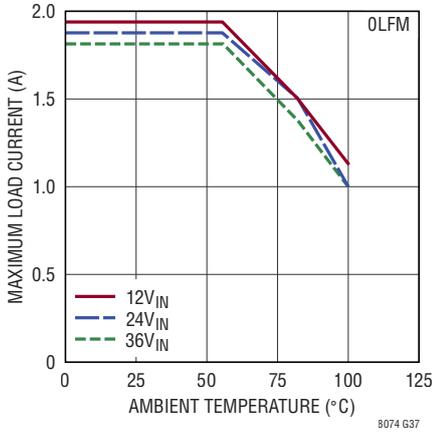


8074 G36

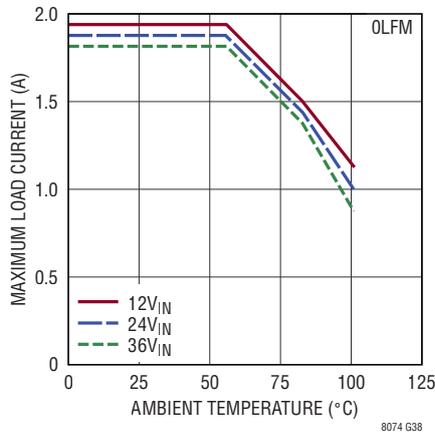
代表的な性能特性

注記がない限り、 $T_A = 25^\circ\text{C}$ 、表1に従って動作。

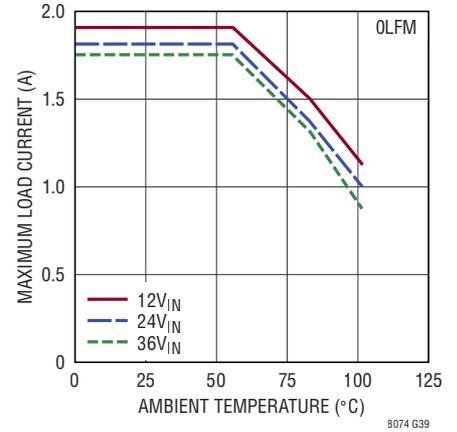
ディレーティング、 $V_{OUT} = 1.2\text{V}$ 、
DC2753A 評価用ボード



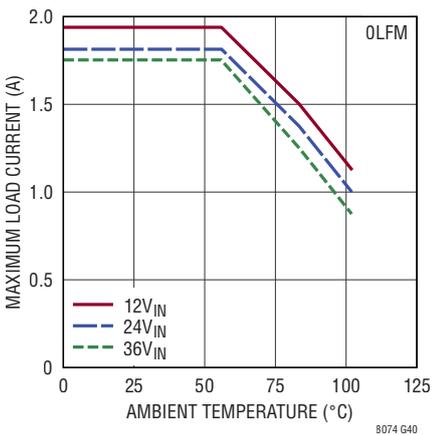
ディレーティング、 $V_{OUT} = 1.5\text{V}$ 、
DC2753A 評価用ボード



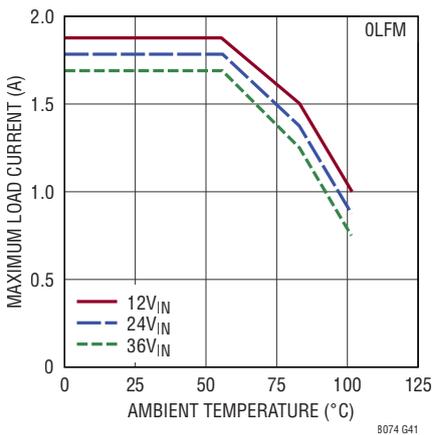
ディレーティング、 $V_{OUT} = 1.8\text{V}$ 、
DC2753A 評価用ボード



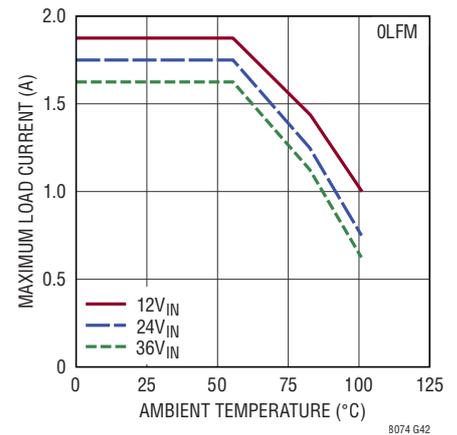
ディレーティング、 $V_{OUT} = 2\text{V}$ 、
DC2753A 評価用ボード



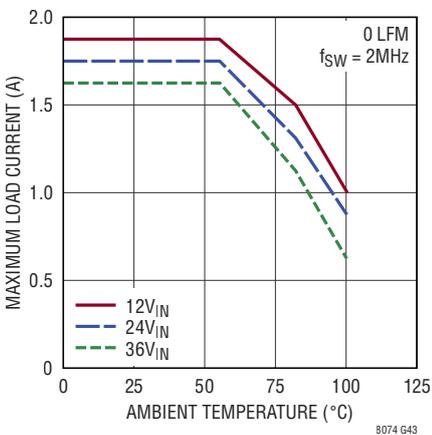
ディレーティング、 $V_{OUT} = 2.5\text{V}$ 、
DC2753A 評価用ボード



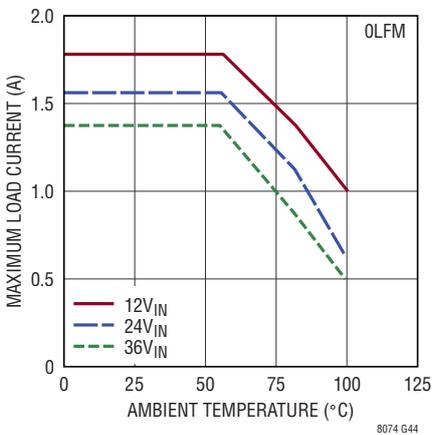
ディレーティング、 $V_{OUT} = 3.3\text{V}$ 、
DC2753A 評価用ボード



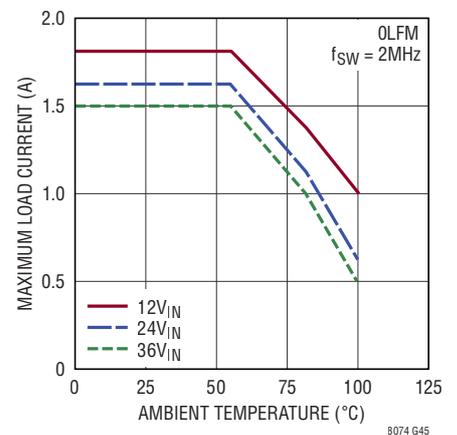
ディレーティング、
 $V_{OUT} = 3.3\text{V}$ 、 $f_{SW} = 2\text{MHz}$
DC2753A 評価用ボード



ディレーティング、 $V_{OUT} = 5\text{V}$ 、
DC2753A 評価用ボード



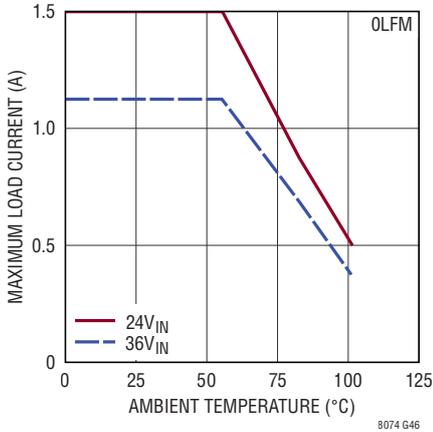
ディレーティング、
 $V_{OUT} = 5\text{V}$ 、 $f_{SW} = 2\text{MHz}$
DC2753A 評価用ボード



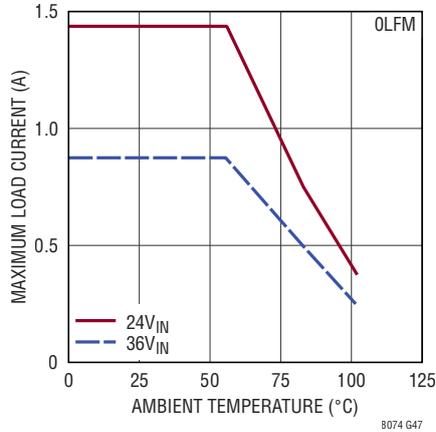
代表的な性能特性

注記がない限り、 $T_A = 25^\circ\text{C}$ 、表1に従って動作。

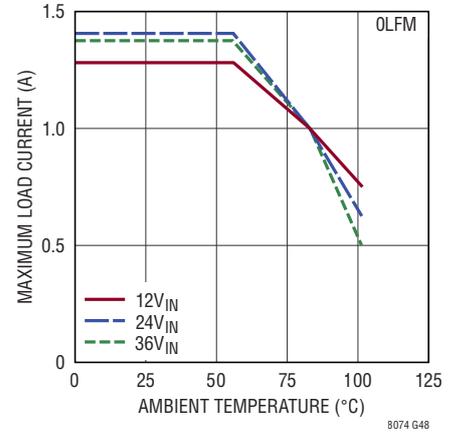
ディレーティング、 $V_{OUT} = 8\text{V}$ 、
DC2753A 評価用ボード



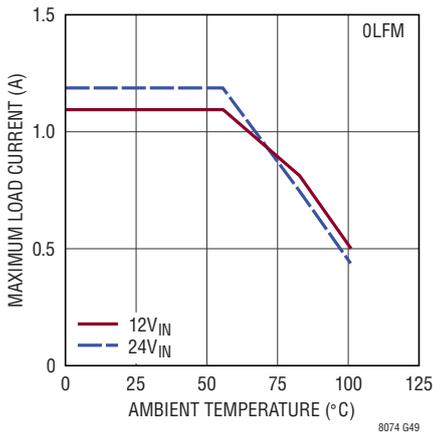
ディレーティング、 $V_{OUT} = 12\text{V}$ 、
DC2753A 評価用ボード



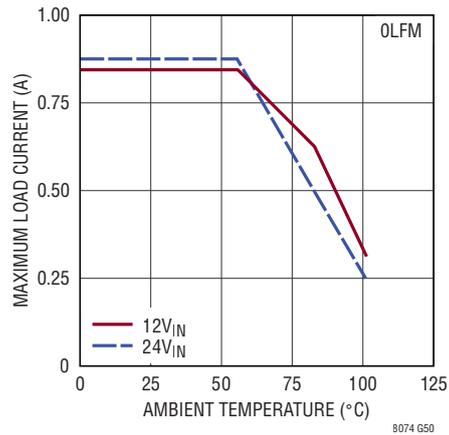
ディレーティング、 $V_{OUT} = -3.3\text{V}$ 、
DC2753A 評価用ボード



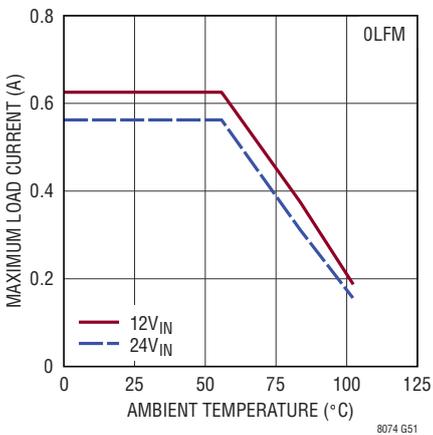
ディレーティング、 $V_{OUT} = -5\text{V}$ 、
DC2753A 評価用ボード



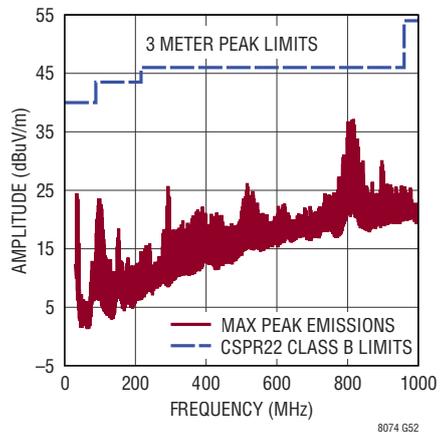
ディレーティング、 $V_{OUT} = -8\text{V}$ 、
DC2753A 評価用ボード



ディレーティング、 $V_{OUT} = -12\text{V}$ 、
DC2753A 評価用ボード



CISPR 22 クラス B 放射特性、
DC2753A 評価用ボード、
 $V_{OUT} = 3.3\text{V}$ 、 1.2A 負荷



ピン機能

GND (BANK 1, A1) : これらのGNDピンは、LTM8074や回路部品の下のローカル・グラウンド・プレーンに接続します。ほとんどのアプリケーションで、LTM8074から流出する熱の大半がこれらのパッドを通ります。そのため、プリント回路基板設計は本デバイスの熱特性に大きな影響を与えます。詳細については、PCBレイアウトのセクションと熱に関する検討事項のセクションを参照してください。

V_{IN} (A3, A4) : V_{IN} からLTM8074の内部レギュレータと内蔵パワー・スイッチに電流が供給されます。これらのピンは、低ESRの外付けコンデンサを使って短い距離でバイパスする必要があります。推奨値については表1を参照してください。

V_{OUT} (E1, E2) : 電源の出力ピン。これらのピンとGNDピンの間に出力フィルタ・コンデンサと出力負荷を接続します。

RUN (ピンA2) : RUNピンの電圧を0.9Vより低くすると、LTM8074はシャットダウンします。通常動作させる場合、1.2V以上に接続します。シャットダウン機能を使用しない場合は、RUNピンをV_{IN}ピンに接続します。

RT (ピンB5) : RTピンは、抵抗をRTピンからグラウンドに接続することでLTM8074のスイッチング周波数を設定するために使います。本データシートのアプリケーション情報のセクションに、目標スイッチング周波数に基づいて抵抗値を決めるための表を示します。RTピンの容量は最小限にしてください。RTピンは駆動しないでください。

SYNC (ピンD5) : 外部クロック同期入力と動作モード。SYNCピンを使って次の4種類の動作モードを設定します。

1. Burst Mode®動作。低出力負荷でのBurst Mode(バーストモード)動作の場合、SYNCピンを接地します。これによって、超低自己消費電流が得られます。
2. パルス・スキップ・モード : SYNCピンをフロート状態にすると、パルス・スキップ・モードになります。このモードでは、パルススキップが発生する軽い出力負荷までは最大周波数で動作します。

3. スペクトラム拡散モード : SYNCピンをハイ(2.9V~4.2V)にすると、スペクトラム拡散変調機能付きのパルス・スキップ・モードになります。

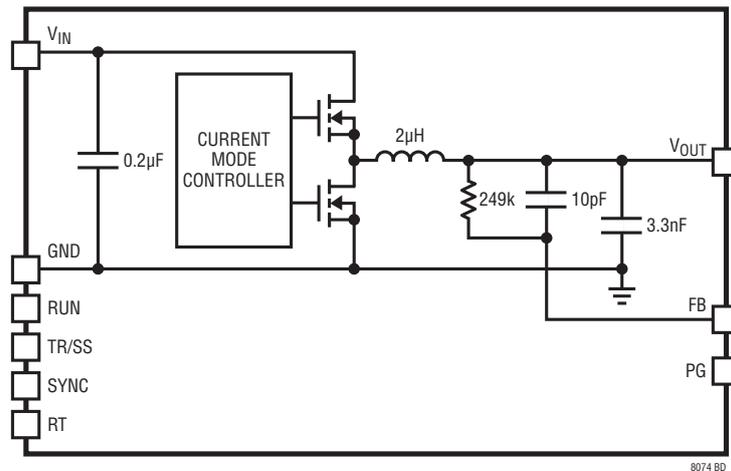
4. 同期モード : 外部周波数に同期させるには、SYNCピンをクロック信号源で駆動します。同期中、デバイスはパルス・スキップ・モードで動作します。

PG (ピンB1) : PGピンは内部コンパレータのオープンコレクタ出力です。PGは、FBピンの電圧が最終レギュレーション電圧の約±10%以内に入るまでローのままです。V_{IN}が3.2Vより高い場合、PG信号は有効です。V_{IN}が3.2Vより高くRUNがローの場合、PGはローになります。この機能を使用しない場合は、PGピンをフロート状態のままにします。

FB (ピンD1) : LTM8074はFBピンを0.774Vに安定化します。FBピンからグラウンドに調整用抵抗を接続します。R_{FB}の値は、次の式で与えられます。R_{FB} = 192.73/(V_{OUT} - 0.774)。ここで、R_{FB}の単位はkΩです。

TR/SS (ピンC1) : TR/SSピンは、ソフトスタートまたはトラッキング機能のために使います。外付けコンデンサをTR/SSピンに接続し、内部の2μAプルアップ電流源と組み合わせることでランプ電圧を生成できます。TR/SSピンの電圧が約0.77Vより低い場合、FBピンの電圧はTR/SSピンの電圧値に追従します。ソフトスタートの立ち上がり時間は $t = 0.39 \cdot C$ という式で近似します(Cの単位はμF)。トラッキング機能を使うには、トラッキングする出力とTR/SSピンの間に抵抗分圧器を接続します。TR/SSピンは、シャットダウン時および障害発生時には内部のMOSFETによってグラウンド電位になるので、低インピーダンス出力で駆動する場合は直列抵抗を使用してください。トラッキング機能が必要ない場合は、TR/SSピンをフロート状態のままにしておいてもかまいません。

ブロック図



動作

LTM8074は、3.3V出力時に最大1.75Aを供給できるスタンダードアロンの非絶縁型降圧DC/DCスイッチング電源です。出力電圧が低めの場合は、出力電流の供給能力を高めることができます。連続出力電流は内部動作温度で決まります。本デバイスは、1本の外付け抵抗で設定できる精密な安定化電圧(0.8V~12V)を出力します。入力電圧範囲は3.2V~40Vです。LTM8074を降圧コンバータとして動作させる場合、目標の出力電圧と負荷電流を十分サポートできる高さに入力電圧を設定します。簡略ブロック図を上に示します。

LTM8074は電流モード・コントローラ、パワー・スイッチング素子、パワー・インダクタ、適度の量の入力および出力コンデンサを内蔵しています。LTM8074は固定周波数のPWMレギュレータです。スイッチング周波数は、RTピンとグラウンドの間に適切な値の抵抗を接続するだけで設定できます。

RUNピンを使ってLTM8074をシャットダウン状態にすると、入力電流は数µAまで減少します。

効率を向上させるため、軽負荷または無負荷状態ではLTM8074はBurst Mode動作に自動的に切り替わります。バーストとバーストの間は、出力スイッチの制御に関連した全ての回路がシャットダウンし、入力電源電流がわずかに数µAに減少します。

FBピンの電圧が低いと、発振器はLTM8074の動作周波数を低下させます。この周波数フォールドバックは起動時および過負荷時の出力電流を制御するのに役立ちます。

TR/SSはエラーアンプへの補助入力として機能します。FBの電圧は、TR/SSが0.77Vを超えるまで、TR/SS電圧に従って自動制御されます。ソフトスタートは、内部定電流で充電される外付けコンデンサを使用して、TR/SSピンにランプ電圧を発生させることによって実施されます。また、TR/SSピンを信号源または抵抗ネットワークで駆動することで、トラッキング機能を実現できます。TR/SSピンを低インピーダンスの電圧源で駆動しないでください。詳細については、アプリケーション情報のセクションを参照してください。

LTM8074は、FBピンが安定値の約90%~110%に入るとトリップするパワーグッド・コンパレータを備えています。PG出力は、出力が安定化されているとオフするオープンドレインのトランジスタなので、外付け抵抗によってPGピンをハイにすることができます。VINが3.2Vより高い場合、PG信号は有効です。VINが3.2Vより高くRUNがローの場合、PGはローになります。

LTM8074は、ジャンクション温度が規定値より高くなるとパワー・スイッチングを止めるサーマル・シャットダウン機能を備えています。この機能が作動する閾値は、通常動作を妨げないように最大温度定格より高く設定されています。そのため、サーマル・シャットダウンが作動する条件下で長期的または反復的に動作させると、デバイスの損傷またはデバイスの信頼性の失墜を引き起こす可能性があります。

アプリケーション情報

ほとんどのアプリケーションにおいて、設計プロセスは単純であり、以下のようにまとめることができます。

1. 表1を参照し、目的の入力レンジと出力電圧に当てはまる行を見つけます。
2. C_{IN} 、 C_{OUT} 、 R_{FB} 、および R_T の推奨値を使います。

これらの部品を組み合わせることで正常に動作することはテスト済みですが、意図したシステムの電源ライン、負荷、および環境条件で正常に動作することを検証するのはお客様の責任となります。ジャンクション温度、入力電圧と出力電圧の関係

(絶対値と極性)、およびその他の要因によって、最大出力電流が制限されることに注意します。指針として代表的な性能特性のセクションのグラフを参照してください。

LTM8074がスイッチングできる最大周波数(とそれに伴う R_T 値)は表1の最大 f_{SW} の列に示します。一方、与えられた入力条件で最適な効率を得るための推奨周波数(とそれに伴う R_T 値)は f_{SW} の列に示します。同期機能を使う場合、満たすべき追加の条件があります。詳細については、同期のセクションを参照してください。

表1. 推奨する部品の値と構成 (TA = 25°C)

V_{IN}	V_{OUT}	R_{FB} (k Ω)	C_{IN2}^{**}	C_{OUT}	f_{SW}	R_T (k Ω)	最大の f_{SW}	最小の R_T (k Ω)
3.2V – 40V	0.8	Open	0.47 μ F 50V X5R 0603	47 μ F 6.3V 0805 X5R	850kHz	45.3	950kHz	42.2
3.2V – 40V	1	866	0.47 μ F 50V X5R 0603	47 μ F 6.3V 0805 X5R	850kHz	45.3	1.1MHz	36.5
3.2V – 40V	1.2	453	1 μ F 50V X5R 0603	47 μ F 6.3V 0805 X5R	1MHz	40.2	1.3MHz	30.1
3.2V – 40V	1.5	267	1 μ F 50V X5R 0603	47 μ F 6.3V 0805 X5R	1MHz	40.2	1.5MHz	23.7
3.2V – 40V	1.8	187	1 μ F 50V X5R 0603	47 μ F 6.3V 0805 X5R	1MHz	40.2	1.7MHz	21.5
3.2V – 40V	2	158	1 μ F 50V X5R 0603	47 μ F 6.3V 0805 X5R	1.2MHz	33.2	1.8MHz	20.5
3.5V – 40V	2.5	110	1 μ F 50V X5R 0603	22 μ F 6.3V 0805 X5R	1.4MHz	25.5	2.2MHz	16.2
4.5V – 40V*	3.3	76.8	1 μ F 50V X5R 0603	10 μ F 10V 0805 X5R	1.5MHz	23.7	2.2MHz	16.2
7V – 40V*	5	47.3	1 μ F 50V X5R 0603	10 μ F 6.3V 0603 X5R	1.5MHz	23.7	2.2MHz	16.2
14V – 40V*	8	26.7	1 μ F 50V X5R 0805	10 μ F 10V 0805 X5R	1.7MHz	21.5	2.2MHz	16.2
21V – 40V*	12	17.4	1 μ F 50V X5R 0805	10 μ F 16V 0805 X7S	2MHz	18.2	2.2MHz	16.2
3.2V – 36V	–3.3	26.8	1 μ F 50V X5R 0603	10 μ F 10V 0805 X5R	1.5MHz	24.7	2.2MHz	16.2
3.2V – 35V	–5	45.3	1 μ F 50V X5R 0603	10 μ F 6.3V 0603 X5R	1.5MHz	24.7	2.2MHz	16.2
3.2V – 32V	–8	26.7	1 μ F 50V X5R 0805	10 μ F 10V 0805 X5R	1.7MHz	21.5	2.2MHz	16.2
4V – 28V	–12	17.4	1 μ F 50V X5R 0805	10 μ F 16V 0805 X7S	2MHz	18.2	2.2MHz	16.2

注記: *LTM8074は更に低い入力電圧にも対応しますが、スイッチング・サイクルをスキップしたり、動作周波数を低下させたりすることがあります。

**入力パルク・コンデンサが必要です。

アプリケーション情報

コンデンサの選択に関する検討事項

表1のC_{IN}およびC_{OUT}コンデンサの値は、各動作条件に対する推奨最小値です。表1に示す値未満の容量値を使うことは推奨しません。そのような値を使った場合、誤動作する可能性があります。表1に示す値より大きな値を使うことは、通常は許容されます。必要な場合、大きな値を使うことで動的応答性を改善できることがあります。繰り返しになりますが、意図したシステムの電源ライン、負荷、および環境条件で正常に動作することを検証するのはお客様の責任となります。

セラミック・コンデンサは小さく堅牢で、ESRが非常に小さいコンデンサです。ただし、全てのセラミック・コンデンサが適しているとは限りません。X5RとX7Rは、温度と印加電圧に関して安定であり、高い信頼性を備えています。Y5VとZ5Uを含むその他のタイプは、容量の温度および電圧係数が非常に大きな値を示します。応用回路で、容量値が公称容量値よりはるかに小さくなり、出力電圧リップルが期待値より大幅に増加することがあります。

セラミック・コンデンサは圧電性も持っています。Burst Mode動作中、LTM8074のスイッチング周波数は負荷電流に依存するため、セラミック・コンデンサを可聴周波数で励磁し、可聴ノイズを発生することがあります。LTM8074はBurst Mode動作では低い電流制限値で動作するので、通常は非常に静かでノイズが気になることはありません。

この可聴ノイズが許容できない場合は、高性能の電解コンデンサを出力に使用してください。このコンデンサは、セラミック・コンデンサまたは低コストの電解コンデンサと並列に接続することもできます。

セラミック・コンデンサに関する最後の注意点は、LTM8074の最大入力電圧定格に関することです。セラミックの入力コンデンサは、トレースやケーブルのインダクタンスと結合して、Q値の高い(減衰しにくい)タンク回路を形成します。LTM8074の回路を通電中の電源に差し込むと、入力電圧に公称値の2倍のリングングが生じて、デバイスの定格を超える恐れがあります。この状況は容易に避けられます。安全な活線挿入のセクションを参照してください。

周波数の選択

LTM8074には固定周波数PWMアーキテクチャが使われており、RTピンから接地した抵抗を使って、200kHz~2.2MHzの範囲でスイッチングするように設定することができます。表2に、R_Tの抵抗値とその結果として得られる周波数を示します。

表2. スwitchング周波数とR_Tの値

f _{sw} (MHz)	R _T (kΩ)
0.2	221
0.300	143
0.400	110
0.500	86.6
0.600	71.5
0.700	60.4
0.800	52.3
0.900	46.4
1.000	40.2
1.200	33.2
1.400	25.5
1.600	23.7
1.800	20.5
2.000	18.2
2.200	16.2

動作周波数の妥協点

入力および出力条件に対して最適なR_T値(表1参照)を使うことを推奨します。しかし、システム・レベルまたはその他の検討の結果、他の動作周波数が必要になる場合があります。LTM8074は、広い動作周波数範囲に対応する柔軟性を備えていますが、動作周波数を不用意に選択すると特定の動作条件または障害発生時に誤動作することがあります。周波数が高すぎると、効率が低下する他に、出力が過負荷状態になったり短絡したりした場合に過剰な熱が発生してLTM8074が損傷することさえあります。周波数が低すぎる場合、最終設計の出力リップルが大きくなりすぎることや、出力コンデンサが大きくなりすぎることがあります。

最大負荷

LTM8074が駆動できる最大連続負荷電流は、定格では1.2Aですが、実際は内部電流制限機能と内部温度に依存します。内部電流制限機能は、過負荷または短絡の際にLTM8074が損傷しないようにするためのものです。LTM8074の内部温度は、周囲温度、供給電力、システムの放熱性能などの動作条件に依存します。例えば、LTM8074を3.3Vで安定化するように設定し、かつ周囲温度を55°C未満に制御した場合、12Vの入力から1.75Aを連続的に供給できます。これは、連続定格の1.2Aより大きな値です。代表的な性能特

アプリケーション情報

性のセクションの「ディレーティング、 $V_{OUT} = 3.3V$ 」の曲線を参照してください。同様に、出力電圧が12Vで周囲温度が100°Cの場合、LTM8074が36Vの入力から供給できるのは約250mAであり、これは連続定格の1.2Aより小さな値です。

負荷共有

LTM8074は、負荷を共有するようには設計されていません。出力電流を増やす場合は、LTM8063を検討してください。

Burst Mode 動作

軽負荷での効率を向上させるため、LTM8074は自動的にBurst Modeに切り替わり、入力自己消費電流を最小に抑えながら、出力コンデンサを適切に充電された状態に保ちます。LTM8074はBurst Mode動作の間1サイクルのバーストで電流を出力コンデンサに供給し、それに続くスリープ期間にはほとんどの内部回路がオフになり、出力コンデンサからエネルギーが負荷に供給されます。スリープ期間中、 V_{IN} の自己消費電流は大幅に低下します。そのため、負荷電流が減少して無負荷の条件に近づくほど、LTM8074はスリープ・モードで動作する時間の割合が高まり、平均入力電流が大幅に減少して、軽負荷での効率が高くなります。

Burst Mode動作は、SYNCをGNDに接続することで有効になります。

最小入力電圧

LTM8074は降圧コンバータであるため、出力を安定化させた状態を保つには入力電圧に最小限の余裕が必要です。正常に動作させるには、入力を3.2Vより高い電圧に保ちます。過渡電圧またはリップルの谷によって入力が3.2Vを下回ると、LTM8074はオフになることがあります。

出力電圧トラッキングとソフトスタート

LTM8074では、TR/SSピンによって出力電圧のランプ・レートを調整できます。内蔵の2 μ A電流源により、TR/SSピンの電圧は約2.4Vになります。外付けコンデンサをTR/SSに接続すると、出力をソフトスタートさせて入力電源のサージ電流を低減できます。ソフトスタート・ランプの間、出力電圧はTR/SSピンの電圧に比例して追従します。出力トラッキング・アプリケーションでは、別の電圧源によってTR/SSピンを外部から駆動することができます。0V~0.77Vの範囲で

は、エラーアンプに入力される0.77Vの内部リファレンスよりTR/SSピンの電圧の方が優先されるので、FBピンの電圧はTR/SSピンの電圧に安定化されます。TR/SSピンの電圧が0.77Vより高くなるとトラッキングはディスエーブルされ、帰還電圧は内部リファレンス電圧に安定化されるようになります。この機能が必要ない場合は、TR/SSピンをフロート状態のままにしておいてもかまいません。

TR/SSピンにはアクティブなプルダウン回路が接続されています。この回路は、障害が発生すると外付けのソフトスタート・コンデンサを放電し、障害が解消すると電圧の上昇を再開します。ソフトスタート・コンデンサを放電させる障害が発生するのは、RUNピンがローへ遷移した場合、 V_{IN} の電圧が低下しすぎた場合、またはサーマル・シャットダウンが発生した場合です。

プリバイアスされた出力

出力電圧トラッキングとソフトスタートのセクションで説明したように、LTM8074は、TR/SSピンが0.77V未満の場合常に、TR/SSピンで決まるFB電圧と等しくなるように出力を制御します。LTM8074の出力が目標出力電圧より高くなると、LTM8074は、少量のエネルギーを入力電源に戻すことで出力を目標出力電圧と等しくなるように制御します。入力電源の負荷がない場合、入力電圧が上がる場合があります。入力電圧が上がってもLTM8074の絶対最大定格を上回らないように注意します。

周波数フォールドバック

LTM8074は周波数フォールドバック機能を備えています。この機能は、短絡または出力過負荷条件中の熱またはエネルギーによる内部パワー素子のストレスを低減するように働きます。出力が低下して安定化されなくなったことをLTM8074が検出した場合、目標電圧に対する出力電圧の不足分にに応じてスイッチング周波数は減少します。これにより、障害発生時の負荷に供給できるエネルギー量を制限します。起動中も周波数フォールドバック機能は有効であり、負荷に大きな出力容量が接続されていても、供給するエネルギーを制限できます。SYNCピンにクロックを入力するか、SYNCピンをフロート状態にするか、ハイに保持すると、周波数フォールドバックはディスエーブルされ、スイッチング周波数は過電流状態のときにのみ低下するようになります。

アプリケーション情報

同期

低リップルのBurst Mode動作を選択するには、SYNCピンを約0.4Vより低い電圧に接続します(これはグラウンドまたはロジックローの出力のいずれでもかまいません)。LTM8074の発振器を外部周波数に同期させるには、(デューティ・サイクルが約20%~80%)の方形波をSYNCピンに接続します。方形波の振幅には、0.4Vより低い谷と1.5Vより高い山が必要です。

LTM8074は外部クロックに同期しているときは低出力負荷でBurst Mode動作にならず、代わりにパルスをスキップしてレギュレーションを維持します。LTM8074は200kHz~2.2MHzの範囲にわたって同期させることができます。R_T抵抗は、スイッチング周波数を最低同期入力以下に設定するように選択します。例えば、同期信号が500kHz以上になる場合は、(スイッチング周波数が)500kHzになるようにR_Tを選択します。

アプリケーションによっては、LTM8074がパルス・スキップ・モードで動作することが望ましいことがあります。Burst Mode動作と大きく異なる点が2つあるからです。1つ目は、クロックが常時動作していて、全てのスイッチング・サイクルがクロックに同期していることです。2つ目は、Burst Mode動作よりも軽い出力負荷で最大スイッチング周波数に達することです。これら2つの違いが生じる代償として、自己消費電流が増加します。パルス・スキップ・モードをイネーブルするには、SYNCピンをフロート状態にします。

LTM8074はEMI/EMC放射を更に削減するため、スペクトラム拡散動作をサポートしています。スペクトラム拡散動作をイネーブルするには、SYNCピンに2.9V~4.2Vを印加します。このモードでは、三角波周波数変調が使用され、スイッチング周波数が、R_Tで設定された値と、この値より約20%高い値との間で変化します。変調周波数は、約3kHzです。例えば、LTM8074を2MHzに設定した場合、周波数は3kHz刻みで2MHz~2.4MHzの範囲で変化します。スペクトラム拡散動作が選択されている場合、Burst Mode動作はデイスエーブルされ、デバイスはパルス・スキップ・モードで動作します。

LTM8074は、SYNCピンの信号には関係なく、強制連続モードでは動作しません。

負出力

V_{OUT}をシステムのGNDに接続し、かつLTM8074のGNDを負電圧レールに接続することで、LTM8074は負の出力電圧を生成できます。その例を代表的なアプリケーションのセクションに示します。負の出力を生成する最も万能な方法は、負電圧生成用の専用レギュレータを使うことです。しかし、LTM8074のような降圧レギュレータを使って負電圧を生成することは、一定の制約を考慮する限り、簡単で低コストなソリューションになります。

図1に、代表的な負出力電圧アプリケーションを示します。LTM8074のV_{OUT}はシステムのGNDに接続されており、入力電力はV_{IN}からLTM8074のV_{OUT}に供給されることに注意します。その結果、LTM8074は真の降圧レギュレータとしては振る舞わず、最大出力電流は入力電圧に依存します。代表的なアプリケーションのセクションに示す例に、与えられた入力電圧に対してLTM8074が供給できる電流値を示すグラフを記載しています。

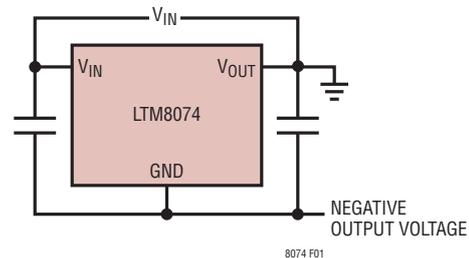


図1. LTM8074を使った負電圧生成

この構成では、負荷電流トランジェントによって過渡電圧がLTM8074のGNDに直接印加される可能性があることに注意します(図2参照)。この構成により、高速の負荷過渡応答がLTM8074の動作を中断させることがあり、損傷の原因となることさえあります。

アプリケーション情報

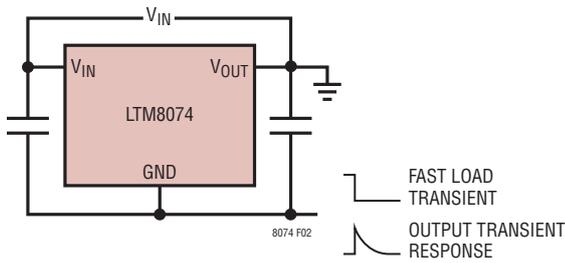


図2. LTM8074のGNDに現れる可能性がある出力電圧トランジェント

図3のコンデンサ C_{IN} および C_{OUT} は、負出力電圧ノードでAC分圧器を構成しています。 V_{IN} が活線挿入された場合や高速で立ち上がった場合は、 V_{OUT} に正のトランジェントが生じて、アプリケーションの負荷に悪影響を及ぼす可能性があります。逆並列ショットキー・ダイオードにより、この正のトランジェントによる負荷の損傷を防止できる可能性があります。このショットキー・ダイオードの位置は重要です。例えば、LTM8074が負荷から遠距離にあるシステムでは、最も敏感な負荷部品のすぐ近くにこのショットキー・ダイオードを配置することは設計上最良の選択です。負の降圧構成がそのアプリケーションに適しているかどうかを慎重に評価してください。

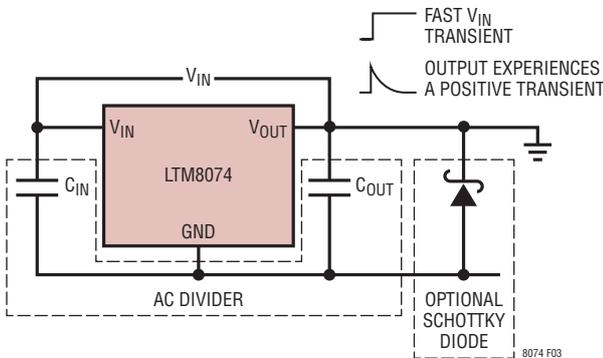


図3. V_{IN} の急増によるトランジェントを安全なレベルに制限できるショットキー・ダイオード

入力短絡保護

LTM8074に入力が加わっていても出力が高い電圧に保たれるシステムでは、注意が必要です。その状況が発生する可能性があるのは、バッテリーや他の電源がLTM8074の出力とダイオードOR接続されている、バッテリー充電アプリケーションやバッテリー・バックアップ・システムです。 V_{IN} ピンをフロート状態にすることができる場合で、RUNピンが(ロジック信号によって、あるいは V_{IN} に接続されているため

に)ハイに保持されていると、内部パワー・スイッチを介してLTM8074の内部回路に自己消費電流が流れます。このことは、システムがこの状態で数ミリアンペアの電流に耐えられる場合は許容できます。RUNピンを接地すると、内部電流は基本的にゼロに下がります。ただし、出力を高く保持した状態で V_{IN} ピンを接地すると、出力から V_{IN} ピンを通して、LTM8074内部の寄生ダイオードに大電流が流れる可能性があります。図4に、入力電圧が印加されている場合にのみ動作し、短絡入力や逆入力に対しては保護する回路を示します。

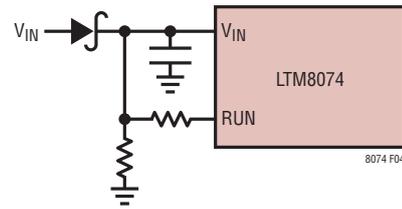


図4. 入力ダイオードは、出力に接続されたバックアップ・バッテリーが、入力の短絡によって放電するのを防止。また、逆入力からも回路を保護(LTM8074は、入力電圧が印加されている場合にのみ動作します。)

PCBレイアウト

PCBレイアウトに関連する問題の多くは、LTM8074の高度の集積化によって軽減または解消されました。LTM8074はスイッチング電源であるとは言え、EMIが最小になり、確実に正常動作するように配慮する必要があります。デバイスが高いレベルで集積化されていても、レイアウトが不適切な場合、所定の動作が得られないことがあります。推奨レイアウトについては、図5を参照してください。接地と放熱が必ず許容範囲になるようにします。

考慮すべきルールを以下に示します。

1. R_{FB} および R_T をそれぞれのピンにできるだけ近づけて配置します。
2. C_{IN} コンデンサは、LTM8074の V_{IN} およびGND接続のできるだけ近くに配置します。
3. C_{OUT} コンデンサは、LTM8074の V_{OUT} およびGND接続のできるだけ近くに配置します。
4. コンデンサ C_{IN} および C_{OUT} を、それらのグラウンド電流がLTM8074のすぐ近くまたは直下に流れるように配置します。

アプリケーション情報

5. 全てのGND接続を、最上層の銅箔のできるだけ大きなベタ・パターンまたはプレーン領域に接続します。外付け部品とLTM8074のGND接続を分割しないようにします。
6. ビアを使って、GND銅箔領域を基板の内部グラウンド・プレーンに接続します。これらのGNDビアを多く配置することで、プリント回路基板の内層への良好なグラウンド接続と熱経路の両方を確保します。図5のサーマル・ビアの位置と密度に注目してください。LTM8074は、図示の位置で内部GNDプレーンに接続したビアによって効果的に放熱されます(これらのビアは内部の電力処理部品の近くにあるためです)。サーマル・ビアの最適な数は、プリント回路基板の設計で決まります。例えば、非常に小さなビア・ホールを使う基板の場合、大きなビア・ホールを使う基板より多くのサーマル・ビアを使用する必要があります。

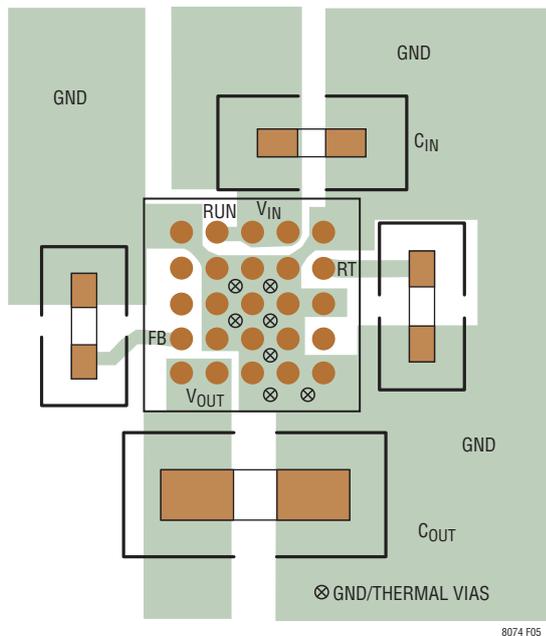


図5. 外付け部品、GNDプレーン、およびサーマル・ビアの推奨レイアウト図

安全な活線挿入

セラミック・コンデンサはサイズが小さく、堅牢でインピーダンスが低いので、LTM8074の入力バイパス・コンデンサとして魅力的なオプションです。ただし、LTM8074を通電中の電源に差し込むと、これらのコンデンサが問題を引き起こすことがあります(詳細については、アナログ・デバイゼズのアプリケーション・ノート88を参照)。低損失のセラミック・コンデンサは電源に直列の浮遊インダクタンスと結合して、減衰しにくいタンク回路を形成し、LTM8074のVINピンの電圧に公称入力電圧の2倍を超えるリングングが生じる可能性があります。LTM8074の定格を超えてデバイスを損傷する可能性があります。入力電源の制御が十分でない場合や、LTM8074を通電中の電源に活線挿入する場合は、このようなオーバーシュートが発生しないよう入力回路ネットワークを設計する必要があります。これは、VINと直列に小さな抵抗を接続することで実現できます。しかし、入力電圧のオーバーシュートを制御する最も一般的な方法は、電解バルク・コンデンサをVINノードに追加することです。電解バルク・コンデンサは等価直列抵抗が比較的高いため、回路の共振を抑制し電圧のオーバーシュートを防止します。追加のコンデンサは、回路の中で最も大きな部品になりがちですが、低い周波数のリップルのフィルタリングを改善し、回路の効率をわずかに改善できます。

すことがあります(詳細については、アナログ・デバイゼズのアプリケーション・ノート88を参照)。低損失のセラミック・コンデンサは電源に直列の浮遊インダクタンスと結合して、減衰しにくいタンク回路を形成し、LTM8074のVINピンの電圧に公称入力電圧の2倍を超えるリングングが生じる可能性があります。LTM8074の定格を超えてデバイスを損傷する可能性があります。入力電源の制御が十分でない場合や、LTM8074を通電中の電源に活線挿入する場合は、このようなオーバーシュートが発生しないよう入力回路ネットワークを設計する必要があります。これは、VINと直列に小さな抵抗を接続することで実現できます。しかし、入力電圧のオーバーシュートを制御する最も一般的な方法は、電解バルク・コンデンサをVINノードに追加することです。電解バルク・コンデンサは等価直列抵抗が比較的高いため、回路の共振を抑制し電圧のオーバーシュートを防止します。追加のコンデンサは、回路の中で最も大きな部品になりがちですが、低い周波数のリップルのフィルタリングを改善し、回路の効率をわずかに改善できます。

熱に関する検討事項

高い周囲温度での動作が必要な場合、必要に応じてLTM8074の出力電流をデレーティングします。電流のデレーティング量は入力電圧、出力電力、周囲温度に依存します。指針として、代表的な性能特性のセクションに示すデレーティング曲線が使えます。これらの曲線は、58cm²の4層FR4プリント回路基板に実装したLTM8074を使って測定されました。他のサイズ、層数の基板では別の熱挙動を示します。そのため、意図したシステムの電源ライン、負荷、および環境条件で正常に動作することを検証するのはお客様の責任です。

実際のアプリケーションへの正確さと忠実度を向上させるため、多くの場合、有限要素解析(FEA)を使って熱特性を予測します。その目的で、通常、データシートの2ページ目に以下の4つの熱係数が掲載されています。

θ_{JA} – 接合部から周囲までの熱抵抗

$\theta_{Jcbottom}$ – 接合部から製品のケースの底面までの熱抵抗

θ_{Jctop} – 接合部から製品のケースの上面までの熱抵抗

θ_{JB} – 接合部からプリント回路基板までの熱抵抗

アプリケーション情報

これらの各係数の意味は直感的なように見えるかもしれませんが、混乱と矛盾を避けるためにJEDECは各係数を定義しています。これらはJESD 51-12に定義されており、以下のように引用または解釈されます。

θ_{JA} は、1立方フィートの密封容器内で測定された、自然対流下における接合部と周囲空気との熱抵抗です。この環境は、自然対流により空気が移動しますが、「自然空冷」と呼ばれることがあります。この値は、JESD 51-9で定義されているテストボードに実装したデバイスを使って決定されます。このテストボードは実際のアプリケーションまたは実現可能な動作条件を反映するものではありません。

$\theta_{JCbottom}$ は、部品の全消費電力がパッケージの底面を流れていく状況での、接合部からプリント回路基板までの熱抵抗です。標準的な μ Moduleレギュレータでは、熱の大半がパッケージの底面から流出しますが、周囲の環境への熱の流出が必ず発生します。その結果、この熱抵抗値はパッケージの比較には役立ちますが、このテスト条件は一般にユーザのアプリケーションに合致しません。

θ_{Jctop} は、部品のほぼ全消費電力がパッケージの上面を流れていく状態で決定されます。標準的な μ Moduleレギュレータの電気的接続はパッケージの底面なので、接合部からデバイスの上面に熱の大半が流れるようにアプリケーションが動作することは稀です。 $\theta_{JCbottom}$ の場合のように、この値はパッケージの比較には役立ちますが、このテスト条件は一般にユーザのアプリケーションに合致しません。

θ_{JB} は、熱の大部分が μ Moduleレギュレータの底面を流れていくときの接合部から基板までの熱抵抗であ

り、実際には、 $\theta_{JCbottom}$ と、デバイスの底面からハンダ接合部を通り、基板の一部までの熱抵抗の和です。基板の温度は、両面の2層基板を使って、パッケージからの規定された距離で測定されます。この基板はJESD 51-9で説明されています。

これらの定義から、これらの熱係数がいずれも μ Moduleレギュレータの実際の動作状態を反映していないことは明らかです。したがって、これらの熱係数のいずれかを単独で使っても、製品の熱特性を正確には予測できません。同様に、任意の1つの係数を使って、製品データシートに示すジャンクション温度と負荷のグラフに関連付けることを試みるのは適切ではありません。これらの係数を使う唯一の適切な方法は、すべての熱抵抗を同時に考慮する、FEAなどの詳細な熱解析を実行することです。

これらの熱抵抗の簡易模式図を図6に示します。青色の抵抗は μ Moduleレギュレータの内部に含まれ、緑色の抵抗は μ Moduleレギュレータの外部です。

LTM8074のダイ温度は最大定格より低くする必要があります。そのため、回路のレイアウトに注意を払い、LTM8074が十分放熱できるようにします。LTM8074から流出する熱の大半がパッケージの底面とパッドを通りプリント回路基板に流れます。そのため、プリント回路基板のレイアウト設計が不適切な場合、過剰に温度が上がり性能または信頼性が低下することがあります。プリント回路基板設計の推奨事項については、PCBレイアウトのセクションを参照してください。

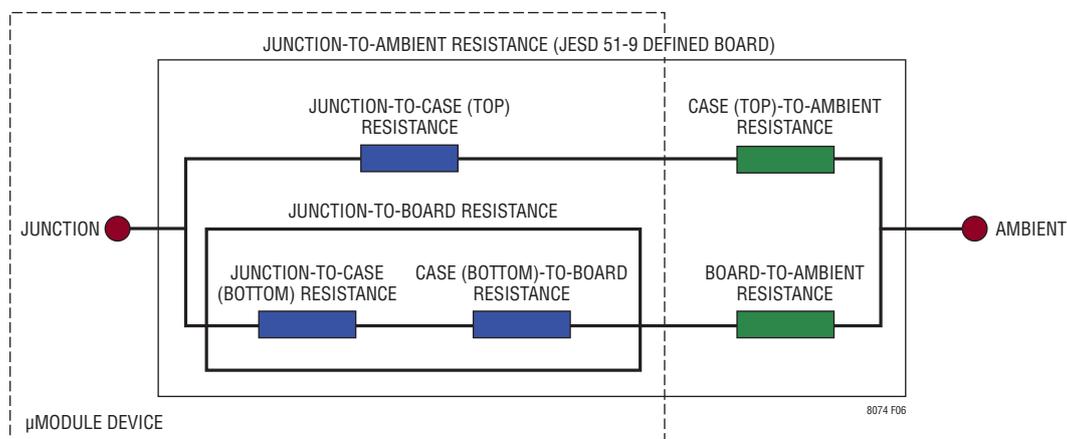
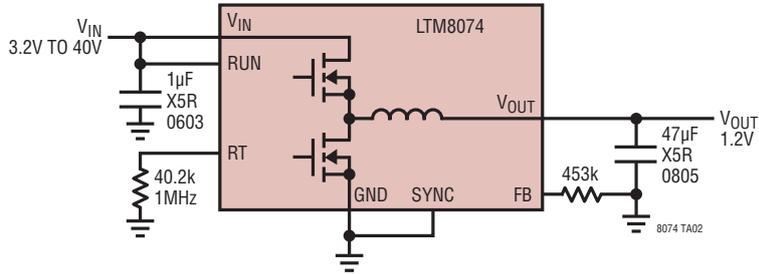


図6. デバイスの接合部と周囲の間の熱抵抗の簡易模式図

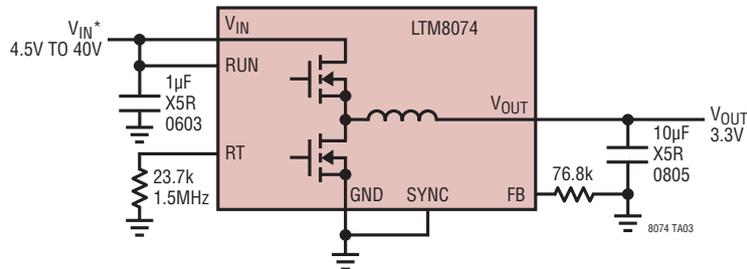
代表的なアプリケーション

3.2V~40Vの入力から1.2Vを出力する降圧コンバータ



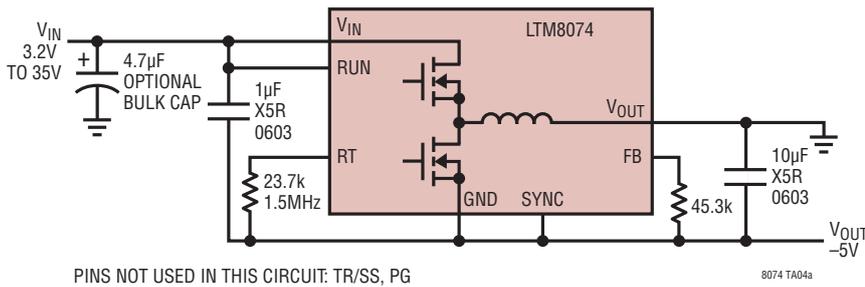
PINS NOT USED IN THIS CIRCUIT: TR/SS, PG

4.5V~40Vの入力から3.3Vを出力する降圧コンバータ



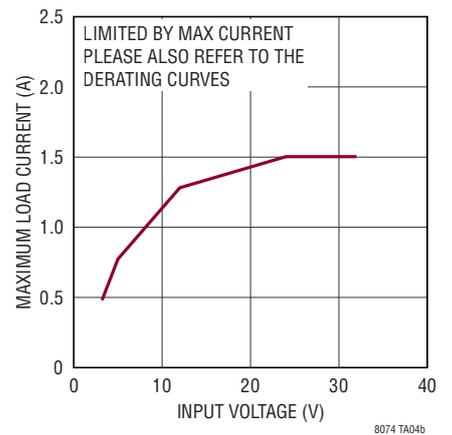
PINS NOT USED IN THIS CIRCUIT: TR/SS, PG
*VIN MAY BE AS LOW AS 3.6V WITH OFF-CYCLE SKIPPING

3.2V~35Vの入力から-5Vを出力する反転コンバータ



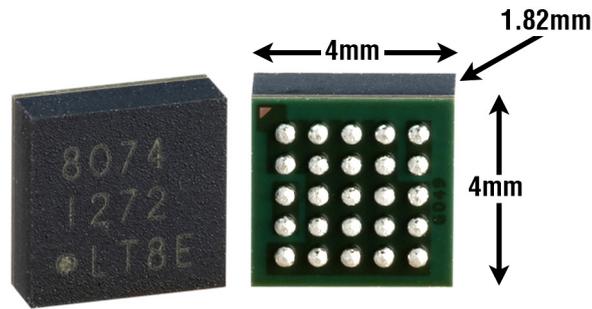
PINS NOT USED IN THIS CIRCUIT: TR/SS, PG

最大負荷電流とVIN



LTM8074

パッケージの写真



パッケージ

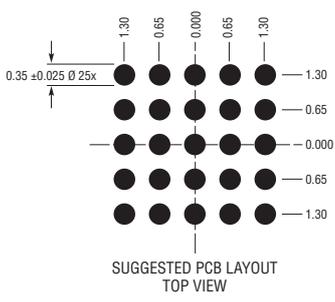
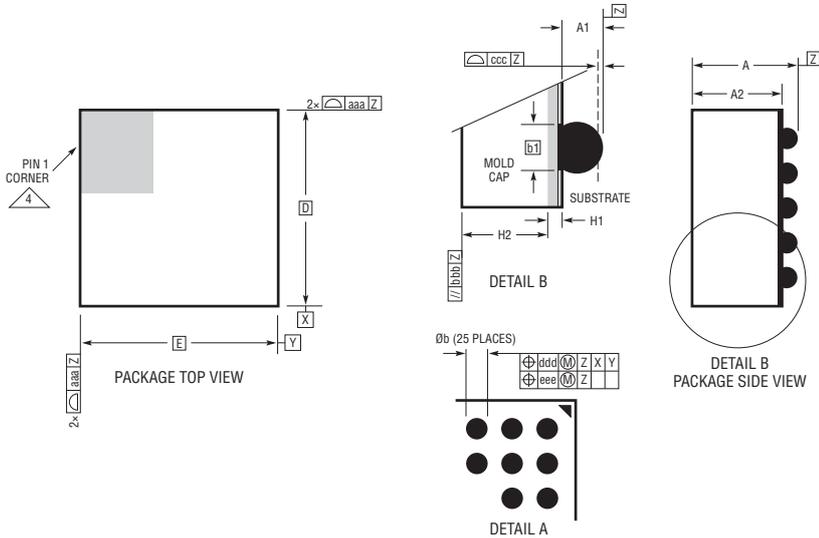
表 3.LTM8074 のピン配置 (ピン番号順)

PIN	PIN NAME	PIN	PIN NAME	PIN	PIN NAME	PIN	PIN NAME	PIN	PIN NAME
A 1	GND	B 1	PG	C 1	TR/SS	D 1	FB	E 1	V _{OUT}
A 2	RUN	B 2	GND	C 2	GND	D 2	GND	E 2	V _{OUT}
A 3	V _{IN}	B 3	GND	C 3	GND	D 3	GND	E 3	GND
A 4	V _{IN}	B 4	GND	C 4	GND	D 4	GND	E 4	GND
A 5	GND	B 5	RT	C 5	GND	D 4	SYNC	E 5	GND

パッケージ

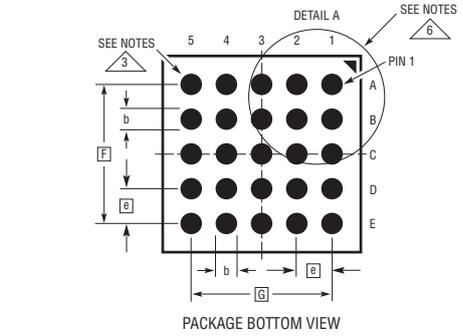


BGA Package
25-Lead (4mm × 4mm × 1.82mm)
 (Reference LTC DWG# 05-08-1566 Rev A)

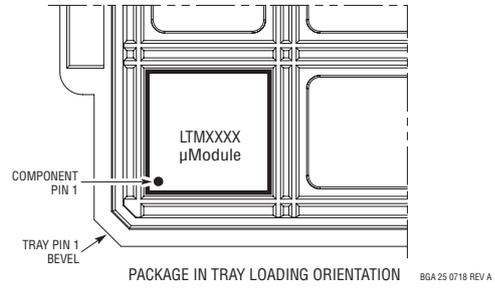


DIMENSIONS				
SYMBOL	MIN	NOM	MAX	NOTES
A	1.66	1.82	1.98	
A1	0.23	0.30	0.37	BALL HT
A2	1.43	1.52	1.61	
b	0.35	0.40	0.45	BALL DIMENSION
b1	0.32	0.35	0.38	PAD DIMENSION
D		4.00		
E		4.00		
e		0.65		
F		2.60		
G		2.60		
H1		0.32 REF		SUBSTRATE THK
H2		1.20 REF		MOLD CAP HT
aaa			0.15	
bbb			0.20	
ccc			0.10	
ddd			0.15	
eee			0.08	

TOTAL NUMBER OF BALLS: 25

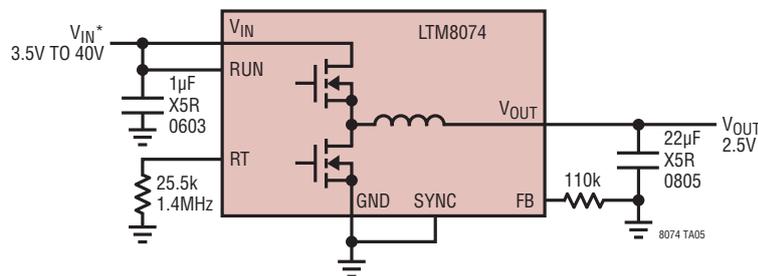


- 注記:
1. 寸法と許容誤差は ASME Y14.5M-1994 による
 2. 全ての寸法はミリメートル
 3. ボールの指定は JEP95 による
 4. ピン 1 の識別マークの詳細はオプションだが、示された領域内になければならない。ピン 1 の識別マークはモールドまたはマーキングにすることができる。ピン 1 の識別マークはモールドまたはマーキングにすることができる
 5. 主データム -Z- はシーティングプレーン
 6. パッケージの行と列のラベルは、μModule 製品間で異なります。各パッケージのレイアウトを十分に確認してください



代表的なアプリケーション

3.5V~40Vの入力から2.5Vを出力する降圧コンバータ



PINS NOT USED IN THIS CIRCUIT: TR/SS, PG
 *VIN MAY BE AS LOW AS 3.2V WITH OFF-CYCLE SKIPPING

デザイン・リソース

主題	説明
µModuleの設計/製造リソース	<p>設計:</p> <ul style="list-style-type: none"> • 選択ガイド • 評価用ボードおよびGerberファイル • 無料シミュレーション・ツール <p>製造:</p> <ul style="list-style-type: none"> • クイック・スタート・ガイド • PCBの設計、組立、および製造ガイドライン • パッケージおよびボード・レベルの信頼性
µModuleレギュレータ製品の検索	<p>1. 製品の表をパラメータによって並べ替え、結果をスプレッドシートとしてダウンロードする</p> <p>2. Quick Power Searchパラメトリック・テーブルを使って検索を実行する</p> <div style="border: 1px solid #ccc; padding: 5px; margin: 5px 0;"> <p>Quick Power Search</p> <p>INPUT $V_{in}(\text{Min})$ <input type="text"/> V $V_{in}(\text{Max})$ <input type="text"/> V</p> <p>OUTPUT V_{out} <input type="text"/> V I_{out} <input type="text"/> A</p> <p>FEATURES <input type="checkbox"/> Low EMI <input type="checkbox"/> Ultrathin <input type="checkbox"/> Internal Heat Sink</p> <p style="text-align: center;">Multiple Outputs Search</p> </div>
デジタル・パワー・システム・マネージメント	<p>アナログ・デバイスズのデジタル電源管理デバイス・ファミリーは、電源の監視、管理、マージン制御およびシーケンス制御などの基本機能を提供する高度に集積されたソリューションであり、ユーザの設定と障害ログを格納するEEPROMを搭載しています。</p>

関連製品

製品番号	説明	注釈
LTM8032	36V、2A 低EMI降圧µModuleレギュレータ	$3.6V \leq V_{IN} \leq 36V$ 、 $0.8V \leq V_{OUT} \leq 10V$ 、EN55022B 準拠
LTM8063	40V、2A Silent Switcher降圧µModuleレギュレータ	$3.2V \leq V_{IN} \leq 40V$ 、 $0.8V \leq V_{OUT} \leq 15V$ 、6.25mm × 4mm × 2.22mm BGAパッケージ
LTM8050	58V、2A降圧µModuleレギュレータ	$3.6V \leq V_{IN} \leq 58V$ 、 $0.8V \leq V_{OUT} \leq 24V$
LTM8065	40V、2.5A Silent Switcher降圧µModuleレギュレータ	$3.4V \leq V_{IN} \leq 40V$ 、 $0.97V \leq V_{OUT} \leq 18V$ 、6.25mm × 6.25mm × 2.32mm BGAパッケージ
LTM8002	40V、2.5A Silent Switcher降圧µModuleレギュレータ	$3.4V \leq V_{IN} \leq 40V$ 、 $0.97V \leq V_{OUT} \leq 18V$ 、6.25mm × 6.25mm × 2.22mm BGAパッケージ
LTM8033	36V、3A 低EMI降圧µModuleレギュレータ	$3.6V \leq V_{IN} \leq 36V$ 、 $0.8V \leq V_{OUT} \leq 24V$ 、EN55022B 準拠
LTM8003	LTM8002の3.5Aバージョン、40V、3.5A、 $I_Q = 25\mu A$ 、FMEA 準拠	$3.4V \leq V_{IN} \leq 40V$ 、 $0.97V \leq V_{OUT} \leq 18V$ 、6.25mm × 9mm × 3.32mm BGAパッケージ
LTM8053	40V、3.5A降圧µModuleレギュレータ	$3.4V \leq V_{IN} \leq 40V$ 、 $0.97V \leq V_{OUT} \leq 15V$ 、6.25mm × 9mm × 3.32mm BGAパッケージ
LTM8027	60V、4A降圧µModuleレギュレータ	$4.5V \leq V_{IN} \leq 60V$ 、 $2.5V \leq V_{OUT} \leq 24V$