

静止電流が2.5μAの65V、8A同期整流式 降圧 Silent Switcher

特長

- Silent Switcher® (サイレント・スイッチャ)アーキテクチャ
 - 超低EMI放射
 - オプションのスペクトラム拡散変調
- 高周波で高効率
 - 1MHz、12V入力、5V出力時の効率:最大95%
 - 2MHz、12V入力、5V出力時の効率:最大94%
- 広い入力電圧範囲:3.4V~65V
- 超低静止電流のBurst Mode(バーストモード)動作
 - 12V入力で3.3V出力を安定化時の $I_Q = 2.5\mu A$
 - 出力リップル < 10mV_{p-p}
- 短い最小スイッチオン時間:40ns
- 全ての条件で低ドロップアウト:60mV(1A時)
- 調整可能および同期可能な周波数:200kHz~2.2MHz
- ピーク電流モード動作
- 出力ソフトスタートおよび出力トラッキング
- 小型32ピン(6mm×4mm)LQFNパッケージ
- AEC-Q100 認定進行中

アプリケーション

- 自動車用電源および産業用電源
- 汎用降圧電源
- GSM 電源

概要

LT®8645S-2 は、Silent Switcherアーキテクチャを備えた同期整流式降圧レギュレータで、EMI放射を最小限に抑えながら高スイッチング周波数で高い効率を実現するよう設計されています。この性能のため、LT8645S-2はノイズの影響を受けやすいアプリケーションおよび環境に最適です。

高速でノイズが少なく、オーバーシュートが小さいスイッチング・エッジによって、高スイッチング周波数でも効率の高い動作が可能になり、ソリューション・サイズ全体の小型化につながっています。最小オン時間が40nsのピーク電流モード制御により、スイッチング周波数が高い場合でも高い降圧比が可能です。

Burst Mode®動作によって極めて低いスタンバイ電流消費量を実現し、パルス・スキップ・モードによって低出力負荷時に最大スイッチング周波数が可能となり、スペクトラム拡散動作によってEMI放射を更に低減できます。

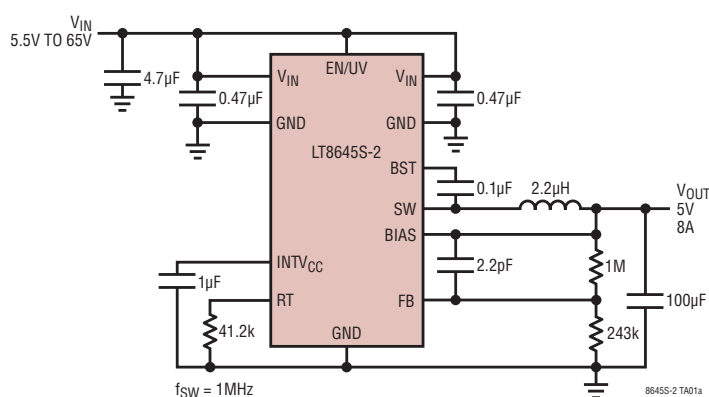
	内部コンデンサ	V _C の補償	150°C グレード
LT8645S*	Yes	Internal	No
LT8646S*	Yes	External	No
LT8645S-2	No	Internal	Yes

*LT8645S/LT8646Sのデータシートを参照

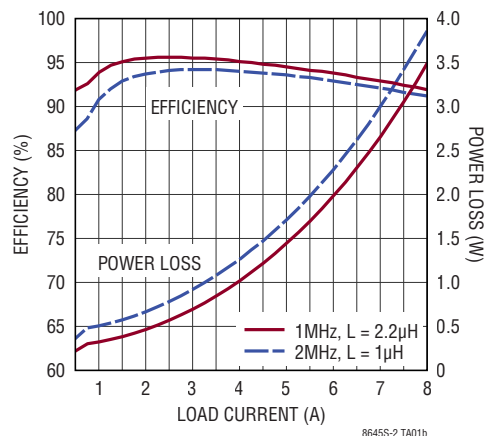
全ての登録商標および商標の所有権は、それぞれの所有者に帰属します。8823345を含む米国特許によって保護されています。

標準的応用例

5V/8A降圧コンバータ



12V入力、5V出力時の効率

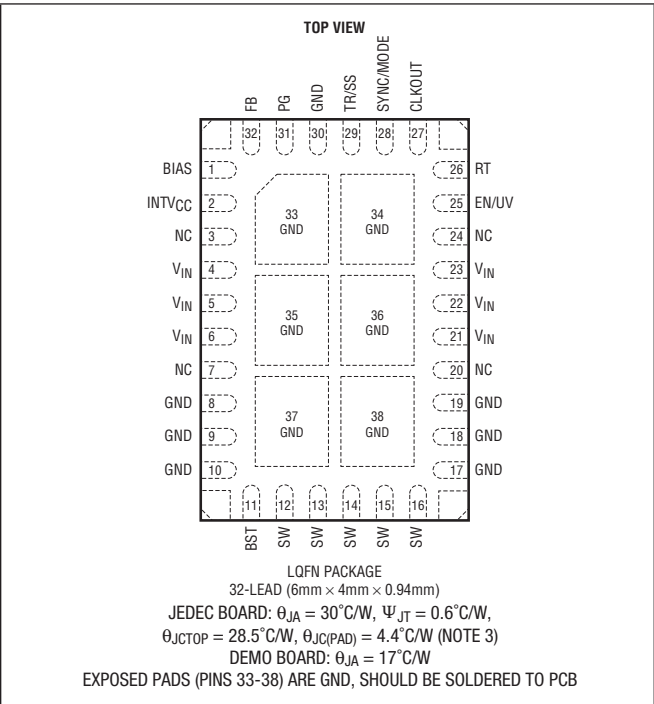


LT8645S-2

絶対最大定格 (Note 1)

V _{IN} 、EN/UV	65V
PG	42V
BIAS	25V
FB、TR/SS	4V
SYNC / MODE 電圧	6V
動作ジャンクション温度範囲 (Note 2)	
LT8645S-2E	-40°C~125°C
LT8645S-2J	-40°C~150°C
LT8645S-2H	-40°C~150°C
保存温度範囲	-65°C~150°C
最大リフロー (パッケージ本体) 温度	260°C

ピン配置



発注情報

製品番号	製品マーキング*	仕上げコード	パッド仕上げ	パッケージ・タイプ**	MSL 定格	温度範囲
LT8645SEV-2#PBF	86452	e4	Au (RoHS)	LQFN (Laminate Package with QFN Footprint)	3	−40°C to 125°C
LT8645SJV-2#PBF						−40°C to 150°C
LT8645SHV-2#PBF						
オートモーティブ製品***						
LT8645SEV-2#WPBF	86452	e4	Au (RoHS)	LQFN (Laminate Package with QFN Footprint)	3	−40°C to 125°C
LT8645SJV-2#WPBF						−40°C to 150°C
LT8645SHV-2#WPBF						

- 更に広い動作温度範囲で規定されるデバイスについては、弊社または弊社代理店にお問い合わせください。*パッドまたはボールの仕上げコードはIPC/JEDEC J-STD-609に準拠しています。
- 推奨されるLGA/BGAのPCBアセンブリおよび製造方法
- LGA/BGAパッケージおよびトレイの図面

製品名の末尾がPBFのデバイスはRoHSおよびWEEEに準拠しています。**LT8645S-2パッケージのフットプリントは、標準の6mm × 4mm QFNパッケージと同じです。

***このデバイス・バージョンは、車載アプリケーションの品質と信頼性の条件に対応するため、管理の行き届いた製造工程により供給されます。これらのモデルは#W接尾部により指定されます。車載アプリケーション向けには、上記の車載グレード製品のみを提供しています。特定製品のオーダー情報とこれらのモデルに特有の車載信頼性レポートについては、最寄りのアナログ・デバイス代理店までお問い合わせください。

電氣的特性

●は全動作温度範囲での規格値を意味する。それ以外は $T_A = 25^\circ\text{C}$ での値。

PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
Minimum Input Voltage		●		3.0	3.4	V
V_{IN} Quiescent Current in Shutdown	$V_{EN/UV} = 0V$	●		0.9	3	μA
		●		0.9	20	μA
V_{IN} Quiescent Current in Sleep	$V_{EN/UV} = 2V$, $V_{FB} > 0.97V$, $V_{SYNC} = 0V$	●		1.7	4	μA
		●		1.7	20	μA
V_{IN} Current in Regulation	$V_{OUT} = 0.97V$, $V_{IN} = 6V$, $I_{LOAD} = 1mA$, $V_{SYNC} = 0V$	●		200	500	μA
Feedback Reference Voltage	$V_{IN} = 6V$	●	0.964	0.970	0.976	V
	$V_{IN} = 6V$	●	0.956	0.970	0.982	V
Feedback Voltage Line Regulation	$V_{IN} = 4.0V$ to $42V$	●		0.004	0.025	%/V
Feedback Pin Input Current	$V_{FB} = 1V$		-20		20	nA
BIAS Pin Current Consumption	$V_{BIAS} = 3.3V$, $f_{SW} = 2MHz$			22		mA
Minimum On-Time	$I_{LOAD} = 2.5A$, $SYNC = 0V$	●		40	65	ns
	$I_{LOAD} = 2.5A$, $SYNC = 2V$	●		35	60	ns
Minimum Off-Time				80	110	ns
Oscillator Frequency	$R_T = 221k$	●	180	210	240	kHz
	$R_T = 60.4k$	●	665	700	735	kHz
	$R_T = 18.2k$	●	1.8	1.95	2.1	MHz
Top Power NMOS On-Resistance	$I_{SW} = 1A$			36		$m\Omega$
Top Power NMOS Current Limit		●	10.5	14	17.5	A
Bottom Power NMOS On-Resistance	$V_{INTVCC} = 3.4V$, $I_{SW} = 1A$			25		$m\Omega$
Bottom Power NMOS Current Limit	$V_{INTVCC} = 3.4V$		8.5	11	14	A
SW Leakage Current	$V_{IN} = 42V$, $V_{SW} = 0V$, $42V$		-1.5		1.5	μA
EN/UV Pin Threshold	EN/UV Rising	●	0.95	1.01	1.07	V
EN/UV Pin Hysteresis				45		mV
EN/UV Pin Current	$V_{EN/UV} = 2V$		-20		20	nA
PG Upper Threshold Offset from V_{FB}	V_{FB} Falling	●	5	7.5	10	%
PG Lower Threshold Offset from V_{FB}	V_{FB} Rising	●	-10.5	-8	-5.5	%
PG Hysteresis				0.4		%
PG Leakage	$V_{PG} = 3.3V$		-40		40	nA
PG Pull-Down Resistance	$V_{PG} = 0.1V$	●		750	2000	Ω
SYNC/MODE Threshold	SYNC/MODE DC and Clock Low Level Voltage	●	0.7	0.9		V
	SYNC/MODE Clock High Level Voltage	●		1.2	1.4	V
	SYNC/MODE DC High Level Voltage	●	2.2	2.55	2.9	V
Spread Spectrum Modulation Frequency Range	$R_T = 60.4k$, $V_{SYNC} = 3.3V$			24		%
Spread Spectrum Modulation Frequency	$V_{SYNC} = 3.3V$			2.5		kHz
TR/SS Source Current		●	1.2	2	2.8	μA
TR/SS Pull-Down Resistance	Fault Condition, $TR/SS = 0.1V$			220		Ω

電気的特性

Note 1: 絶対最大定格に記載された値を超えるストレスはデバイスに永続的損傷を与える可能性がある。また、長期にわたって絶対最大定格条件に曝すと、デバイスの信頼性と寿命に悪影響を与える恐れがある。

Note 2: LT8645S-2Eは、0°C～125°Cのジャンクション温度で性能仕様に適合することが確認されている。-40°C～125°Cの動作ジャンクション温度範囲での仕様は、設計、特性評価および統計学的なプロセス・コントロールとの相関で確認されている。LT8645S-2JおよびLT8645-2Hは、-40°C～150°Cの全動作ジャンクション温度範囲で動作することが確認されている。ジャンクション温度が高いと、動作寿命は短くなる。125°Cを超えるジャンクション温度では動作寿命がディレーティングされる。

ジャンクション温度 (T_J (°C)) は周囲温度 (T_A (°C)) および消費電力 (P_D (W)) から次式に従って計算される。

$$T_J = T_A + (P_D \cdot \theta_{JA})$$

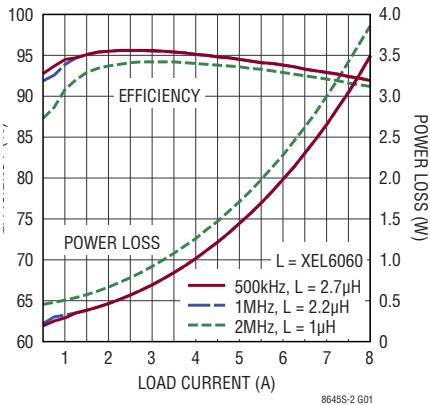
ここで、 θ_{JA} (°C/W) はパッケージの熱抵抗である。

Note 3: θ の値はJEDEC 51-7、51-12に従って決定される。熱抵抗の改善について、または標準的な動作条件でのデモボードの実温度計測については、アプリケーション情報のセクションを参照。

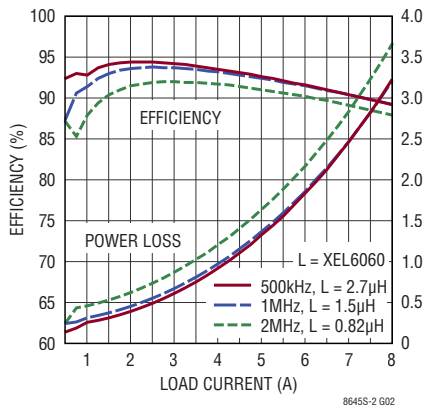
Note 4: このデバイスには過負荷状態の間デバイスを保護するための過熱保護機能が備わっている。過熱保護機能がアクティブなときジャンクション温度は150°Cを超える。規定されている最大動作ジャンクション温度を超えた状態で動作が継続すると、寿命が短くなる。

代表的な性能特性

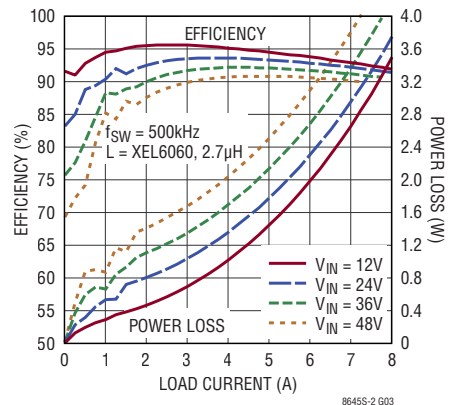
12V入力、5V出力時の効率と周波数



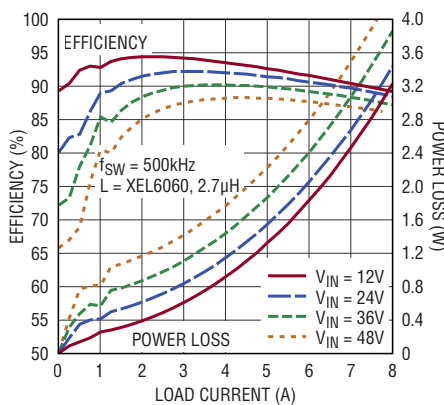
12V入力、3.3V出力時の効率と周波数



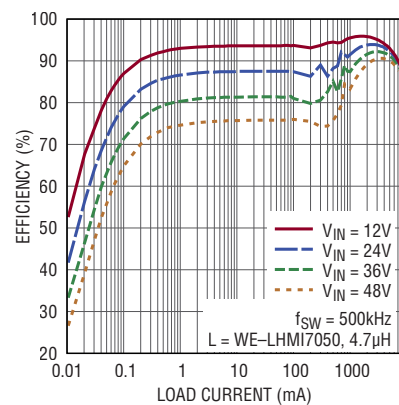
5V出力での効率



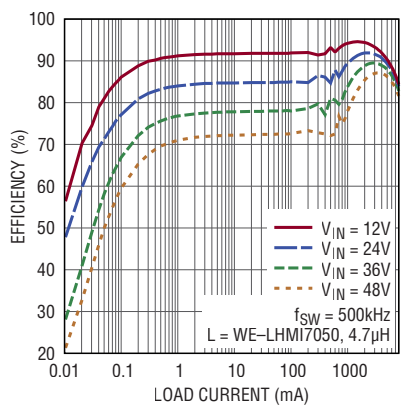
3.3V出力での効率



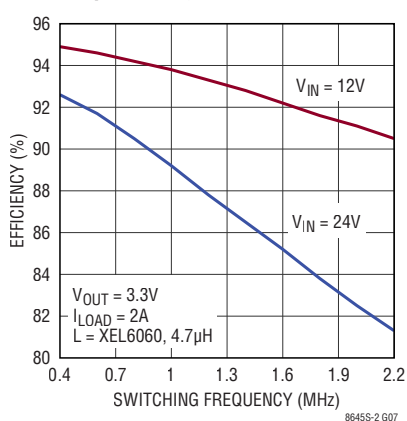
軽負荷での効率 (V_{OUT} = 5V)



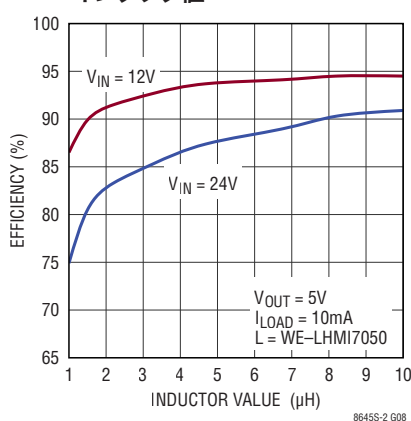
軽負荷での効率 (V_{OUT} = 3.3V)



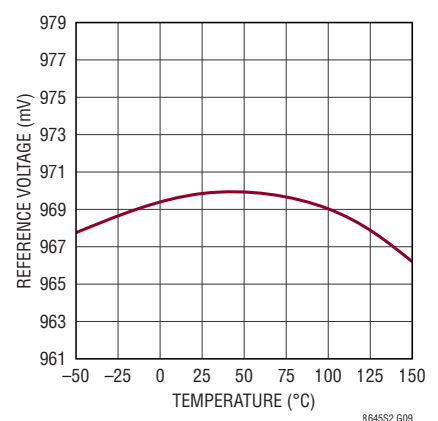
効率と周波数



Burst Mode 動作の効率とインダクタ値

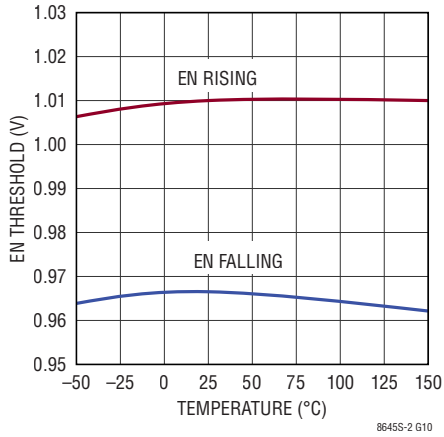


リファレンス電圧

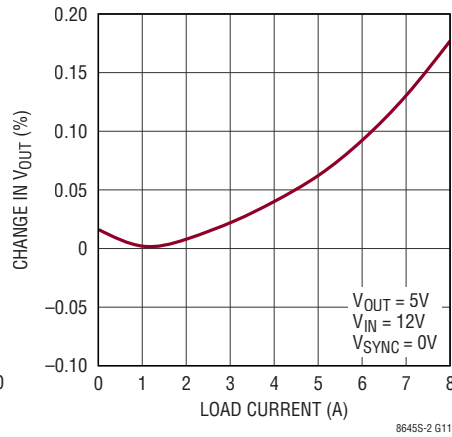


代表的な性能特性

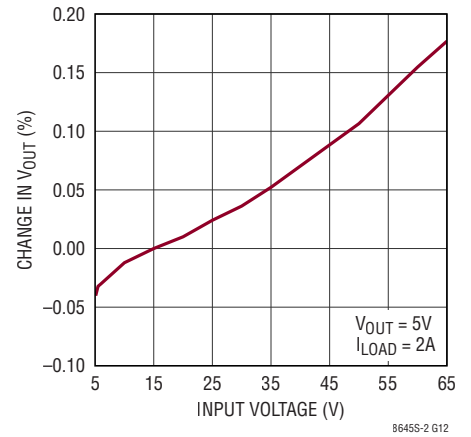
ENピンの閾値



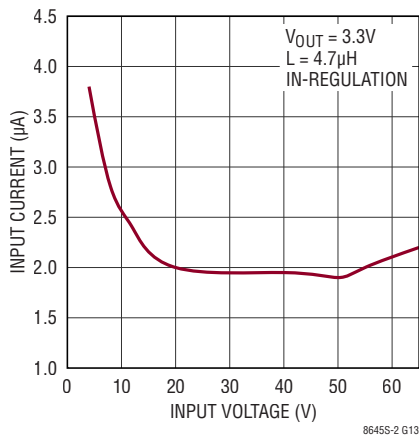
負荷レギュレーション



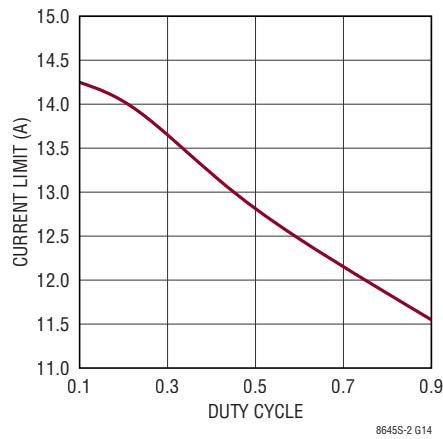
ラインレギュレーション



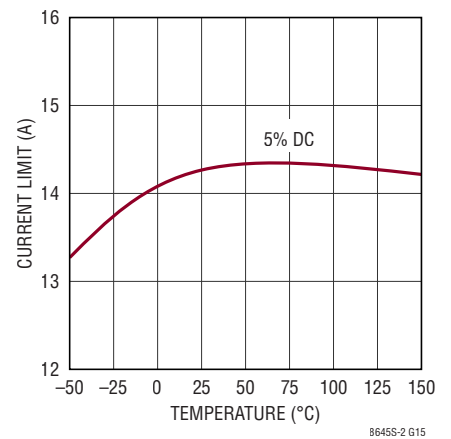
無負荷時電源電流



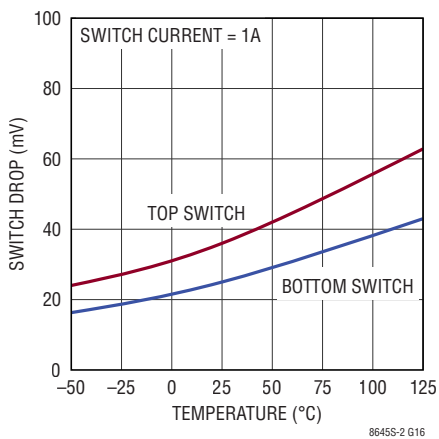
上側FETの電流制限と
デューティ・サイクル



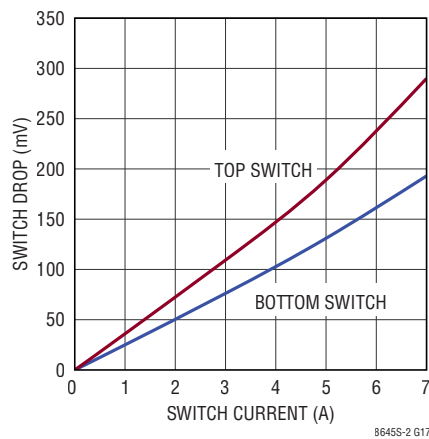
上側FETの電流制限



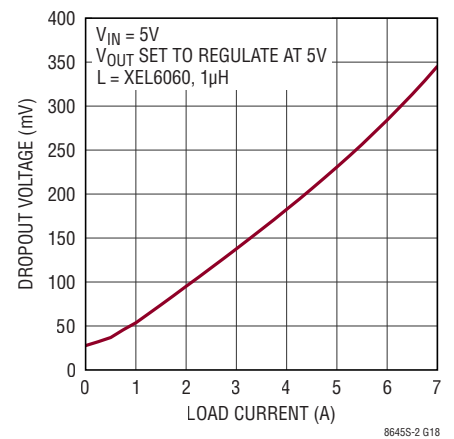
スイッチの電圧降下と温度



スイッチの電圧降下とスイッチ電流

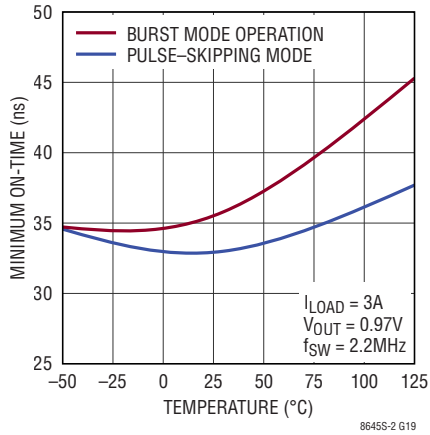


ドロップアウト電圧

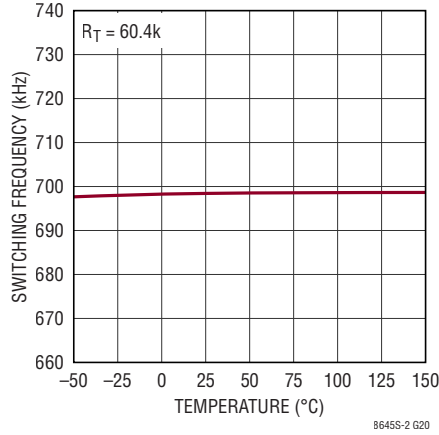


代表的な性能特性

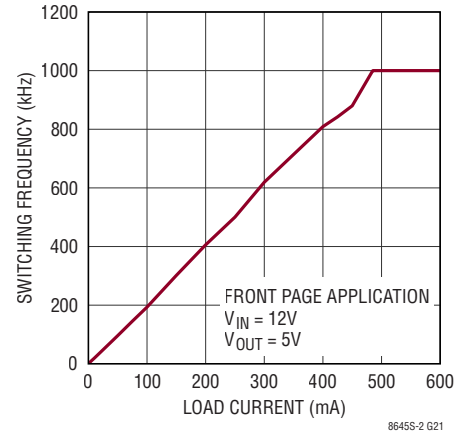
最小オン時間



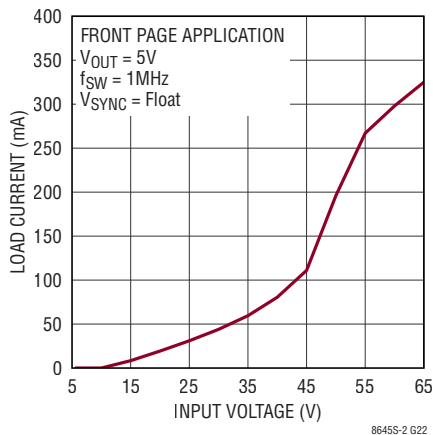
スイッチング周波数



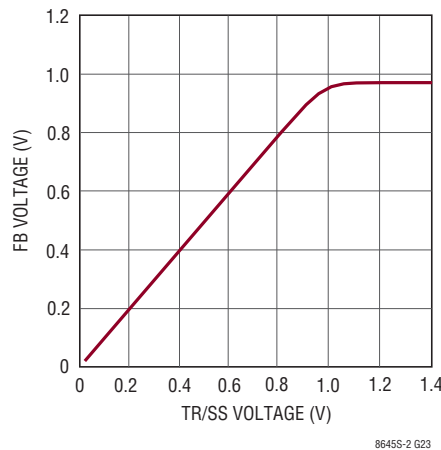
バースト周波数



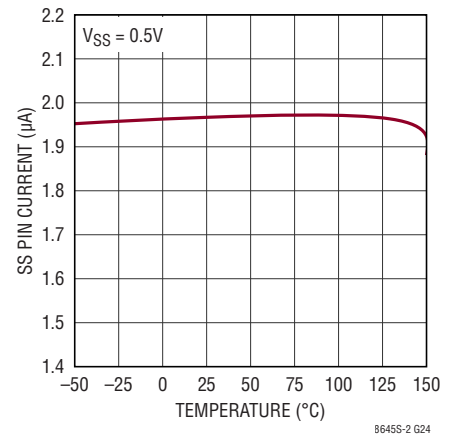
最小負荷から最大周波数まで
(パルス・スキップ・モード)



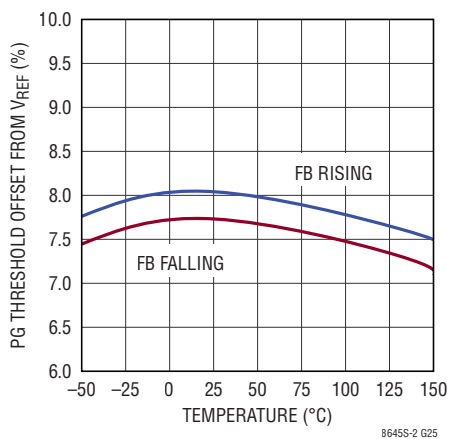
ソフトスタート時のトラッキング



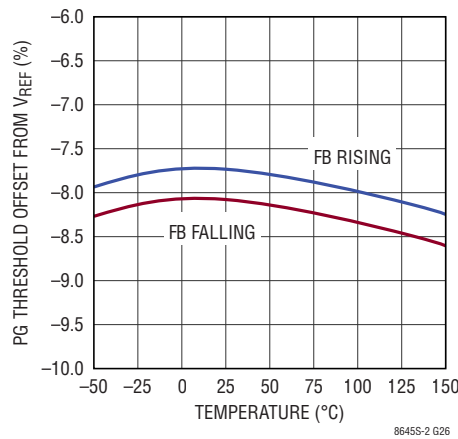
ソフトスタート・ピンの電流



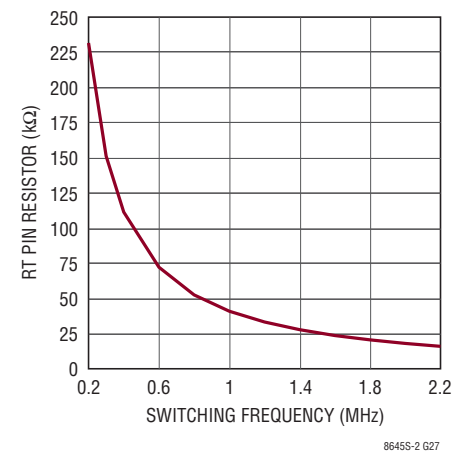
PG ピンのハイ閾値



PG ピンのロー閾値

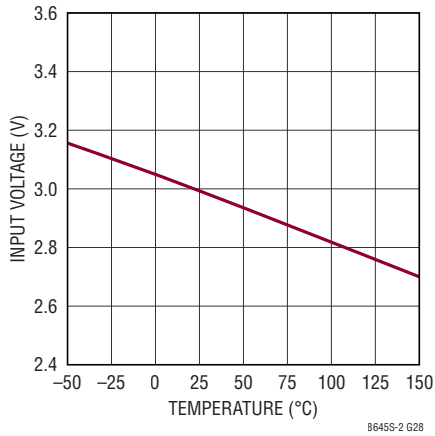


RTで設定したスイッチング周波数

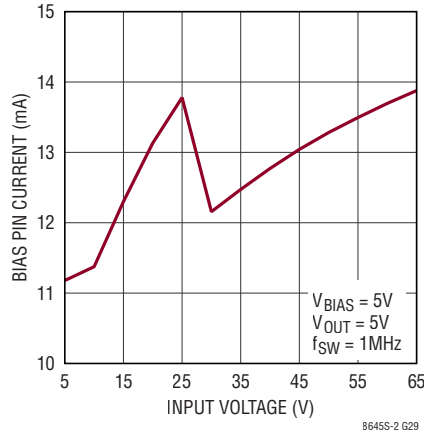


代表的な性能特性

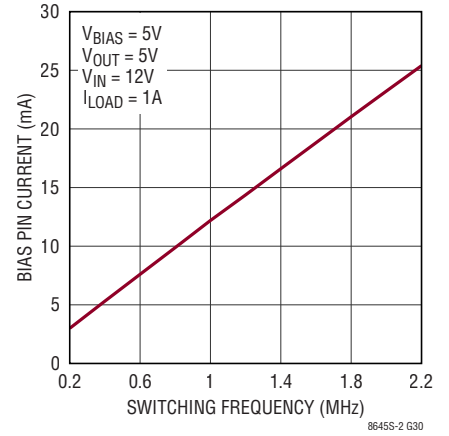
最小入力電圧



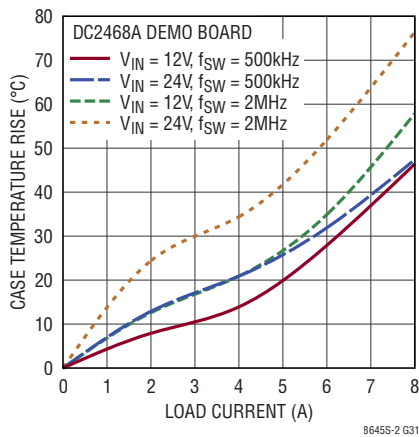
BIASピンの電流



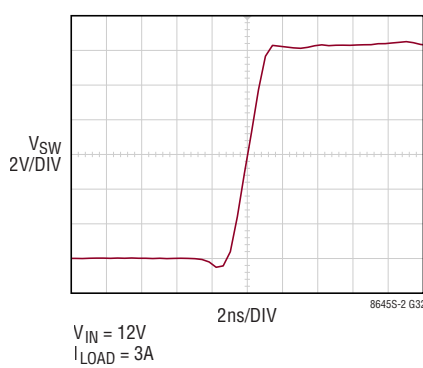
BIASピンの電流



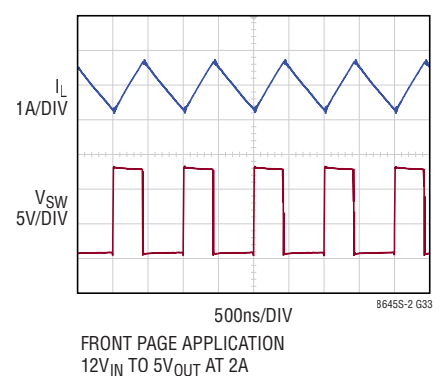
ケース温度の上昇



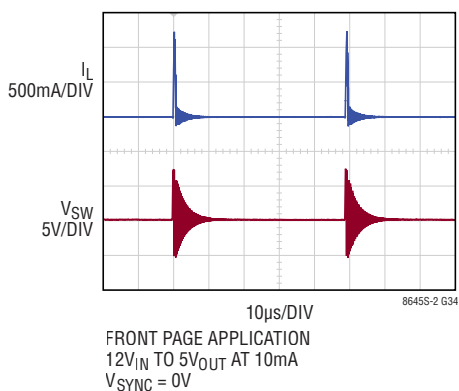
スイッチの立上がりエッジ



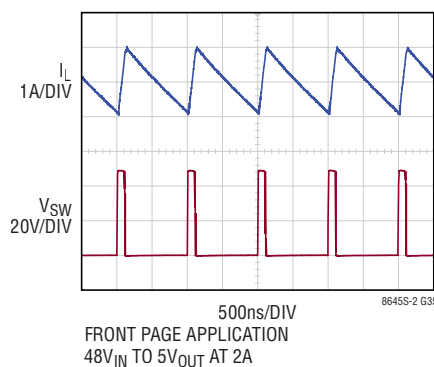
スイッチング波形、
最大周波数での連続動作



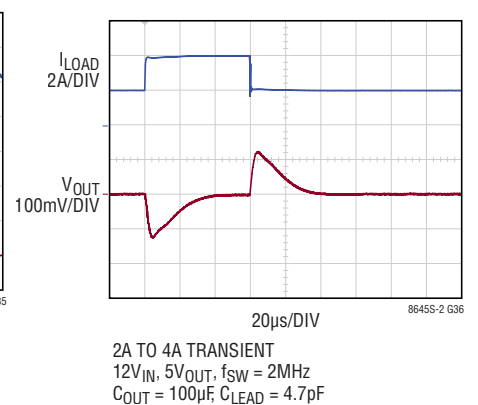
スイッチング波形、Burst Mode 動作



スイッチング波形

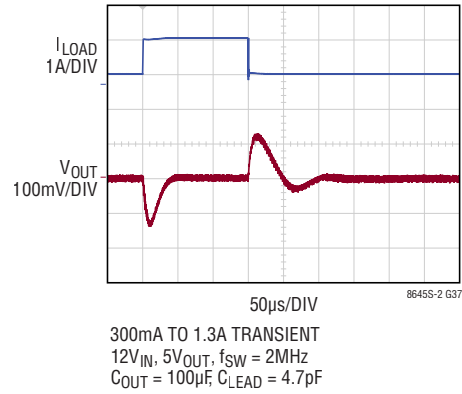


過渡応答、内部補償

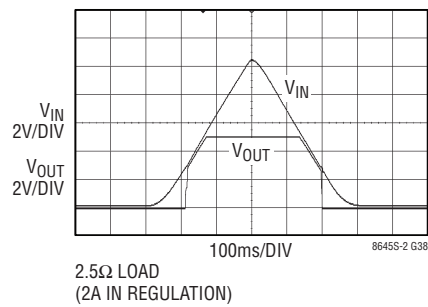


代表的な性能特性

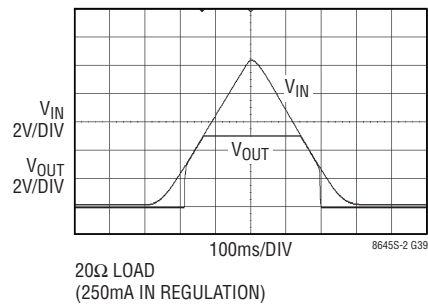
過渡応答、300mA (Burst Mode 動作) から 1.3A への トランジェント



起動時のドロップアウト性能

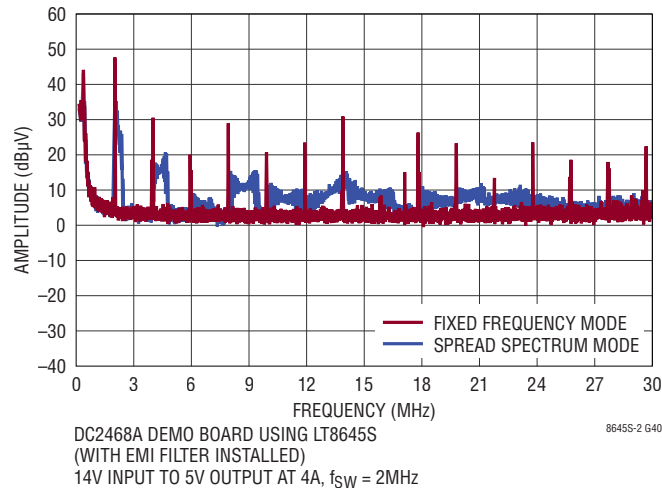


起動時のドロップアウト性能

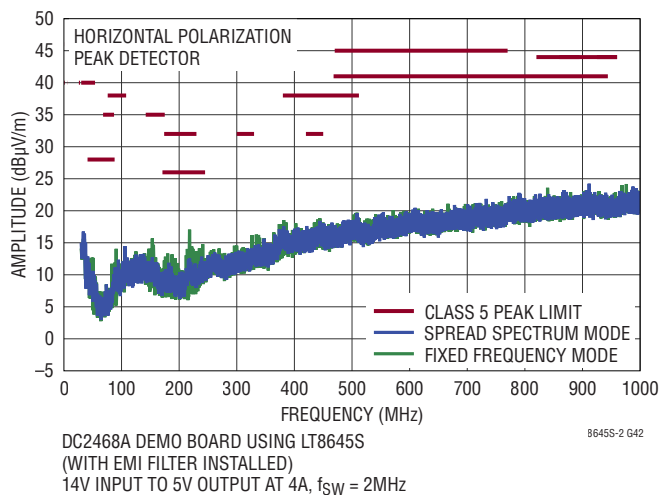
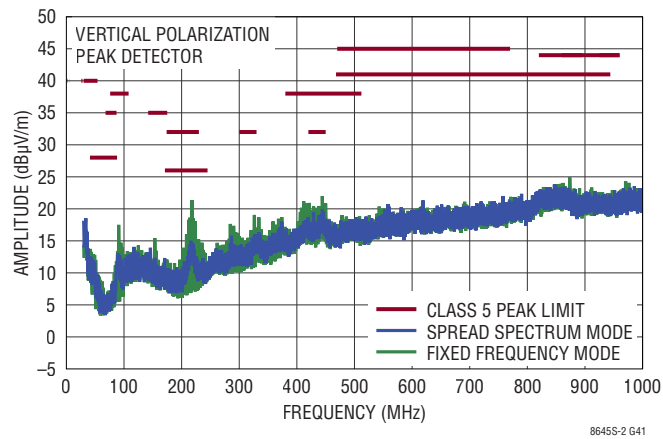


代表的な性能特性

伝導 EMI 性能



EMI 放射性能
(クラス5ピーク限度値での CISPR25 放射エミッション・テスト)



ピン機能

BIAS (ピン1) : BIASが3.1Vより高い電圧に接続されていると、内部レギュレータには V_{IN} ではなくBIASから電流が流れます。出力電圧が3.3V~25Vの場合、このピンは V_{OUT} に接続してください。このピンを V_{OUT} 以外の電源に接続する場合は、このピンの近くに1 μ Fのバイパス・コンデンサを使用してください。電源を使用できない場合は、GNDに接続します。ただし、特に高入力電圧または高周波数アプリケーションの場合、BIASを出力または3.3V以上の外部電源に接続する必要があります。

INTV_{CC} (ピン2) : 内部3.4Vレギュレータのバイパス・ピン。内部パワー・ドライバおよび制御回路はこの電圧から電力を供給されます。INTV_{CC}の最大出力電流は25mAです。INTV_{CC}ピンには外部回路による負荷をかけないでください。INTV_{CC}の電流は、BIAS > 3.1Vの場合はBIASピンから供給され、そうでない場合は V_{IN} ピンから供給されます。BIASが3.0V~3.6Vの範囲の場合、INTV_{CC}ピンの電圧は2.8V~3.4Vの範囲で変化します。1 μ F以上の低ESRセラミック・コンデンサをこのピンとグラウンドの間に接続し、デバイスに近づけて配置します。

NC (ピン3、7、20、24) : 接続なし。このピンは内部回路に接続されておらず、PCB上の任意の場所(通常はグラウンド)に接続できます。

V_{IN} (ピン4、5、6、21、22、23) : V_{IN} ピンからはLT8645S-2の内部回路と内蔵の上側パワー・スイッチに電流が供給されます。LT8645S-2では、複数の V_{IN} バイパス・コンデンサを使用することが必要です。0.47 μ Fの小型コンデンサ2個(C_{IN1} 、 C_{IN2})をLT8645S-2の両側に1つずつ、デバイスにできるだけ近づけて配置します。3つ目の(4.7 μ F以上の大容量)コンデンサは、 C_{IN1} または C_{IN2} の近くに配置します。レイアウト例については、アプリケーション情報のセクションを参照してください。

GND (ピン8、9、10、17、18、19、露出パッド・ピン33~38) : グラウンド。入力コンデンサの負端子はGNDピンのできるだけ近くに配置してください。レイアウト例については、アプリケーション情報のセクションを参照してください。露出パッドは、良好な熱性能を得るためPCBにハンダ処理する必要があります。製造上の制限により必要な場合は、ピン33~38を未接続のままにできますが、熱性能は低下します。

BST (ピン11) : このピンは、入力電圧より高い駆動電圧を上側のパワー・スイッチに供給するために使用します。0.1 μ Fの昇圧コンデンサをできるだけデバイスの近くに配置してください。

SW (ピン12、13、14、15、16) : SWピンは内部パワー・スイッチの出力です。これらのピンは互いに接続し、インダクタと昇圧コンデンサに接続します。優れた性能と低いEMIを得るため、プリント回路基板上でのこのノードの面積が小さくなるようにしてください。

EN/UV (ピン25) : LT8645S-2は、このピンがローのときシャットダウン状態になり、このピンがハイのときアクティブになります。ヒステリシスのあるスレッシュホールド電圧は上昇時1.01V、下降時0.965Vです。シャットダウン機能を使用しない場合は、 V_{IN} に接続してください。 V_{IN} からの外付け抵抗分割器を使って、その値を下回るとLT8645S-2がシャットダウンする V_{IN} 閾値を設定できます。

RT (ピン26) : RTピンとグラウンドの間に抵抗を接続して、スイッチング周波数を設定します。

CLKOUT (ピン27) : パルス・スキップ・モード、スペクトラム拡散モード、および同期モードでは、CLKOUTピンが約200ns幅のパルスをスイッチ周波数で供給します。CLKOUTピンの低レベルはグラウンド、高レベルはINTV_{CC}です。CLKOUTピンの駆動強度は数百 Ω です。Burst Mode動作では、CLKOUTピンはローになります。CLKOUT機能を使用しない場合は、このピンをフロート状態にします。

SYNC/MODE (ピン28) : SYNCピンを使って次の4種類の動作モードを設定します。1) Burst Mode。低出力負荷でのBurst Mode動作の場合、このピンを接地します。これによって、超低静止電流が得られます。2) パルス・スキップ・モード。このモードでは、パルス・スキップが発生する軽い出力負荷までは最大周波数で動作します。SYNCピンをフロート状態にすると、パルス・スキップ・モードになります。フロート状態にする場合は、このピンのもれ電流が1 μ A未満である必要があります。3) スペクトラム拡散モード。スペクトラム拡散変調を伴うパルス・スキップ・モードの場合、このピンをINTV_{CC}(約3.4V)または3V~4Vの外部電源に接続してハイにします。4) 同期モード。外部周波数に同期させるには、このピンをクロック信号源で駆動します。同期中、デバイスはパルス・スキップ・モードで動作します。

ピン機能

TR/SS (ピン29) : 出力トラッキングおよびソフトスタート・ピン。このピンを使用すると、起動時に出力電圧のランプ・レートを制御できます。TR/SS ピンの電圧が0.97Vより低くなると、デバイスはFB ピンの電圧を安定化してTR/SS ピンの電圧と等しくなるようにします。TR/SS ピンの電圧が0.97Vより高くなると、トラッキング機能がデイスエーブルされ、内部リファレンスによってエラーアンプの制御が再開されます。このピンにはINTV_{CC}からの2 μ Aの内部プルアップ電流が流れるので、コンデンサで出力電圧のスルー・レートを設定できます。このピンは、シャットダウン時および障害状態では内部の200 Ω MOSFETによってグラウンド電位になるので、低インピーダンス出力で駆動する場合は直列抵抗を使用してください。トラッキング機能が必要ない場合は、このピンをフロート状態のままにしておいてもかまいません。

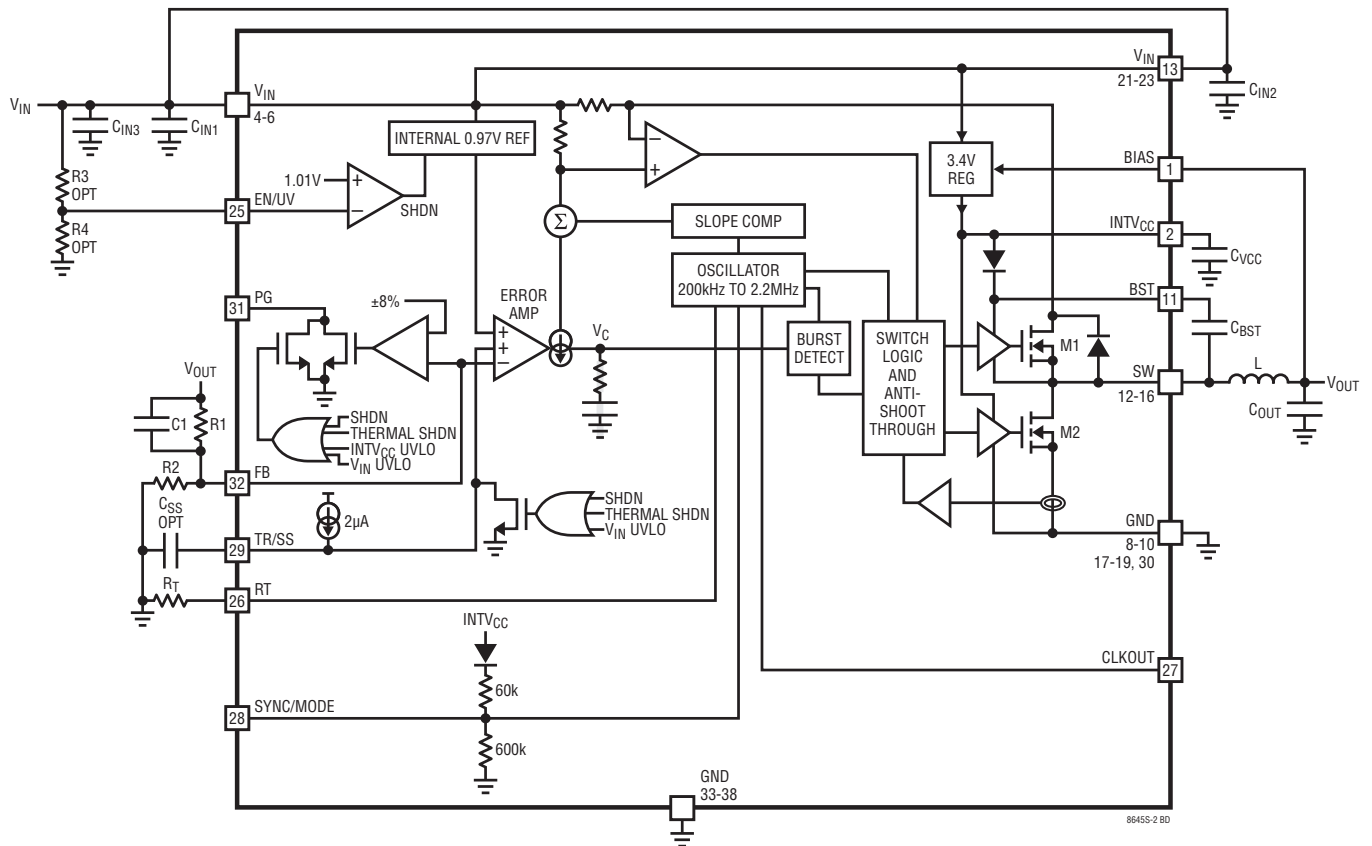
GND (ピン30) : グラウンド。このピンはシステム・グラウンドおよびグラウンド・プレーンに接続します。

PG (ピン31) : PG ピンは内部コンパレータのオープンドレイン出力です。PG はFB ピンが最終レギュレーション電圧の $\pm 8\%$ 以内になるまでローのままであり、障害状態にはなりません。PG は、EN/UV ピンの電圧が1Vより低い、INTV_{CC}が低下しすぎている、V_{IN}が低すぎる、またはサーマル・シャットダウンが作動している場合、ローに引き下げられます。V_{IN}が3.4Vより高い場合、PGは有効です。

FB (ピン32) : LT8645S-2はFB ピンを0.97Vに安定化します。帰還抵抗分圧器のタップをこのピンに接続します。また、位相進みコンデンサをFB ピンとV_{OUT}の間に接続します。通常、このコンデンサの値は1pF~10pFです。

コーナー・ピン : これらのピンは、物理的支持のためにのみ存在し、PCB 上の任意の場所(通常はグラウンド)に接続してかまいません。

ブロック図



動作

LT8645S-2はモノリシック、固定周波数、電流モードの降圧DC/DCコンバータです。RTピンに接続する抵抗を使用して周波数を設定する発振器により、各クロック・サイクルの開始時に内蔵の上側パワー・スイッチがオンします。次に、インダクタを流れる電流が増加して上側スイッチの電流コンパレータが作動し、上側のパワー・スイッチがオフします。上側スイッチがオフするときのピーク・インダクタ電流は、内部VCノードの電圧によって制御されます。エラーアンプは、 V_{FB} ピンの電圧を0.97Vの内部リファレンスと比較することによってVCノードをサーボ制御します。負荷電流が増加すると、帰還電圧はリファレンスと比較して低くなるので、エラーアンプによってVCの電圧が上昇し、平均インダクタ電流が新たな負荷電流に釣り合うまで上昇し続けます。上側パワー・スイッチがオフすると、同期パワー・スイッチがオンし、次のクロック・サイクルが始まるか、インダクタ電流が0に減少するまでオンのままになります。過負荷状態によって11Aを超える電流が下側スイッチに流れると、スイッチ電流が安全なレベルに戻るまで次のクロック・サイクルは遅延します。

EN/UVピンがローの場合、LT8645S-2はシャットダウンし、入力から約1 μ Aが流れます。EN/UVピンの電圧が1.01Vを超えると、スイッチング・レギュレータはアクティブになります。

軽負荷での効率を最適化するため、LT8645S-2は軽負荷の状態ではBurst Modeで動作します。バーストとバーストの間は、出力スイッチの制御に関連した全ての回路がシャットダウンし、入力電源電流が1.7 μ Aに減少します。標準的なアプリケーションでは、無負荷で安定化しているとき入力電源から2.5 μ Aを消費します。Burst Mode動作を使用する場合はSYNC/MODEピンをローに接続します。SYNC/MODEピンをフロート状態にすると、パルス・スキップ・モードを使用することができます。SYNC/MODEピンにクロックを入力すると、デバイスは外部クロックの周波数に同期し、パルス・ス

キップ・モードで動作します。パルス・スキップ・モードの間、発振器は継続的に動作し、SWの正方向の遷移がクロックに揃えられます。軽負荷時は、スイッチ・パルスがスキップされて出力が安定化され、静止電流は数百 μ Aになります。

EMIを改善するために、LT8645S-2はスペクトラム拡散モードで動作できます。この機能は、+20%の三角波周波数変調によりクロックの周波数を変化させます。例えば、LT8645S-2の周波数を2MHzでスイッチングするように設定した場合、スペクトラム拡散モードでは、発振器が2MHz～2.4MHzの範囲で変調されます。パルス・スキップ・モードを使用してスペクトラム拡散変調をイネーブルするには、SYNC/MODEピンをINTV_{CC}(約3.4V)または3V～4Vの外部電源に接続してハイにする必要があります。

あらゆる負荷にわたって効率を改善するため、BIASピンのバイアス電圧が3.3V以上の場合は、内部回路に流れる電源電流をBIASピンから供給することができます。そうでない場合、内部回路に流れる電流は V_{IN} から供給されます。LT8645S-2の出力を3.3V～25Vに設定する場合は、BIASピンを V_{OUT} に接続してください。

出力電圧が設定値から $\pm 8\%$ (標準)より大きく変化する場合や、障害状態が存在する場合は、FBピンの電圧をモニターするコンパレータによってPGピンはローになります。

FBピンの電圧が低いと、発振器はLT8645S-2の動作周波数を低下させます。この周波数フォールドバック機能により、起動時や過電流状態の間に出力電圧が設定値より低くなると、インダクタ電流を制御することができます。SYNC/MODEピンにクロックを入力するか、SYNC/MODEピンをフロート状態にするか、DCハイに保持すると、周波数フォールドバックはディスエーブルされ、スイッチング周波数は過電流状態のときにのみ低下するようになります。

アプリケーション情報

EMIを低く抑えるPCBレイアウト

LT8645S-2は、特にEMI放射を最小限に抑え、高周波数でのスイッチング時に効率を最大限に高めるように設計されています。最適な性能を得るために、LT8645S-2では V_{IN} のバイパス・コンデンサを複数使用する必要があります。

0.47 μ Fの小型コンデンサ2個は、LT8645S-2にできるだけ近づけて、デバイスの両側に1個ずつ(C_{IN1} 、 C_{IN2})配置します。3つ目の(4.7 μ F以上の)大容量コンデンサは、 C_{IN1} または C_{IN2} の近くに配置します。

PCBの推奨レイアウトについては図1を参照してください。

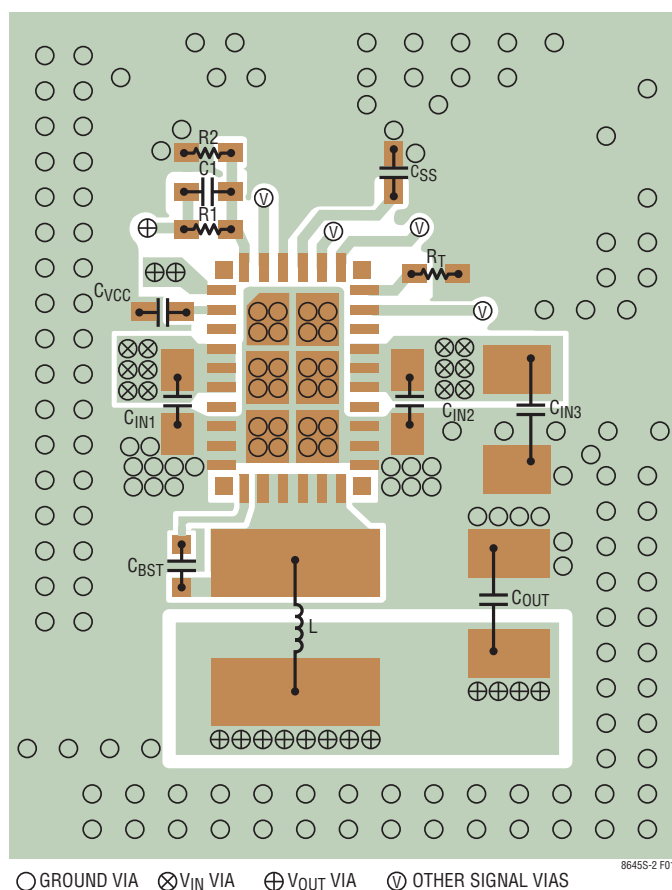


図1. LT8645S-2の推奨PCBレイアウト

アプリケーション情報

詳細およびPCB デザイン・ファイルについては、LT8645S 用のデモボード・ガイドを参照してください。

LT8645S-2 の V_{IN} ピン、GND ピン、および入力コンデンサに大量のスイッチング電流が流れることに注意してください。入力コンデンサによって形成されるループは、入力コンデンサを V_{IN} ピンおよび GND ピンの近くに配置することにより、できるだけ小さくしてください。ケース・サイズが 0603 または 0805 のように小さいコンデンサは、寄生インダクタンスが小さいので最適です。

これらの入力コンデンサに加えて、インダクタおよび出力コンデンサは回路基板の同じ側に配置し、その層で接続を行うようにしてください。表面層に最も近い層のアプリケーション回路の下には、デバイス付近にある切れ目のないグラウンド・プレーンを配置します。SW ノードと BOOST ノードはできるだけ小さくします。最後に、グラウンド・パターンが SW ノードと BOOST ノードから FB ノードと RT ノードをシールドするように、FB ノードと RT ノードは小さく保ちます。

周囲温度に対する熱抵抗を小さくするために、パッケージ底面の露出パッドは PCB にハンダ処理します。熱抵抗を小さく保つには、GND ピンからのグラウンド・プレーンをできるだけ広げ、回路基板内と底面側に追加されているグラウンド・プレーンに対してサーマル・ビアを加えます。

Burst Mode 動作

軽負荷での効率を高めるため、LT8645S-2 は低リップルの Burst Mode で動作し、入力静止電流と出力電圧リップルを最小に抑えながら、出力コンデンサを目的の出力電圧に充電した状態に保ちます。Burst Mode 動作では、LT8645S-2 は単一の小電流パルスを出力コンデンサに供給し、それに続くスリープ期間には出力コンデンサから出力電力が供給されます。スリープ・モード時に LT8645S-2 が消費する電流は $1.7\mu A$ です。

出力負荷が減少すると、単一電流パルスの周波数が低下し（図 2a を参照）、LT8645S-2 がスリープ・モードで動作する時間の割合が高まるので、標準的なコンバータよりも軽負荷での効率ははるかに高くなります。パルス間の時間を最大にすると、出力負荷がない場合、標準的なアプリケーションでの LT8645S-2 の静止電流は $2.5\mu A$ に近づきます。したがって、軽負荷時の静止電流の性能を最適化するには、帰還抵抗分圧器の電流を最小限に抑える必要があります。この電流は負荷電流として出力に現れるからです。

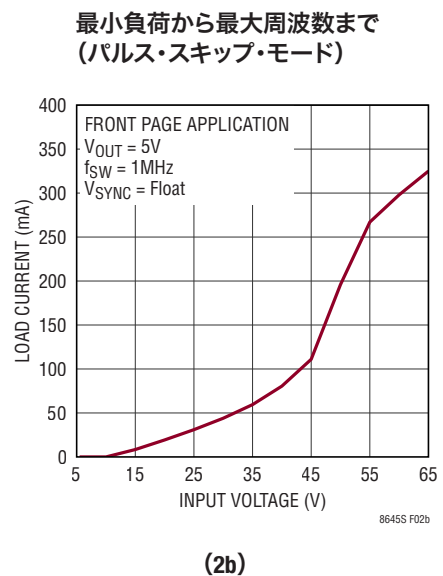
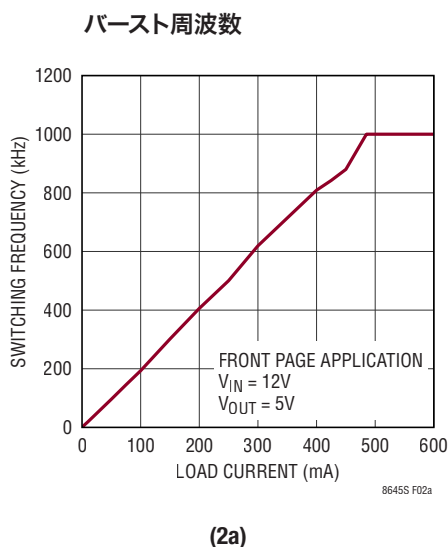


図 2. スwitching 周波数と負荷の情報 (Burst Mode 動作の場合 (2a) およびパルス・スキップ・モードの場合 (2b))

アプリケーション情報

軽負荷時の効率を高めるため、Burst Mode 動作では1回の小パルス間に供給するエネルギーを増やして、LT8645S-2が各パルス間でより長い時間スリープ・モードにとどまることができるようにする必要があります。これを実現するには、大きな値のインダクタ(例えば4.7 μ H)を使用します。また、インダクタを選択するときはスイッチング周波数とは独立して検討することが必要です。例えば、スイッチング周波数が高いアプリケーションでは、通常は低いインダクタ値を使用するのに対して、軽負荷時に高い効率が要求される場合は、高いインダクタ値を選択します。代表的な性能特性の曲線を参照してください。

Burst Mode 動作時は、(図3に示すように)上側スイッチの電流制限値が約1.25Aなので、低出力電圧リップルが得られます。出力リップルは、出力容量を大きくするとそれに比例して減少します。負荷がゼロから次第に増加すると、それに応じてスイッチング周波数も増加しますが、図2aに示すように、RTピンに接続した抵抗で設定されるスイッチング周波数が上限です。

スイッチング波形、Burst Mode 動作

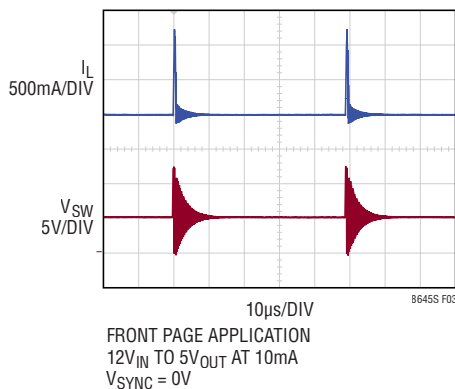


図3. Burst Mode 動作

LT8645S-2が設定周波数に達する出力負荷は、入力電圧、出力電圧、およびインダクタをどう選択するかによって変わります。低リップルのBurst Mode動作を選択するには、SYNC/MODEピンを0.4Vより低い電圧に接続します(これはグラウンドまたはロジック・ローの出力のいずれでもかまいません)。

パルス・スキップ・モード

アプリケーションによっては、LT8645S-2がパルス・スキップ・モードで動作することが望ましいことがあります。Burst Mode動作と大きく異なる点が2つあるからです。1つ目は、クロックが常時動作していて、全てのスイッチング・サイクルがクロックに同期していることです。このモードでは、内部回路の多くが常時動作しているので、静止電流が数百 μ Aまで増加します。2つ目は、Burst Mode動作よりも軽い出力負荷で最大スイッチング周波数に達することです(図2bを参照)。パルス・スキップ・モードをイネーブルするには、SYNC/MODEピンをフロート状態にします。このピンのもれ電流は1 μ A未満にする必要があります。内部のプルアップ抵抗およびプルダウン抵抗については、「ブロック図」を参照してください。

スペクトラム拡散モード

LT8645S-2はEMI放射を更に削減するため、スペクトラム拡散動作をサポートしています。スペクトラム拡散動作をイネーブルするには、SYNC/MODEピンをINTV_{CC}(約3.4V)または3V~4Vの外部電源に接続してハイにします。このモードでは、三角波周波数変調が使用され、スイッチング周波数が、RTで設定された値と、この値より約20%高い値との間で変化します。変調周波数は、約3kHzです。例えば、LT8645S-2を2MHzに設定した場合、周波数は3kHz刻みで2MHz~2.4MHzの範囲で変化します。スペクトラム拡散動

アプリケーション情報

作が選択されている場合、Burst Mode動作はディスエーブルされ、デバイスはパルス・スキップ・モードで動作します。

同期

LT8645S-2の発振器を外部周波数に同期させるには、方形波をSYNC/MODEピンに接続します。方形波の振幅は、50nsの最小オン時間およびオフ時間で、0.4V未満の谷および1.5Vを超える(最大6V)の山を持つ必要があります。

LT8645S-2は外部クロックに同期しているときは低出力負荷でBurst Mode動作にならず、代わりにパルスをスキップしてレギュレーションを維持します。LT8645S-2は200kHz～2.2MHzの範囲にわたって同期させることができます。RT抵抗は、LT8645S-2のスイッチング周波数を最低同期入力以下に設定するように選択します。例えば、同期信号が500kHz以上になる場合は、(スイッチング周波数が)500kHzになるようにRTを選択します。スロープ補償はRTの値によって設定され、低調波発振を防ぐのに必要な最小スロープ補償はインダクタのサイズ、入力電圧、および出力電圧によって決まります。同期周波数はインダクタの電流波形のスロープを変えないので、インダクタがRTで設定される周波数での低調波発振を防ぐのに十分な大きさであれば、スロープ補償は全同期周波数で十分です。

LT8645S-2は、SYNC/MODEピンの信号には関係なく、強制連続モードでは動作しません。

FBの抵抗回路網

出力電圧は、出力とFBピンの間に接続した抵抗分圧器を使用して設定します。抵抗値は次式に従って選択します。

$$R1 = R2 \left(\frac{V_{OUT}}{0.97V} - 1 \right) \quad (1)$$

参照名についてはブロック図を参照してください。出力電圧の精度を保つため、誤差1%の抵抗を推奨します。

LT8645S-2では、入力静止電流を小さくして軽負荷時の効率を良好にする必要がある場合、FBの抵抗分圧器に大きな抵抗値を使用します。分圧器に流れる電流は負荷電流の役割を果たすので、コンバータへの無負荷時入力電流が増加します。この値は次式で概算されます。

$$I_Q = 1.7\mu A + \left(\frac{V_{OUT}}{R1 + R2} \right) \left(\frac{V_{OUT}}{V_{IN}} \right) \left(\frac{1}{n} \right) \quad (2)$$

ここで、1.7μAはLT8645S-2の静止電流、第2項は軽負荷時の効率がnのとき降圧動作の入力に反映される帰還抵抗分圧器の電流です。R1 = 1M、R2 = 412kの3.3Vアプリケーションでは、帰還抵抗分圧器に2.3μAが流れます。VIN = 12Vおよびn = 80%の場合は、1.7μAの静止電流に0.8μAが加わるので、12V電源から流れる無負荷時電流は2.5μAになります。この式は無負荷時電流がVINの関数であることを意味します。このグラフは代表的な性能特性のセクションに示してあります。

大きなFB抵抗を使用する場合は、1pF～10pFの位相進みコンデンサをVOUTとFBピンの間に接続してください。

スイッチング周波数の設定

LT8645S-2には固定周波数PWMアーキテクチャが使われており、RTピンから接地した抵抗を使って、200kHz～2.2MHzの範囲でスイッチングするように設定することができます。目的のスイッチング周波数に必要なRTの値を表1に示します。

目的のスイッチング周波数を得るために必要なRTの抵抗値は次式を使用して計算できます。

$$R_T = \frac{46.5}{f_{SW}} - 5.2 \quad (3)$$

ここで、RTの単位はkΩ、fswは目的のスイッチング周波数で単位はMHzです。

アプリケーション情報

表1. スイッチング周波数とR_Tの値

f _{sw} (MHz)	R _T (kΩ)
0.2	232
0.3	150
0.4	110
0.5	88.7
0.6	71.5
0.7	60.4
0.8	52.3
1.0	41.2
1.2	33.2
1.4	28.0
1.6	23.7
1.8	20.5
2.0	17.8
2.2	15.8

動作周波数の選択と交換条件

動作周波数の選択には、効率、部品サイズ、および入力電圧範囲の間の交換条件が存在します。高周波数動作の利点は、小さな値のインダクタとコンデンサを使用できることです。欠点は効率が低いことと、入力電圧範囲が狭いことです。

与えられたアプリケーションでの最大スイッチング周波数(f_{sw}(MAX))は、次のように計算することができます。

$$f_{sw(MAX)} = \frac{V_{OUT} + V_{SW(BOT)}}{t_{ON(MIN)}(V_{IN} - V_{SW(TOP)} + V_{SW(BOT)})} \quad (4)$$

ここで、V_{IN}は標準の入力電圧、V_{OUT}は出力電圧、V_{SW(TOP)}およびV_{SW(BOT)}は内蔵スイッチの電圧降下(最大負荷時にそれぞれ約0.3V、0.2V)、t_{ON(MIN)}は上側スイッチの最小オン時間です(電気的特性を参照)。この式は、高いV_{IN}/V_{OUT}比に対応するには、スイッチング周波数を下げる必要があることを示しています。

トランジェント動作では、R_Tの値に関係なく、V_{IN}が65Vの絶対最大定格まで上昇する可能性があります。LT8645S-2では、必要に応じてスイッチング周波数を下げることで、インダクタ電流の制御を維持して安全に動作します。

LT8645S-2は最大で約99%のデューティ・サイクルが可能であり、V_{IN}-V_{OUT}間のドロップアウト電圧は上側スイッチのR_{DS(ON)}で制限されます。このモードでは、LT8645S-2はスイッチ・サイクルをスキップするので、スイッチング周波数はR_Tで設定した周波数よりも低くなります。

V_{IN}/V_{OUT}比が低いときに、設定スイッチング周波数からの偏差を許容できないアプリケーションの場合は、次式を使用してスイッチング周波数を設定します。

$$V_{IN(MIN)} = \frac{V_{OUT} + V_{SW(BOT)}}{1 - f_{sw} \cdot t_{OFF(MIN)}} - V_{SW(BOT)} + V_{SW(TOP)} \quad (5)$$

ここで、V_{IN(MIN)}はスキップされたサイクルがない場合の最小入力電圧、V_{OUT}は出力電圧、V_{SW(TOP)}およびV_{SW(BOT)}は内部スイッチの電圧降下(最大負荷時にそれぞれ約0.3V、約0.2V)、f_{sw}は(R_Tによって設定された)スイッチング周波数、t_{OFF(MIN)}は最小スイッチ・オフ時間です。スイッチング周波数が高くなると、サイクル数を減少させて高いデューティ・サイクルを実現できる入力電圧の最小値が高くなることに注意してください。

インダクタの選択と最大出力電流

LT8645S-2は、アプリケーションの出力負荷要件に基づいてインダクタを選択できるようにすることで、ソリューション・サイズを最小限に抑えるよう設計されています。LT8645S-2では、高速ピーク電流モード・アーキテクチャの採用により、過負荷状態または短絡状態のときに、インダクタが飽和した動作に支障なく耐えられます。

最初に選択するインダクタの値としては、次の値が適切です。

$$L = \left(\frac{V_{OUT} + V_{SW(BOT)}}{f_{sw}} \right) \cdot 0.4 \quad (6)$$

ここで、f_{sw}はスイッチング周波数(MHz)、V_{OUT}は出力電圧、V_{SW(BOT)}は下側スイッチの電圧降下(約0.2V)、Lはインダクタの値(μH)です。

アプリケーション情報

過熱や効率低下を防ぐため、インダクタは、その実効値電流定格がアプリケーションの予想最大出力負荷より大きいものを選択する必要があります。更に、(通常は I_{SAT} と表示される) インダクタの飽和電流定格は、負荷電流にインダクタのリプル電流の 1/2 を加えた値より大きくなければなりません。

$$I_{L(PEAK)} = I_{LOAD(MAX)} + \frac{1}{2} \Delta I_L \quad (7)$$

ここで、 ΔI_L は式 9 で計算されるインダクタのリプル電流、 $I_{LOAD(MAX)}$ は所定のアプリケーションの最大出力負荷です。

簡単な例として、2A の出力を必要とするアプリケーションでは、実効値定格が 2A より大きく I_{SAT} が 3A より大きいインダクタを使用します。過負荷状態または短絡状態が長時間に及ぶ場合は、インダクタの過熱を防ぐため、インダクタの実効値定格要件が大きくなります。高い効率を保つには、直列抵抗 (DCR) が 0.02Ω より小さく、コア材が高周波アプリケーション向けのものにする必要があります。

LT8645S-2 は、ピーク・スイッチ電流を制限してスイッチとシステムを過負荷フォルトから保護します。上側スイッチ電流制限値 (I_{LIM}) は低デューティ・サイクルでは 14A ですが、直線的に低下して、 $DC = 0.9$ では 11.5A になります。したがって、インダクタの値は目的の最大出力電流 ($I_{OUT(MAX)}$) を供給するのに十分な大きさにする必要があります。この電流は、スイッチ電流制限値 (I_{LIM}) およびリプル電流の関数です。

$$I_{OUT(MAX)} = I_{LIM} - \frac{\Delta I_L}{2} \quad (8)$$

インダクタのピーク to ピーク・リプル電流は次のように計算することができます。

$$\Delta I_L = \frac{V_{OUT}}{L \cdot f_{SW}} \cdot \left(1 - \frac{V_{OUT}}{V_{IN(MAX)}} \right) \quad (9)$$

ここで、 f_{SW} は LT8645S-2 のスイッチング周波数で、 L はインダクタの値です。したがって、LT8645S-2 が供給できる最大出力電流は、スイッチ電流制限値、インダクタの値、入力電圧、および出力電圧に依存します。目的のアプリケーションで使用されるスイッチング周波数と最大入力電圧が与えられているとき、インダクタのリプル電流では最大出力電流

($I_{OUT(MAX)}$) を十分に流すことができない場合は、インダクタの値を大きくする必要がある可能性があります。

高い V_{IN} (40V 超) で動作する場合で、かつスイッチのオン時間を 100ns 未満にすることが必要な周波数とデューティ・サイクルで動作する場合は、デューティ・サイクルのジッタを発生させないために、 ΔI_L が 1.5A より大きくなるようにインダクタを選択します。

軽負荷時の効率を高めるため、Burst Mode 動作では 1 回の小パルス間に供給するエネルギーを増やして、LT8645S-2 が各パルス間でより長い時間スリープ・モードにとどまるようにする必要があります。これを実現するには、大きな値のインダクタ (例えば 4.7μH) を使用します。また、インダクタを選択するときはスイッチング周波数とは独立して検討することが必要です。例えば、スイッチング周波数が高いアプリケーションでは、通常は低いインダクタ値を使用するのに対して、軽負荷時に高い効率が要求される場合は、高いインダクタ値を選択します。代表的な性能特性の曲線を参照してください。

特定のアプリケーションに最適なインダクタは、この設計ガイドで示されているものとは異なる場合があります。インダクタの値を大きくすると最大負荷電流が増加し、出力電圧リプルが減少します。必要な負荷電流が小さいアプリケーションでは、インダクタの値を小さくすることが可能であり、LT8645S-2 を大きいリプル電流で動作させることができます。このため、物理的に小さいインダクタを使用することや、DCR の小さいものを使用して効率を高めることができます。インダクタンスが小さいと不連続モード動作になることがあり、最大負荷電流が更に減少するので注意してください。

最大出力電流と不連続動作の詳細については、弊社のアプリケーション・ノート 44 を参照してください。

デューティ・サイクルが 50% を超える場合 ($V_{OUT}/V_{IN} > 0.5$) は、低調波発振を防ぐためにインダクタンスを最小限に抑える必要があります (式 10 参照)。詳細については、アプリケーション・ノート 19 を参照してください。

$$L_{MIN} = \frac{V_{IN}(2 \cdot DC - 1)}{3 \cdot f_{SW}} \quad (10)$$

ここで、 DC はデューティ・サイクル比 (V_{OUT}/V_{IN})、 f_{SW} はスイッチング周波数です。

アプリケーション情報

入力コンデンサ

最高の性能を得るには、LT8645S-2の V_{IN} ピンを少なくとも3個のセラミック・コンデンサを使ってバイパスする必要があります。0.47 μ Fの小型セラミック・コンデンサ2個(C_{IN1} 、 C_{IN2})をデバイスの両側に1つずつ、デバイスに近づけて配置します。これらのコンデンサのサイズは0603または0805にします。2個の直列入力コンデンサが必要なオートモーティブ・アプリケーションの場合は、0603または0805の小型コンデンサ2個をLT8645S-2の両側に配置できます。

3つ目の4.7 μ F以上の大容量セラミック・コンデンサは、 C_{IN1} または C_{IN2} の近くに配置します。詳細についてはレイアウトのセクションを参照してください。温度変動と入力電圧の変化に対して最高の性能を得るために、X7RまたはX5Rコンデンサを推奨します。

低いスイッチング周波数を使用すると、大きな入力容量が必要になることに注意してください。入力ソース・インピーダンスが高かったり、長い配線やケーブルによる大きなインダクタンスが存在する場合、追加のバルク容量が必要になることがあります。これには性能の低い電解コンデンサを使用することができます。

セラミック入力コンデンサは、パターンやケーブルのインダクタンスと結合して、質の良い(減衰の小さな)タンク回路を形成します。LT8645S-2の回路を通電中の電源に差し込むと、入力電圧に公称値の2倍のリンギングが生じて、LT8645S-2の電圧定格を超える恐れがあります。ただし、この状況は簡単に回避できます(弊社のアプリケーション・ノート88を参照)。

出力コンデンサと出力リップル

出力コンデンサには2つの基本的な機能があります。出力コンデンサは、インダクタと共に、LT8645S-2が発生する方形波をフィルタに通してDC出力を生成します。この機能では出力コンデンサが出力リップルを決定するので、スイッチング周波数でのインピーダンスが低いことが重要です。2番目の機能は、トランジェント負荷を満たしてLT8645S-2の制御ループを安定化するためにエネルギーを蓄えることです。セラミック・コンデンサは、等価直列抵抗(ESR)が非常に小さいので最良のリップル性能が得られます。初期値に適した値については、標準的応用例のセクションを参照してください。

X5RまたはX7Rのタイプを使用してください。この選択により、出力リップルが小さくなり、過渡応答が良くなります。大きな値の出力コンデンサを使用し、 V_{OUT} とFBの間にフィー

ドフォワード・コンデンサを追加することにより、トランジェント性能を改善することができます。また、出力容量を大きくすると出力電圧リップルが減少します。値の小さい出力コンデンサを使用すればスペースとコストを節約できますが、トランジェント性能が低下し、ループが不安定になる可能性があります。コンデンサの推奨値については、このデータシートの標準的応用例を参照してください。

コンデンサを選択するときには、データシートに特に注意して、電圧バイアスと温度の該当する動作条件での実効容量を計算してください。物理的に大きなコンデンサまたは電圧定格が高いコンデンサが必要なことがあります。

セラミック・コンデンサ

セラミック・コンデンサは小さく堅牢で、ESRが非常に小さいコンデンサです。ただし、セラミック・コンデンサには圧電特性があるため、LT8645S-2に使用すると問題を生じることがあります。Burst Mode動作時に、LT8645S-2のスイッチング周波数は負荷電流に依存します。また、非常に軽い負荷では、LT8645S-2はセラミック・コンデンサを可聴周波数で励起し、可聴ノイズを発生することがあります。LT8645S-2はBurst Mode動作では低い電流制限値で動作するので、通常は非常に静かでノイズが気になることはありません。これが許容できない場合は、高性能のタンタル・コンデンサまたは電解コンデンサを出力に使用してください。低ノイズ・セラミック・コンデンサも使用できます。

セラミック・コンデンサに関する最後の注意点は、LT8645S-2の最大入力電圧定格に関することです。前述のように、セラミック入力コンデンサは、パターンやケーブルのインダクタンスと結合して、品質の高い(減衰しにくい)タンク回路を形成します。LT8645S-2の回路を通電中の電源に差し込むと、入力電圧に公称値の2倍のリンギングが生じてLT8645S-2の定格を超える恐れがあります。ただし、この状況は簡単に回避できます(弊社のアプリケーション・ノート88を参照)。

イネーブル・ピン

LT8645S-2は、ENピンがローのときシャットダウン状態になり、ENピンがハイのときアクティブになります。ENコンパレータの上昇時間値は1.01Vで、45mVのヒステリシスがあります。ENピンは、シャットダウン機能を使用しない場合には V_{IN} に接続できます。シャットダウン制御が必要な場合は、ロジック・レベルに接続できます。

アプリケーション情報

抵抗分圧器を V_{IN} と EN ピンの間に追加すると、LT8645S-2 は、 V_{IN} が目的の電圧より高くなった場合にのみ出力を安定化するように設定されます(ブロック図を参照)。通常、この閾値 ($V_{IN(EN)}$) は、入力電源が電流制限されているか、または入力電源のソース抵抗が比較的高い状況で使用されます。スイッチング・レギュレータは電源から一定の電力を引き出すため、電源電圧が低下するにつれ、電源電流が増加します。この現象は電源からは負の抵抗負荷のように見えるため、電源電圧が低い状態では、電源が電流を制限するか、または低電圧にラッチする原因になることがあります。 $V_{IN(EN)}$ 閾値は、これらの問題が発生する恐れのある電源電圧でレギュレータが動作するのを防ぎます。この閾値は、次式を満足するように $R3$ と $R4$ の値を設定することにより調整することができます。

$$V_{IN(EN)} = \left(\frac{R3}{R4} + 1 \right) \cdot 1.01V \quad (11)$$

この場合は、 V_{IN} が $V_{IN(EN)}$ を超えるまで LT8645S-2 はオフのままです。コンパレータのヒステリシスのため、入力が $V_{IN(EN)}$ よりわずかに低くなるまでスイッチングは停止しません。

軽負荷電流に対して Burst Mode で動作しているとき、 $V_{IN(EN)}$ の抵抗ネットワークを流れる電流は LT8645S-2 が消費する電源電流より簡単に大きくなることがあります。したがって、 $V_{IN(EN)}$ の抵抗を大きくして軽負荷での効率に対する影響を最小限に抑えてください。

INTV_{CC} レギュレータ

内部の低ドロップアウト (LDO) レギュレータは、 V_{IN} を基にして、ドライバと内部バイアス回路に電力を供給する 3.4V 電源を生成します。また、1 μ F 以上のセラミック・コンデンサを接続してグラウンドにバイパスする必要があります。INTV_{CC} は、LT8645S-2 の回路に十分な電流を供給できます。効率を向上するため、BIAS ピンの電圧が 3.1V 以上の場合、内蔵の LDO によって BIAS ピンから電流を流すこともできます。通常、BIAS ピンは LT8645S-2 の出力に接続できますが、3.3V 以上の外部電源に接続してもかまいません。BIAS ピンを V_{OUT} 以外の電源に接続する場合は、デバイスの近くにセラミック・コンデンサを接続してバイパスするようにしてください。BIAS ピンの電圧が 3.0V より低い場合は、 V_{IN} から流れる電流が内蔵の LDO によって消費されます。入力電圧が高く、スイッチング周波数が高いアプリケーションで、 V_{IN} からの電流が内蔵の LDO に流れ込むアプリケーションで

は、LDO での消費電力が大きいためダイ温度が上昇します。INTV_{CC} ピンには外部負荷を接続しないでください。

出力電圧トラッキングとソフトスタート

LT8645S-2 では、TR/SS ピンによって出力電圧のランプ・レートを設定できます。内蔵の 2 μ A 電流源により、TR/SS ピンの電圧は INTV_{CC} になります。外付けコンデンサを TR/SS ピンに接続すると、出力をソフトスタートさせて入力電源の電流サージを防ぐことができます。ソフトスタート・ランプの間、出力電圧は TR/SS ピンの電圧に比例して追従します。

出力トラッキング・アプリケーションでは、別の電圧源によって TR/SS ピンを外部から駆動することができます。0V ~ 0.97V の範囲では、エラーアンプに入力される 0.97V の内部リファレンスより TR/SS ピンの電圧の方が優先されるので、FB ピンの電圧は TR/SS ピンの電圧に安定化されます。TR/SS ピンの電圧が 0.97V より高くなるとトラッキングはディスエーブルされ、帰還電圧は内部リファレンス電圧に安定化されるようになります。この機能が必要な場合は、TR/SS ピンをフロート状態のままにしておいてもかまいません。

TR/SS ピンにはアクティブなプルダウン回路が接続されています。この回路は、障害が発生すると外付けのソフトスタート・コンデンサを放電し、障害が解消すると電圧の上昇を再開します。ソフトスタート・コンデンサが放電されるフォルト状態になるのは、EN/UV ピンがローへ遷移した場合、 V_{IN} の電圧が低下しすぎた場合、またはサーマル・シャットダウンが発生した場合です。

出力パワーグッド

LT8645S-2 の出力電圧がレギュレーション点の $\pm 8\%$ の範囲内にある場合、出力電圧は良好な状態であるとみなされ、オープンドレインの PG ピンは高インピーダンスになり、通常は外付け抵抗によってハイになります。そうでない場合は、内部のプルダウン・デバイスにより、PG ピンはローになります。グリッチの発生を防ぐため、上側と下側の閾値には、どちらも 0.4% のヒステリシスが含まれています。 V_{IN} が 3.4V より高い場合、PG は有効です。

PG ピンは、以下のフォルト状態の間も自動的にローになります。それは、EN/UV ピンの電圧が 1V より低い、INTV_{CC} が低下しすぎている、 V_{IN} が低すぎる、サーマル・シャットダウンが発生しているというフォルト状態です。

アプリケーション情報

短絡入力保護と逆入力保護

LT8645S-2は、出力の短絡に耐えることができます。出力短絡状態や出力電圧低下状態時の保護のため、いくつかの機能が使用されています。1つ目は、インダクタ電流制御を維持するために、出力が設定値より低い間はスイッチング周波数が折り返されることです。2つ目は、インダクタ電流が安全なレベルを超えた場合は、インダクタ電流が安全なレベルに減少する時点まで上側スイッチのスイッチングが遅れるように、下側スイッチの電流がモニタされることです。

周波数フォールドバック動作は、以下に示すようにSYNCピンの状態に依存します。SYNCピンがローの場合は、スイッチング周波数が低下すると同時に、出力電圧が設定レベルより低くなります。SYNCピンをクロック信号源に接続するか、フロート状態にするか、またはハイに接続すると、LT8645S-2は設定周波数に留まってフォールドバックは発生せず、インダクタ電流が安全なレベルを超えた場合にのみスイッチング速度を低下させます。

LT8645S-2に入力が加わっていないときにも出力が高い電圧に保たれるシステムでは、別の状況を考慮する必要があります。その状況が発生する可能性があるのは、バッテリーや他の電源がLT8645S-2の出力とダイオードOR接続されている、バッテリー充電アプリケーションやバッテリー・バックアップ・

システムです。 V_{IN} ピンをフロート状態にすることができる場合で、ENピンが(ロジック信号によって、あるいは V_{IN} に接続されているために)ハイに保持されていると、LT8645S-2の内部回路にSWピンを介して静止電流が流れます。このことは、システムがこの状態で数 μA に耐えられる場合は許容できます。ENピンを接地している場合、SWピンの電流は $1\mu A$ 近くまで減少します。ただし、出力を高く保持した状態で V_{IN} ピンを接地すると、ENピンの状態に関係なく、出力からSWピンおよび V_{IN} ピンを通して、LT8645S-2内部の寄生ボディ・ダイオードに電流が流れる可能性があります。入力電圧が印加されている場合にのみLT8645S-2が動作し、短絡入力や逆入力に対しては保護する V_{IN} ピンとEN/UVピンの接続を図4に示します。

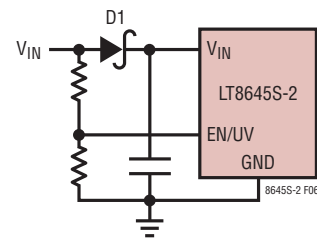


図4. 逆入力電圧保護

アプリケーション情報

熱に関する検討事項

周囲温度が高い場合は、PCBのレイアウトに注意を払い、LT8645S-2が十分放熱できるようにします。パッケージ底面のグラウンド・ピンはグラウンド・プレーンにハンダ処理する必要があります。このグラウンドは、サーマル・ビアを使用して、下にある広い銅層に接続してください。これらの層は、LT8645S-2が発生する熱を放散します。ビアを追加すると、熱抵抗を更に減らすことができます。周囲温度が最大ジャンクション温度の定格に近づくと、最大負荷電流をデレレーティングします。LT8645S-2内部の消費電力は、効率の測定結果から全消費電力を計算し、それからインダクタの損失を減じることによって推定することができます。ダイの温度は、LT8645S-2の消費電力に、接合部から周囲までの熱抵抗を掛けて計算します。

内蔵されている過熱保護機能は、LT8645S-2のジャンクション温度をモニタします。ジャンクション温度が約180°Cに達すると、LT8645S-2はスイッチング動作を停止し、温度が約10°C低下するまでフォルト状態を示します。

LT8645S-2の温度上昇が最悪になるのは、負荷が重く、 V_{IN} とスイッチング周波数が高いときです。与えられたアプリケーションでのケース温度が高すぎる場合は、 V_{IN} 、スイッチング周波数、負荷電流のいずれかを減らして許容可能なレベルまで温度を下げるすることができます。 V_{IN} 、スイッチング周波数、

または負荷電流を減らすことでケース温度の上昇を管理する方法の例を図5に示します。

LT8645S-2の上側スイッチ電流制限は、スロープ補償のためにより高いデューティ・サイクルで動作するにつれて減少します。これにより、特定のアプリケーションでLT8645S-2が供給できる出力電流も制限されます。代表的な性能特性のセクションに記載されているグラフを参照してください。

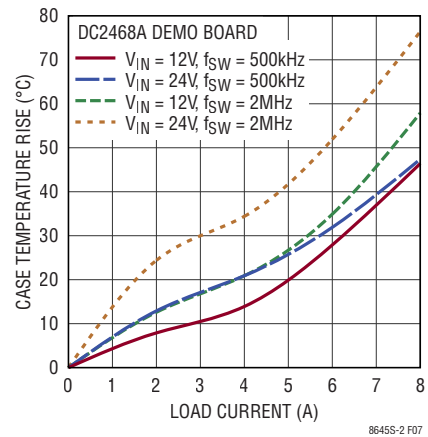
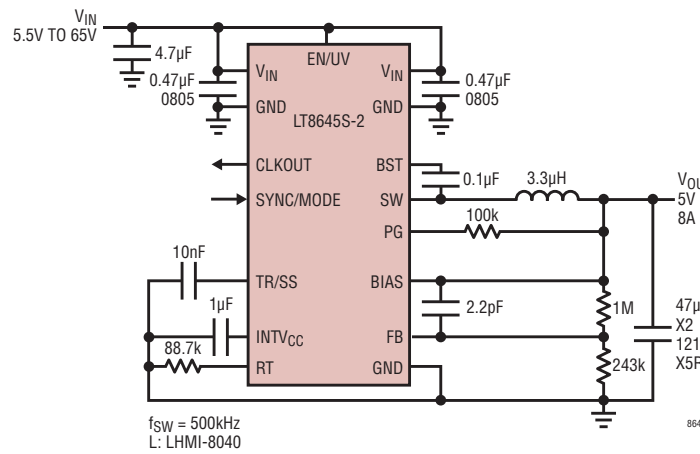


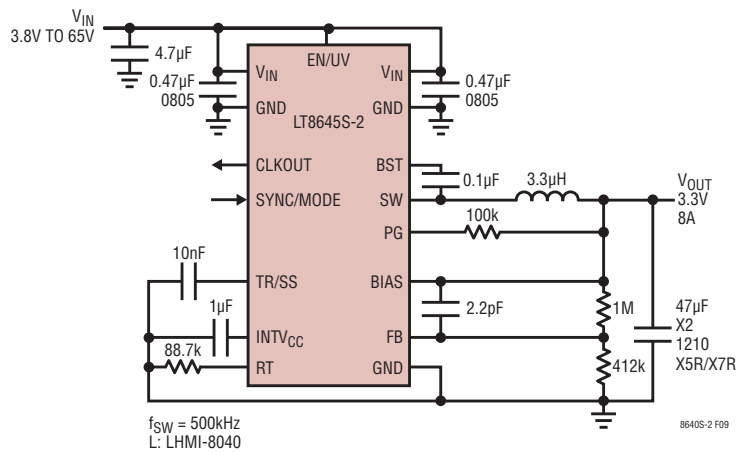
図5. ケース温度の上昇

標準的応用例

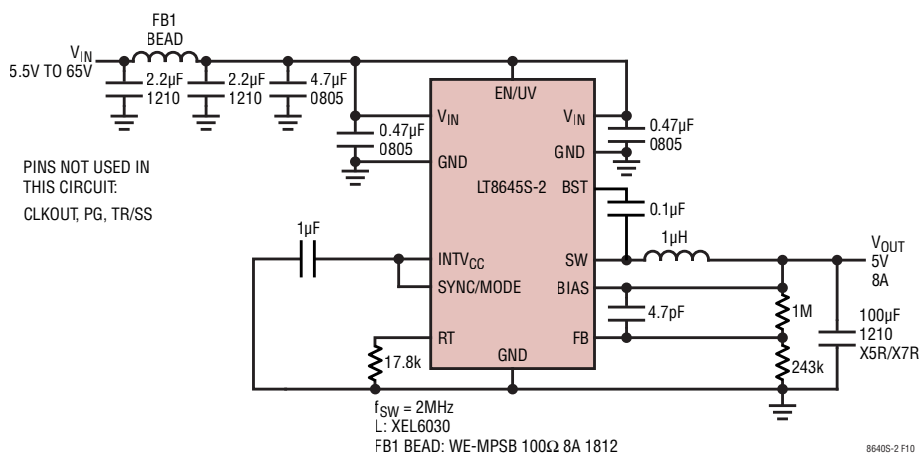
ソフトスタートおよびパワーグッド付きの5V/8A 降圧コンバータ



ソフトスタートおよびパワーグッド付きの3.3V/8A 降圧コンバータ

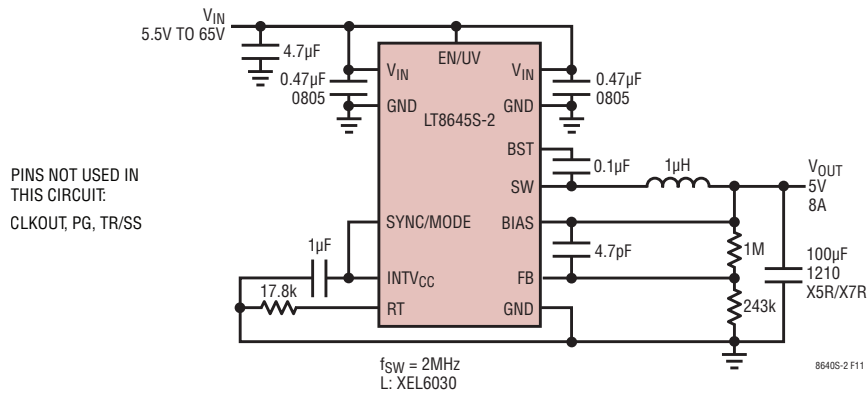


スペクトラム拡散機能付き超低EMI 5V/8A 降圧コンバータ

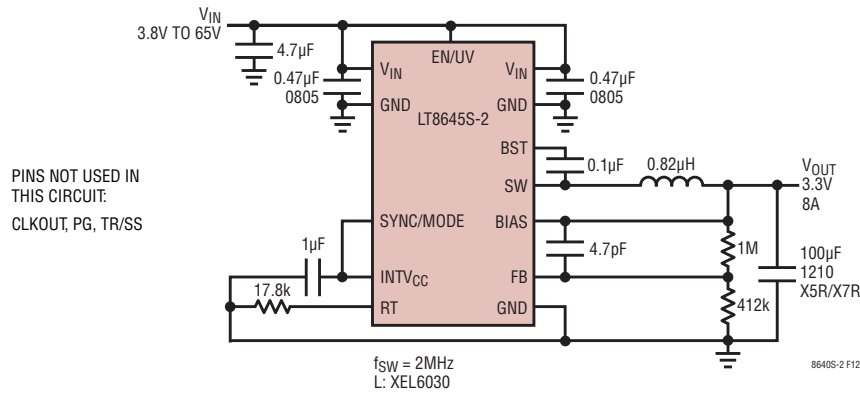


標準的応用例

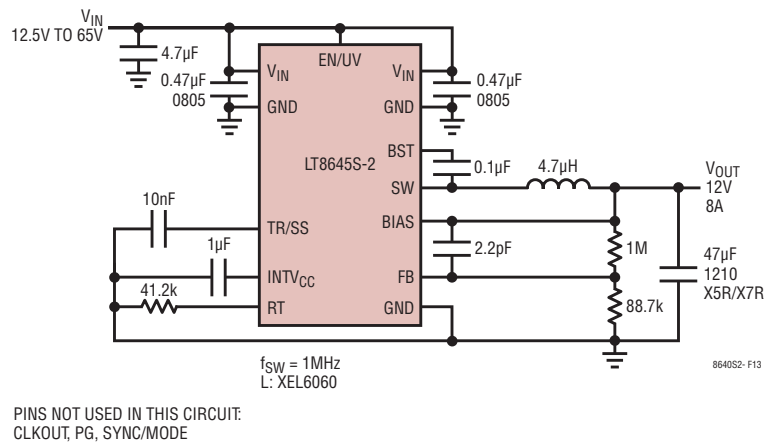
スペクトラム拡散機能付き、2MHz、5V/8A 降圧コンバータ



スペクトラム拡散機能付き、2MHz、3.3V/8A 降圧コンバータ

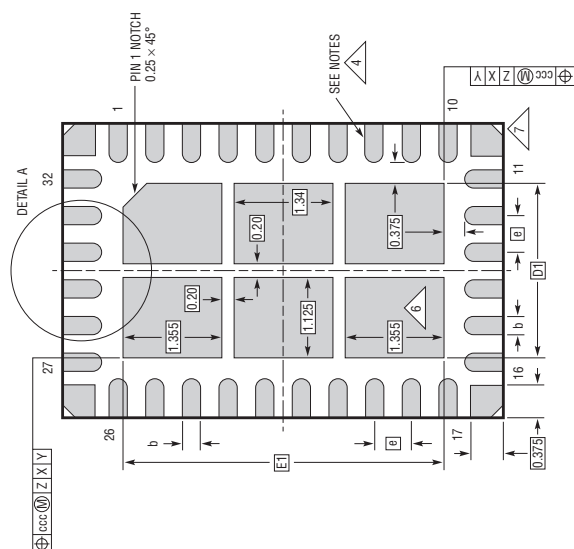


12V/8A 降圧コンバータ



パッケージ

LQFN Package
32-Lead (6mm × 4mm × 0.94mm)
Reference LTC DWG # 05-08-1512 Rev C



PACKAGE BOTTOM VIEW

- 注：
1. 寸法と許容誤差は ASME Y14.5M-1994 による

- ## 2. 全ての寸法はミリメートル

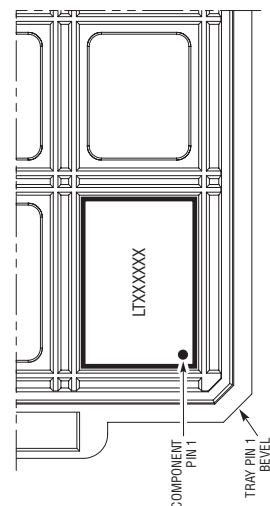
- ### 3. 主データ-Z-はシーティング・プレーン

- 4 これらの端子と放熱部が見えにくくならないように、ハンダ・マスク開口部の下にある金属部は表示されていない

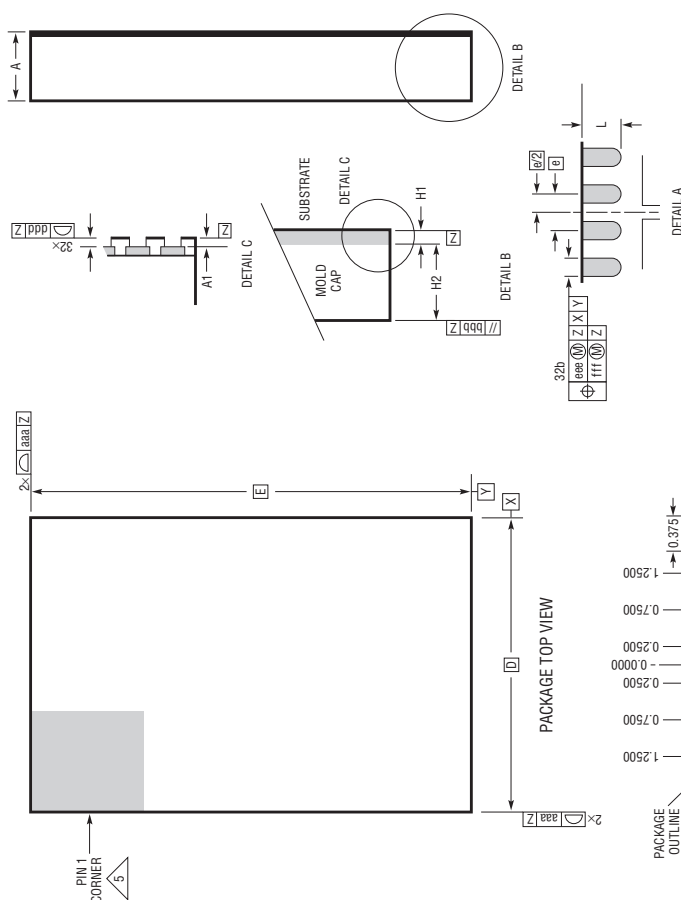
- 5 1 番ピンの識別マークはオポジションだが、表示の領域内に設けてある
1 番ピンの識別マークはモールドマッキングのどちらからである

- 6 放熱用露出部はいくつかの部分に分けられており、縦横に配列されているオプションで各部分の角に丸みを付けることができる

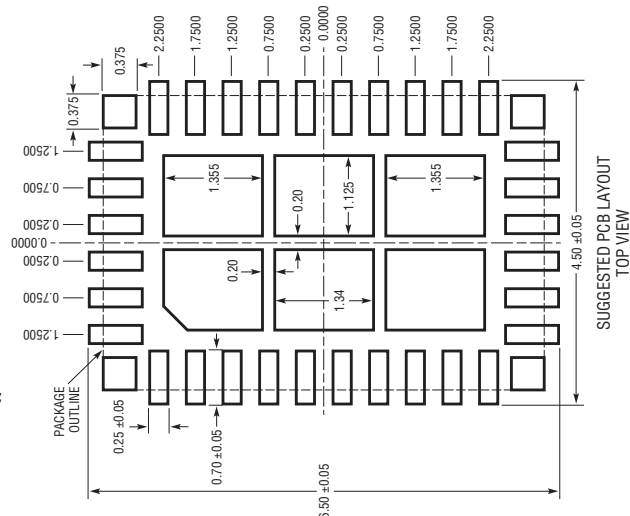
- 7 角の支持パッドの面取りはオプション



PACKAGE IN TRAY LOADING ORIENTATION

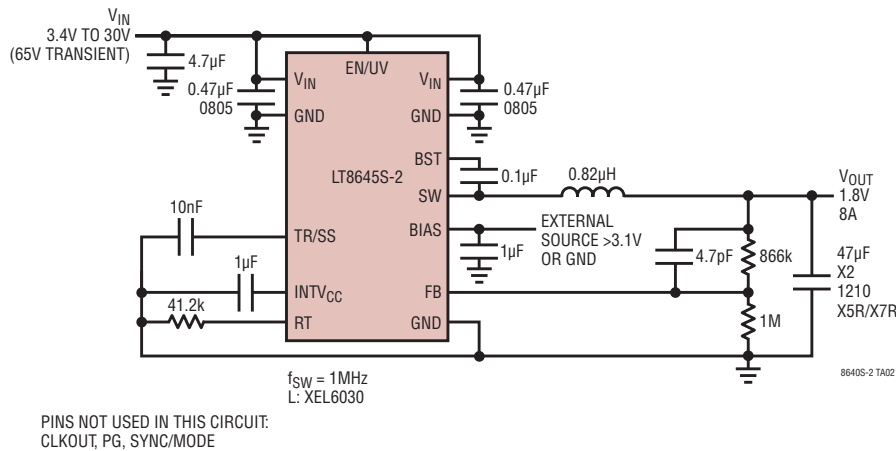


DIMENSIONS				
SYMBOL	MIN	NOM	MAX	NOTES
A	0.85	0.94	1.03	
A1	0.01	0.02	0.03	
L	0.30	0.40	0.50	
b	0.22	0.25	0.28	
D		4.00		
E		6.00		
D1		2.45		
E1		4.45		
e		0.50		
H1		0.24 REF		SUBSTRATE THK
H2		0.70 REF		MOLD CAP HT
aaa			0.10	
bbb			0.10	
ccc			0.10	
ddd			0.10	
eee			0.15	
fff			0.08	



標準的応用例

1.8V/8A 降圧コンバータ



関連製品

製品番号	説明	注釈
LT8645S/ LT8646S	65V、8A、同期整流式降圧 Silent Switcher 2 ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 65V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、6mm × 4mm LQFN-32 パッケージ
LT8640S/ LT8643S	静止電流が $2.5\mu A$ の 42V、6A 同期整流式降圧 Silent Switcher 2	$V_{IN(MIN)} = 3.4V$ 、 $V_{OUT(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、4mm × 4mm LQFN-24 パッケージ
LT8640/ LT8640-1	効率が 96% の 42V、5A、3MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、3mm × 4mm QFN-18 パッケージ
LT8641	効率が 95% の 65V、3.5A、3MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3V$ 、 $V_{IN(MAX)} = 65V$ 、 $V_{OUT(MIN)} = 0.81V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、3mm × 4mm QFN-18 パッケージ
LT8609/ LT8609A	効率が 94% の 42V、2A、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.8V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、MSOP-10E パッケージ
LT8610A/ LT8610AB	効率が 96% の 42V、3.5A、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、MSOP-16E パッケージ
LT8610AC	効率が 96% の 42V、3.5A、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.8V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、MSOP-16E パッケージ
LT8610	効率が 96% の 42V、2.5A、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、MSOP-16E パッケージ
LT8611	効率が 96% の 42V、2.5A、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$ および入出力電流制限/モニタ回路内蔵)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、3mm × 5mm QFN-24 パッケージ
LT8616	効率が 95% の 42V、デュアル 2.5A + 1.5A、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 5\mu A$)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.8V$ 、 $I_Q = 5\mu A$ 、 $I_{SD} < 1\mu A$ 、TSSOP-28E、3mm × 6mm QFN-28 パッケージ
LT8620	効率が 94% の 65V、2.5A、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 65V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、MSOP-16E、3mm × 5mm QFN-24 パッケージ
LT8614	効率が 96% の 42V、4A、2.2MHz 同期整流式 Silent Switcher 降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、3mm × 4mm QFN18 パッケージ
LT8612	効率が 96% の 42V、6A、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 2.5\mu A$)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 3.0\mu A$ 、 $I_{SD} < 1\mu A$ 、3mm × 6mm QFN-28 パッケージ
LT8613	効率が 96% の 42V、6A、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ (電流制限機能付き)	$V_{IN(MIN)} = 3.4V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.97V$ 、 $I_Q = 3.0\mu A$ 、 $I_{SD} < 1\mu A$ 、3mm × 6mm QFN-28 パッケージ
LT8602	効率が 95% の 42V、クワッド出力 (2.5A + 1.5A + 1.5A + 1.5A)、2.2MHz 同期整流式マイクロパワー降圧 DC/DC コンバータ ($I_Q = 25\mu A$)	$V_{IN(MIN)} = 3V$ 、 $V_{IN(MAX)} = 42V$ 、 $V_{OUT(MIN)} = 0.8V$ 、 $I_Q = 2.5\mu A$ 、 $I_{SD} < 1\mu A$ 、6mm × 6mm QFN-40 パッケージ