

ADF4371 と ADF4372 の VCO 自動キャリブレーションをバイパスする方法

著者:Kazim Peker

はじめに

ADF4371とADF4372は、電圧制御発振器(VCO)内蔵の広帯域 シンセサイザで、自動キャリブレーションを使用し、コア選択、 帯域選択、およびバイアス・レベルのキャリブレーション値を 適切に選択してデバイスをロックします。しかし、自動キャリ ブレーション機能を無効にすると、ロック時間を短縮できます。

自動キャリブレーションのバイパスは、レジスタ 0x0034 のビッ ト [7:5] (VCO_FSM_TEST_MODES)を使用して、VCO コア、 帯域、バイアスを既知の値に強制設定することにより行われま す。自動キャリブレーションをバイパスするには、自動キャリ ブレーションを有効にしてデバイスを目的の周波数にロックさ せ、この自動キャリブレーション機能によって選択された VCO のコア、帯域、バイアスをリードバックして保存します。次に、 目的の周波数ごとにこれらの値の表を作成します。動作時には、 自動キャリブレーションを無効にして目的周波数の VCO 値を手 動でロードし、デバイスに適切な周波数帯域を強制的に選択さ せて、自動キャリブレーション機能にかかる追加時間を不要と します。

分析、制御、評価用(ACE)ソフトウェア・プラグインを使用 して EV-ADF4371SD2Zおよび EV-ADF4372SD2Zを設定すると、 VCO 値を容易にリードバックして一時的に保存し、これらの値 を手動でデバイスに書き込むことができます。

アナログ・デパイセズ社は、提供する情報が正確で信頼できるものであることを期していますが、その情報の利用に関して、あるいは利用によって 生じる第三者の特許やその他の権利の侵害に関して一切の責任を負いません。また、アナログ・デバイセズ社の特許または特許の権利の使用を明示 的または暗示的に許諾するものでもありません。仕様は、予告なく変更される場合があります。本紙記載の商標および登録商標は、それぞれの所有 者の財産です。※日本語版資料は REVISION が古い場合があります。最新の内容については、英語版をご参照ください。

©2019 Analog Devices, Inc. All rights reserved



アプリケーション・ノート

AN-2005

目次

はじめに	1
改訂履歴	2
自動キャリブレーションのバイパス手順	3
VCO キャリブレーション・データの リードバック	3
VCO キャリブレーションの手動データ書込み	3

ACEを使用した自動キャリブレーションのバイパス4
[VCO CAL Bypass] タブのアクセスおよび 使用方法4
温度のリードバック手順

改訂履歴

6/2019—Revision 0: Initial Version

自動キャリブレーションのバイパス手順

実施前にデバイスをロックし、VCO コア、帯域、バイアスの各 パラメータをリードバックして、ルックアップ・テーブルを作 成します。それぞれのチップは同一ではないため、チップごと に新しいテーブルを作成します。動作時には、自動キャリブレ ーション機能を無効にすることによって、VCO パラメータを手 動でデバイスに書き込みます。

VCO キャリブレーション・データの リードバック

VCO キャリブレーション・データをリードバックするには、必 要なレジスタにロードし、自動キャリブレーションを使用して 通常どおりにデバイスをロックして、各周波数の VCO パラメー タを読み出します。確実に自動キャリブレーションがリードバ ックの前に完了していることが重要です。自動キャリブレーシ ョンの完了前に値をリードバックすると、誤った値が読み出さ れます。

ACE ソフトウェアでは、リードバックに使用されるビットに以 下のようにラベルが付けられます。

- レジスタ 0x0033、ビット [7:5] 、VCO_FSM_READBACK
- レジスタ 0x006E、ビット「7:0]、 VCO DATA READBACK [7:0]
- レジスタ 0x006F、ビット [7:0] VCO DATA READBACK [15:8]

VCO FSM READBACK ビットは、どのデータを VCO DATA READBACK ビットに送信するかを設定します。

VCO パラメータを読み出すには、以下の手順を実行します。

- 自動キャリブレーション機能を使用して、希望の周波数に 1. ロックするようにデバイスを設定します。デバイスがロッ クされるのを待機する必要があります。
- VCO FSM READBACK ビットを 0x01 に設定して、帯域と 2. コアのリードバックを許可します。
- レジスタ 0x006F のビット [3:0] を読み出して、現在の 3. VCO コアをリードバックします。データとコアの対応関係 については表1を参照してください。
- レジスタ 0x006E のビット [7:0] を読み出して、VCO 帯域 4. をリードバックします。
- VCO FSM READBACK ビットを 0x03 に設定して、バイア 5. スのリードバックを許可します。
- レジスタ 0x006E のビット [3:0] を読み出して、VCO バイ 6. アスをリードバックします。

必要な周波数ごとに手順1から手順6を繰り返して、これらの 値の表を作成します。

車1 \// ○ コアの川一ドバック・データ

VCO キャリブレーションの手動データ書込み

必要な各周波数の VCO パラメータを使用して、自動キャリブレ ーションを使用せずにデバイスを目標の周波数帯域に強制設定 します。

VCO パラメータへの書込みに使用するビットは、ACE ソフトウ ェアでは以下のとおりです。

- レジスタ 0x0034、ビット [7:5]、
- VCO FSM TEST MODES
- レジスタ 0x0037、ビット [7:0] 、SI BAND SEL レジスタ 0x0038、ビット [7:4] 、SI_VCO_SEL
- レジスタ 0x0038、ビット [3:0] 、SI_VCO_BIAS_CODE

デバイスに VCO パラメータを書き込むには、以下の手順を実行 します。

- 1. パワーアップ時に、ADF4371 と ADF4372 のデータシート の説明に従ってシリアル・ポート・インターフェースを設 定し、デバイスを初期化します。EN AUTOCALを「b0」 に設定して自動キャリブレーションを無効にし、レジスタ 0x0034 のビット [7:5] (VCO FSM TEST MODES) を 「b1」に設定して VCO コア、帯域、バイアスを上書きし ます。
- 2. 目標の周波数に応じて、レジスタ 0x0010 以外のレジスタを 設定します。この手順は周波数によって異なります。整 数、小数、モジュラスの各ワード、ブリード電流、および トラッキング・フィルタ係数を設定し、インテジャー・モ ード、補助モジュラス、出力分周器、ダブラ、およびクワ ッドラプラを有効または無効にすることが必要な場合があ ります。
- 3. 表2に示す SI VCO SEL データを使用してコアを設定しま す
- SI BAND SELビットを使用して帯域を設定します。デー 4. タは、リードバックから収集したのと同じフォーマットで これらのビットに書き込むことができます。
- SI VCO BIAS CODE ビットを使用してバイアスを設定し 5. ます。この場合も、データをリードバックから収集したの と同じフォーマットでこれらのビットに書き込むことがで きます。
- レジスタ 0x0010 に書き込みます。このレジスタに書き込む 6. と、デバイスは新しい周波数にロックします。

収集する VCO キャリブレーション・データの周波数ごとに、手 順2から手順6を繰り返します。

Core	Register 0x006F Data
Core D	ʻb0001
Core C	ʻb0010
Core B	ʻb0100
Core A	ʻb1000

表2. VCO コアの書込みデータ

SI_VCO_SEL Data		
0x01		
0x02		
0x04		
0x08		
	SI_VCO_SEL Data 0x01 0x02 0x04 0x08	

AN-2005

ACE を使用した自動キャリブレーションのバイパス [VCO CAL Bypass] タブのアクセスおよび 使用方法 2. ACEのメイン・コン Controls] をクリック

- EV-ADF4371SD2Z または EV-ADF4372SD2Z を接続し、そ れぞれのユーザ・ガイドの説明に従って ACE ソフトウェア を開きます。ACEのメイン・コントロール・ウィンドウを 図1に示します。
- 2. ACEのメイン・コントロール・ウィンドウで、[Other Controls] をクリックして [VCO Cal Bypass] ペインを開 きます(図2を参照)。[VCO Cal Bypass] ペインには、 低速の周波数掃引を実行し、キャリブレーション・データ を収集してデバイスに書き込むためのコントロールがあり ます。



図 1. ACE のメイン・コントロール・ウィンドウ

アプリケーション・ノート

AN-2005

(Intitled Session) - Analysis Control Evaluation 1.12.2715.1184	
<u>File View I</u> ools <u>H</u> elp F <u>e</u> edback	
Start + System + Subsystem_1 + ADF4371 Board + ADF4371 + Sweep and Hop 🕋 🗱 🦉 🚾 🌇	DEVICES Anfad of What's Possibility
Start × System × ADF4371 Board × ADF4371 ×	
Apply Read All Reset Chip Diff Software	
Changes Defaults	
Sween	VCO Cal Bypass
VCO Start Friquincy: 5 GHz	
VCO Stop Frequency: \$1 GHz	VCO Core VCO Band VCO Bias
Frequency Spacing: 1 MHz	
Additional Delay (mst. 100	
Current Frequency: 5 GHz	
Start/Stop Sweep Run Single Step	
Auto Readback Cal Data: 🔳	
VCO Override Controls	
Frequency: SGHz Autocal VCO Cal Enabled	
VCO Testmodes: Overwrite VCO Cal Voltage 🔹	Read Current Free VCO Data
Readback Override: VCO_SEL & F5M_BAND_SEL +	Write Sincle
Band Select: 0	Chear Change Multin All V/CO Data
Bias Code: 0	Sarrosop where an VCO back Table
Back to ADF4371 Other Controls	Proceed to Memory Map
State=Good, ADF4371 - CheckState, Finished at 22:48:36	

図 2. [VCO Cal Bypass] ペイン

- 3. 以下の手順を実行すると、周波数掃引時にキャリブレーション・データが自動的に収集されます。
 - 必要な周波数にデバイスを設定します。
 - [Sweep] で、 [Auto Readback Cal Data] チェッ クボックスをオフにします。
 - [VCO Start Frequency]、[VCO Stop Frequency]、[Frequency Spacing]、[Additional Delay]の各ボックスに入力して、キャリブレーシ ョン・データに必要な掃引パラメータを設定しま す。
 - [Start/Stop Sweep] をクリックすると、ソフトウ エアは自動的に掃引を実行し、キャリブレーショ ン・データを測定します。

キャリブレーション・データを手動で読み出すには、以下 の手順を実行します。

 デバイスがロックされているときに、現在のキャリブレーション・データを読み出します。 [Read Current Freq VCO Data] をクリックすると、VCOコア、帯域、バイアスを読み出し、データを [VCO Cal Bypass] ペインに表示します。

このプロセスを他の周波数や設定に対して繰り返す場 合もあります。周波数を手動で変更するには、 [Manually Set VCO Frequency] テキスト・ボックス を使用します。 必要なデータが収集され、[VCO Cal Bypass] ペインに表示されたら、[Write Single] または[Start/Stop Write All VCO Data]のいずれかをクリックしてデバイスに書き込みます。これらのコマンド/ボタンはどちらも、自動キャリブレーション機能を自動的に無効にし、対応する周波数ごとにコア、帯域、バイアスの各パラメータをデバイスに手動で書き込みます。

[Write Single] および [Start/Stop Write All VCO Data] コマンドは、以下の手順を実行します。

- [Write Single] をクリックするたびに、テーブル内の 1行を実行します。現在の行は、右下の[Write Single Counter]の隣に表示されます。
- [Start/Stop Write All VCO Data]は、自動的に各行を 実行しデータを書き込みます。このボタンをもう一度 クリックするまで、書込み処理が繰り返されます。

アプリケーション・ノート

温度のリードバック手順

チップ温度はシステム温度に関する情報を提供できます。チッ プ温度は温度補償にも使用できます。

ADF4371 と ADF4372 は A/D コンバータ (ADC) を内蔵してお り、チップ温度を読み出すことができます。ADC クロック (ADC_CLK) は、位相周波数検出器クロック (fPFD) から次式 によって生成されます。

$$ADC_CLK = \frac{f_{PFD}}{\left(\left(ADC_CLK_DIV \times 4\right) + 2\right)}$$

ここで、

ADC_CLK_DIV はレジスタ 0x0035 に格納されている値。

$$f_{PFD} = REF_{IN} \times \left(\frac{\left(1 + D\right)}{\left(R \times \left(1 + T\right)\right)}\right)$$

ここで、

 REF_{IN} はリファレンス周波数入力。 Dは REF_{IN} ダブラ・ビット。 Rはリファレンス分周係数。 Tはリファレンス2分周ビット(0または1)。

変換を完了するには有効なリファレンス信号が必要です。 ADC_CLK を 100kHz に設定し、次式で ADC_CLK_DIV を計算 します。

$$ADC_CLK_DIV = ceiling\left(\frac{\left(\left(\frac{f_{PFD}}{100,000}\right) - 2\right)}{4}\right)$$

ADC_CLK_DIV が 255 より大きい場合は、255 に設定します。

温度のリードバックに使用するビットは、ACE ソフトウェアで は以下のとおりです。

- Register 0x0032、ビット 2、ADC_ENABLE
- Register 0x0032、ビット 3、ADC_CONVERSION
- レジスタ 0x0033、ビット [7:5] 、VCO_FSM_READBACK
- レジスタ 0x006E、ビット [7:0]、
 VCO_DATA_READBACK[7:0]
 レジスタ 0x0073 ビット 2 ADC CLK DISABLE
- レジスタ 0x0073、ビット 2、ADC_CLK_DISABLE

温度をリードバックするには、以下の手順を実行します。

- 1. ADC_ENABLE ビットが有効になっていることを確認しま す。
- レジスタ 0x0032 のビット3 を b1 に設定することにより、 ADC_CONVERSION ビットを有効にします。
- 3. 16 ADC_CLK サイクルを待機します。
- 4. VCO_FSM_READBACK ビットを 0x05 に設定します(既に 設定されている場合は、この手順を省略します)。
- 5. VCO_DATA_READBACK [7:0] ビットを読み出して、チッ プ温度 (RAW_TEMP) に対応する未処理の ADC 出力をリ ードバックします。
- レジスタ 0x0032 のビット 3 を b0 に設定して、 ADC CONVERSION ビットを無効にします。
- レジスタ 0x0032 のビット 2 を b0 に設定して、 ADC_ENABLE ビットを無効にします。これにより、ADC クロックによって発生するスプリアスが防止されます。同 様に、ADC_CLK_DISABLE ビットで ADC クロックを無効 にすることもできます。

手順1と手順2を個別に実行します。ただし、手順6と手順7 は同時に実行できます。

次式を使って、実際のチップ温度を摂氏(°C)で計算します。 *チップ温度*=-83.5°C + *RAW_TEMP*

AN-2005